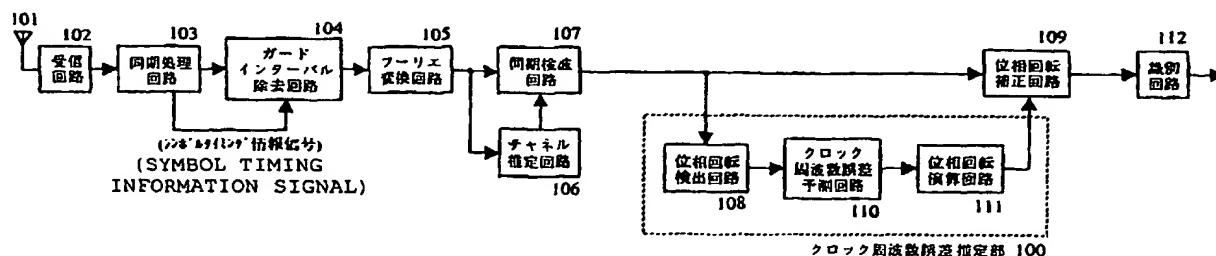




(51) 国際特許分類7 H04J 11/00	A1	(11) 国際公開番号 WO00/65756
		(43) 国際公開日 2000年11月2日(02.11.00)
(21) 国際出願番号 PCT/JP00/02611	(74) 代理人 守倉正博(MORIKURA, Masahiro)[JP/JP] 〒236-0052 神奈川県横浜市金沢区富岡西7-46-19 Kanagawa, (JP)	
(22) 国際出願日 2000年4月21日(21.04.00)	(71) 出願人 (米国を除くすべての指定国について) 日本電信電話株式会社 (NIPPON TELEGRAPH AND TELEPHONE CORPORATION)[JP/JP] 〒100-8116 東京都千代田区大手町二丁目3番1号 Tokyo, (JP)	
(30) 優先権データ	(81) 指定国 AU, CA, US, 欧州特許 (DE, FI, GB, NL)	
特願平11/115144 1999年4月22日(22.04.99) JP	添付公開書類 国際調査報告書	
特願平11/115145 1999年4月22日(22.04.99) JP		
特願平11/169719 1999年6月16日(16.06.99) JP		
特願平11/171072 1999年6月17日(17.06.99) JP		
特願2000/45963 2000年2月23日(23.02.00) JP		
(72) 発明者; および (75) 発明者/出願人 (米国についてのみ) 熊谷智明(KUMAGAI, Tomoaki)[JP/JP] 〒239-0846 神奈川県横須賀市グリーンハイツ2-5-205 Kanagawa, (JP) 溝口匡人(MIZOGUCHI, Masato)[JP/JP] 〒238-0315 神奈川県横須賀市林1-24-5-405 Kanagawa, (JP)		

(54)Title: OFDM PACKET COMMUNICATION RECEIVER

(54)発明の名称 OFDMパケット通信用受信装置



102...RECEIVING CIRCUIT
103...SYNCHRONOUS PROCESSING CIRCUIT
104...GUARD INTERVAL REMOVING CIRCUIT
105...FOURIER TRANSFORMATION CIRCUIT
107...SYNCHRONOUS DETECTION CIRCUIT
106...CHANNEL ESTIMATION CIRCUIT

108...PHASE ROTATION DETECTION CIRCUIT
110...CLOCK FREQUENCY ERROR PREDICTION CIRCUIT
111...PHASE ROTATION OPERATION CIRCUIT
100...CLOCK FREQUENCY ERROR ESTIMATION UNIT
109...PHASE ROTATION CORRECTION CIRCUIT
112...IDENTIFICATION CIRCUIT

(57) Abstract

An OFDM packet communication receiver, comprising a channel estimation means for estimating channel characteristics by using each sub-carrier signal, a synchronous detection means for performing a synchronous detection processing on sub-carrier signals by using the estimated results of channel characteristics and outputting detection signals, a clock frequency error estimation means for detecting a phase rotation amount or an accumulated phase rotation amount due to clock frequency errors between the transmitter and the receiver by the difference between the phases of all or part of detection signals and the phase of a reference signal and for generating the phase rotation information of each carrier due to clock frequency errors, and a phase rotation correction means for correcting clock frequency error-caused phase rotations with respect to detection signals based on clock frequency error-dependent information.

(57)要約

本発明は、OFDMパケット通信用受信装置において、各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、チャネル特性の推定結果を用いてサブキャリア信号に対し同期検波処理を行い検波信号を出力する同期検波手段と、送信側と受信側のクロック周波数誤差による位相回転量あるいは位相回転累積量を全てあるいは一部の検波信号の位相と基準信号の位相の差により検出しクロック周波数誤差による各サブキャリアの位相回転情報を生成するクロック周波数誤差推定手段と、クロック周波数誤差に応じた情報に基づいて検波信号に対してクロック周波数誤差による位相回転を補正する位相回転補正手段とを設けた。

PCTに基づいて公開される国際出願のパンフレット第一頁に掲載されたPCT加盟国を同定するために使用されるコード(参考情報)

AE	アラブ首長国連邦	DM	ドミニカ	KZ	カザフスタン	RU	ロシア
AG	アンティグア・バーブーダ	DZ	アルジェリア	LC	セントルシア	SD	スーダン
AL	アルバニア	EE	エストニア	LI	リヒテンシュタイン	SE	スウェーデン
AM	アルメニア	ES	スペイン	LK	スリ・ランカ	SG	シンガポール
AT	オーストリア	FI	フィンランド	LR	リベリア	SI	スロヴェニア
AU	オーストラリア	FR	フランス	LS	レソト	SK	スロヴァキア
AZ	アゼルバイジャン	GA	ガボン	LT	リトアニア	SL	シエラ・レオネ
BA	ボスニア・ヘルツェゴビナ	GB	英国	LU	ルクセンブルグ	SN	セネガル
BB	バルバドス	GD	グレナダ	LV	ラトヴィア	SZ	スワジランド
BE	ベルギー	GE	グルジア	MA	モロッコ	TD	チャード
BF	ブルキナ・ファソ	GH	ガーナ	MC	モナコ	TG	トーゴ
BG	ブルガリア	GM	ガンビア	MD	モルドヴァ	TJ	タジキスタン
BJ	ベナン	GN	ギニア	MG	マダガスカル	TM	トルクメニスタン
BR	ブラジル	GR	ギリシャ	MK	マケドニア旧ユーゴスラヴィア	TR	トルコ
BY	ベラルーシ	GW	ギニア・ビサウ		共和国	TT	トリニダード・トバゴ
CA	カナダ	HR	クロアチア	ML	マリ	TZ	タンザニア
CF	中央アフリカ	HU	ハンガリー	MN	モンゴル	UA	ウクライナ
CG	コンゴ	ID	インドネシア	MR	モーリタニア	UG	ウガンダ
CH	スイス	IE	アイルランド	MW	マラウイ	US	米国
CI	コートジボアール	IL	イスラエル	MX	メキシコ	UZ	ウズベキスタン
CM	カメルーン	IN	インド	MZ	モザンビーク	VN	ヴェトナム
CN	中国	IS	アイスランド	NE	ニジェール	YU	ユーゴスラヴィア
CR	コスタ・リカ	IT	イタリア	NL	オランダ	ZA	南アフリカ共和国
CU	キューバ	JP	日本	NO	ノルウェー	ZW	ジンバブエ
CY	キプロス	KE	ケニア	NZ	ニュージーランド		
CZ	チェッコ	KG	キルギスタン	PL	ポーランド		
DE	ドイツ	KP	北朝鮮	PT	ポルトガル		
DK	デンマーク	KR	韓国	RO	ルーマニア		

明 細 書

O F D M パケ ッ ト 通 信 用 受 信 装 置

技術分野

本発明は、直交周波数分割多重（Orthogonal Frequency Division Multiplexing；O F D M）方式のデジタル無線通信システムに用いるパケット通信用受信装置に関し、特に、送信側装置と受信側装置の間でサンプリングクロック周波数又は搬送波周波数にずれがある場合や、受信信号に位相雑音や熱雑音が付加される場合であっても、伝送効率を低下させずに小さな処理遅延で高精度にO F D M信号を復調する受信装置に関する。

背景技術

O F D M方式は、高速な信号系列を複数の信号系列に並列化し、複数の低速なサブキャリアを用いて同時に伝送を行うマルチキャリア方式の一種であり、それぞれのサブキャリアが互いに直交するように最密に配置されているのが特徴である。一般に、無線を用いて信号の高速伝送を行う場合には、無線信号の反射や回折により生じるマルチパス伝搬に起因する符号間干渉が伝送品質を著しく劣化させるため大きな問題になる。しかし、O F D M方式のようなマルチキャリア方式では高速伝送を行う場合であっても並列化によりそれぞれのサブキャリアの伝送速度を低くすることができるため、マルチパス伝搬に起因する符号間干渉の影響を低減することができる。また、O F D M方式では送信側で逆高速フーリエ変換を用いて各サブキャリアの周波数多重化をベースバンドで容易に行うことができ

ることに加え、受信側では高速フーリエ変換を用いて受信信号から各サブキャリアの信号を容易に分離することができるため、送受信装置を容易に実現することが可能である。さらにこれを利用して、送信側で逆高速フーリエ変換出力を循環的に拡張した信号をガードインターバルとして各OFDMシンボルに付加して送信し、受信側で各OFDMシンボルの信号系列から符号間干渉の少ない信号部分をFFTウィンドウで切り出して高速フーリエ変換を行うことにより、符号間干渉の影響をさらに低減することができる。さらにまた、ガードインターバルを設けることで、受信側で雑音成分の影響等によりシンボルタイミングすなわちFFTウィンドウタイミングが多少ずれたとしても、それがガードインターバル内に収まる程度のタイミングのずれであれば、隣接シンボルからの干渉を受けずに信号を復調することができるため、単一キャリア伝送の場合に必要な高精度なタイミング同期が不必要であるという利点もある。以上のような理由により、OFDM方式は無線を用いた高速信号伝送に適していると言える。

従来例のOFDMパケット通信用受信装置について、図43を参照して説明する。なお、この例では図44に示すパケットフォーマットのOFDM信号を送受信する場合を想定している。

図43において、アンテナ1で受信されたOFDM信号は、受信回路2に入力される。受信回路2は入力されたOFDM信号に対し、周波数変換、フィルタリング、直交検波およびAD変換等の受信処理を行い複素ベースバンド信号を出力する。なお、クロック周波数誤差の詳細については後述するが、受信回路2にはクロック周波数誤差検出回路8から出力されるクロック周波数誤差情報信号が入

力される。受信回路 2 は、前述の受信処理を行うとともに、このクロック周波数誤差情報信号に基づいて A/D 変換等に用いるクロック周波数の制御をアナログ部品である発振器に対して行い、クロック周波数ずれの除去を行う。受信回路 2 から出力された複素ベースバンド信号は同期処理回路 3 に入力される。同期処理回路 3 は、入力された複素ベースバンド信号の先頭部分に設定された同期用プリアンプル信号を用いて搬送波周波数誤差および OFDM シンボルタイミングを検出し、検出した搬送波周波数誤差情報を用いて受信処理後の複素ベースバンド信号に対して搬送波周波数誤差補正処理を行い、搬送波周波数誤差補正処理後の複素ベースバンド信号を出力するとともに、検出した OFDM シンボルタイミング情報信号を出力する。なお、OFDM シンボルタイミングの検出は、続くガードインターバル除去回路 4 において、複素ベースバンド信号からガードインターバルに相当する信号を除去しフーリエ変換回路 5 に入力する信号を抽出する処理等のために必要となる。同期処理回路 3 から出力された搬送波周波数誤差補正処理後の信号および OFDM シンボルタイミング情報信号はガードインターバル除去回路 4 に入力される。ガードインターバル除去回路 4 は、入力される OFDM シンボルタイミング情報に従い、入力される搬送波周波数誤差補正処理後の信号に対して 1 OFDM シンボル毎に 1 OFDM シンボル長からガードインターバルに相当する信号長を差し引いた時間幅をウィンドウサイズに持つ FFT ウィンドウをかけることによりガードインターバルに相当する信号を除去し、フーリエ変換回路 5 に入力する信号を抽出して出力する。ガードインターバル除去回路 4 から出力されるガードインターバル除去後の信号はフーリエ変換回路 5 に

入力される。フーリエ変換回路 5 は、入力されるガードインターバル除去後の信号を高速フーリエ変換して各サブキャリアに相当する周波数成分を抽出することにより、各サブキャリア信号をベースバンドで分離してそれぞれ出力する。なお、フーリエ変換回路 5 は、1 O F D M シンボル毎に高速フーリエ変換処理を行い、1 O F D M シンボル毎に当該 O F D M シンボル内の各サブキャリアの信号を分離して出力する。フーリエ変換回路 5 から出力される各サブキャリア信号は、同期検波回路 7 およびチャネル推定回路 6 に入力されるとともにクロック周波数誤差検出回路 8 に入力される。クロック周波数誤差検出回路 8 は、入力される各サブキャリア信号から受信回路 2 における受信処理時に用いられるサンプリングクロックの周波数誤差に起因する各サブキャリア信号の位相回転を検出し、検出した各サブキャリア信号の位相回転に基づいて送信側装置と受信側装置の間のクロック周波数誤差を演算し、クロック周波数誤差情報を出力する。

例えば、変調方式として 1 6 Q A M 変調を採用している場合には、同期検波後の信号は、本来であれば図 4 5 に示す位相平面上の 1 6 個の基準信号点 S 1 ~ S 1 6 のいずれかの位置に現れる。しかし、送信側装置と受信側装置との間でサンプリングクロック周波数等にずれが存在する場合には、前述のように同期検波された検波信号に位相回転が生じるため、同期検波回路 7 から出力される検波信号（例えば、図 4 5 の R 1 、 R 2 ）の位置は本来の位置である前述の 1 6 個の基準信号点 S 1 ~ S 1 6 のいずれか 1 つの基準信号点の位置と一致しなくなる。

実際には、クロック周波数誤差検出回路 8 はまず同一の 1 O F D

Mシンボル内の各サブキャリア信号の位相回転量を検出する。例えば、図45に示す入力信号R1が、同期検波回路7が出力する検波信号であった場合、クロック周波数誤差検出回路8は基準信号点S1～S16の中で位置が入力信号R1に最も近い基準信号点S3を基準とし、基準信号点S3と入力信号R1との位相差 ϕ_1 を検出する。また、図45に示す入力信号R2が、同期検波回路7が出力する検波信号であった場合、クロック周波数誤差検出回路8は基準信号点S1～S16の中で位置が入力信号R2に最も近い基準信号点S6を基準とし、基準信号点S6と入力信号R2との位相差 ϕ_2 を検出する。

ここで、送信側装置のサンプリングクロック周波数と受信側装置のサンプリングクロック周波数との間にずれがある場合、すなわち、送受間でクロック周波数誤差がある場合に、フーリエ変換回路5が出力する各サブキャリア信号にどのような位相回転が生じるかについて簡単に説明する。

上述のように、ガードインターバル除去回路4では、パケット先頭の同期用プリアンプルを用いて検出したシンボルタイミングを用いてFFTウィンドウをかけることにより各OFDMシンボルからガードインターバルに相当する信号を除去するが、送受間でクロック周波数誤差がある場合には、同一パケット内のOFDMシンボルであっても、パケット内のOFDMシンボルの相対的な時間的位置によってOFDMシンボル毎に当該OFDMシンボルのシンボルタイミングとFFTのウィンドウタイミングとの間でずれが生じることになる。従って、同期検波を行う際に使用されるチャネル推定結果を検出する時に用いたパケット先頭付近のチャネル推定用プリア

ンブル信号に相当するOFDMシンボル（チャネル推定用OFDMシンボル）におけるFFTウィンドウのタイミングと、それ以外のOFDMシンボルにおけるFFTウィンドウのタイミングとの間にずれが生じることになる。送信側装置のサンプリングクロック周波数を f_{TCLK} 、受信側装置のサンプリングクロック周波数を f_{RCLK} 、チャネル推定用OFDMシンボルから t 秒経過後に出現するOFDMシンボルのシンボルタイミングのずれを Δt とすると次式が成り立つ。

$$t \cdot f_{TCLK} = (t - \Delta t) \cdot f_{RCLK} \quad \dots (1)$$

ここで、サンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合を Δx とすると、次式が成り立つ。

$$\Delta x = (f_{RCLK} - f_{TCLK}) / f_{CLK} \quad \dots (2)$$

f_{CLK} ：送信側装置および受信側装置のサンプリングクロック周波数の規格値

前記第(1)式と前記第(2)式より、前述のタイミングずれの量 Δt は次式のように表される。

$$\Delta t = (f_{CLK} / f_{RCLK}) \cdot \Delta x \cdot t \quad \dots (3)$$

ここで、 $f_{CLK} \doteq f_{RCLK}$ 、すなわち $f_{CLK} / f_{RCLK} \doteq 1$ であることを考慮すると、 Δt は次式のように近似できる。

$$\Delta t \doteq \Delta x \cdot t \quad \dots (4)$$

上式より、送受間でサンプリングクロック周波数にずれがある場合には、サンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合および時間の経過に比例したFFTウィンドウのタイミングずれが生じることがわかる。

このFFTウィンドウタイミングのずれは、フーリエ変換回路5におけるフーリエ変換の基本的性質上、サブキャリア周波数によって異なる位相回転となって現れることになる。また、時間の経過に比例してFFTウィンドウのタイミングのずれも大きくなるため、時間の経過とともに位相の回転量が増加する。ここで、 $a(t)$ をフーリエ変換した結果が $A(f)$ であると仮定すると、 $a(t + \Delta t)$ をフーリエ変換した結果は $A(f) \cdot \exp(j \cdot 2\pi \cdot f \cdot \Delta t)$ と表すことができる。従って、ガードインターバル除去回路4におけるFFTウィンドウタイミングが $\Delta t (\equiv \Delta x \cdot t$ 、第(4)式参照)だけずれていると、フーリエ変換回路5が出力する各サブキャリア信号には、次式で表される位相回転 $\Delta \theta$ が付加されることになる。

$$\Delta \theta \equiv 2\pi \cdot f \cdot t \cdot \Delta x \quad \dots (5)$$

f : チャネルの中心周波数からの当該サブキャリアの周波数オフセット量

t : チャネル推定用OFDMシンボルからの当該OFDMシンボルの時間経過量

Δx : サンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合

すなわち、送受間のサンプリングクロック周波数にずれがある場合、チャネル推定用OFDMシンボルからの当該OFDMシンボルの時間経過量、すなわちチャネル推定時からの当該OFDMシンボルの時間経過量およびチャネルの中心周波数からの当該サブキャリアの周波数オフセット量に比例して増加（あるいは減少）するような位相回転がフーリエ変換回路5から出力される各サブキャリア信

号に付加されることになる。

クロック周波数誤差検出回路 8 は、フーリエ変換回路 5 が出力する各サブキャリア信号から前述のように送受間のサンプリングクロック周波数ずれ、すなわち、送受間のクロック周波数誤差に起因する位相回転を検出した後、前述の第(5)式に基づいてクロック周波数誤差情報を算出して出力する。

クロック周波数誤差検出回路 8 から出力されたクロック周波数誤差情報信号は受信回路 2 に入力される。受信回路 2 は、入力されたクロック周波数誤差情報信号に基づいて送受間のクロック周波数誤差を除去するように受信回路 2 の内部の発振器に対してサンプリングクロック周波数（A/D変換器等のサンプリングクロック周波数に相当）の制御を行う。

一方、チャネル推定回路 6 では、入力された各サブキャリア信号のうちパケットの先頭部分にて送信された既知信号であるチャネル推定用プリアンプル信号を用いて当該パケットの OFDM 信号が通ってきた伝搬路（チャネル）の状態を推定し、推定されたチャネル推定結果を出力する。マルチパス伝搬による周波数選択性フェージングにより各サブキャリアの信号は互いに異なる振幅位相変動を受けることになるが、チャネル推定用信号は既知信号であるため、伝搬路を通過して受信された各サブキャリア信号と既知の理想信号をサブキャリア毎にそれぞれ比較することにより、各々のサブキャリアの振幅や位相が伝搬路通過時にどのような影響を受けたのかを容易に推定することができる。チャネル推定回路 6 から出力された各サブキャリアのチャネル推定結果は同期検波回路 7 に入力されるとともに重み付け回路 11 に入力される。同期検波回路 7 は、入力さ

れた各サブキャリアのチャネル推定結果を用いて各サブキャリア毎にフェージング等のチャネル特性に起因する振幅変動および位相回転を補正することにより同期検波相当の処理を行い、検波信号を出力する。なお、OFDM方式を用いるような高速なパケット通信システムの場合には、1つのパケットの時間的な長さが短いため、1パケット内では伝搬路特性は一定であるとみなすことができる場合がほとんどである。従って、パケットの先頭部分に設定されたチャネル推定用プリアンプル信号に基づいて推定された各サブキャリアの伝搬路特性を用いて上述のように後続のデータ信号に対して同期検波相当の処理を行うことができる。同期検波回路7から出力された検波信号はパイロット信号位相回転抽出回路10に入力されるとともに位相補正回路9に入力される。

パイロット信号位相回転抽出回路10は、同期検波回路7から入力される検波信号に含まれる特定の少なくとも1つのサブキャリアにて送信される既知信号であるパイロット信号に相当する各検波信号から、残留搬送波周波数誤差および位相雑音に起因する位相回転量の情報を1OFDMシンボル毎にそれぞれ抽出する。なお、位相雑音は送信側装置の送信処理部および受信側装置の受信処理部においてアナログ回路の不完全性によって信号の位相成分に対して付加される雑音である。また、残留搬送波周波数誤差は、受信装置の同期処理回路3における搬送波周波数同期処理の際に、受信回路2において付加される熱雑音等の影響によって不完全な搬送波周波数同期処理が行われることによって同期処理回路3の出力信号に残留してしまう周波数誤差である。

ここで、残留搬送波周波数および位相雑音がある場合に、同期検

波回路 7 が出力する各検波信号にどのような位相回転が生じるかについて簡単に説明する。残留搬送波周波数誤差がある場合には、同期処理回路 3 が出力する OFDM 信号の全てのサブキャリア信号のサブキャリア周波数に同一の周波数誤差が付加されることになる。従って、チャネル推定時を $t = 0$ と定義する場合の各サブキャリア信号の残留搬送波周波数誤差による位相回転量 $\Delta \psi$ は次式で表される。

$$\Delta \psi = 2 \pi \cdot \Delta f \cdot t \quad \cdots (6)$$

Δf : 残留搬送波周波数誤差量

t : チャネル推定時からの当該 OFDM シンボルの時間経過量

上式に示されるように、残留搬送波周波数誤差に起因する各サブキャリアの位相回転量は各サブキャリアで共通であり、また、各サブキャリア信号に対して 1 OFDM シンボル毎に一定量の位相回転が付加されることになる。一方、受信回路 2 において OFDM 信号に付加される位相雑音は、一般に、OFDM シンボル間隔と比較して非常にゆっくり変化するため、位相雑音により各 OFDM 信号に付加される位相回転は 1 OFDM シンボル期間内で一定であると仮定できる。また、フーリエ変換は線形変換の一種であるため、フーリエ変換回路 5 への入力信号の全てに同一の位相回転が付加されていれば、フーリエ変換回路 5 の全ての出力信号に対して入力信号に付加された位相回転と同一の位相回転が付加されることになる。従って、位相雑音によって付加される位相回転量は、残留搬送波周波数誤差の場合と同様に同一 OFDM シンボル内の各サブキャリアで同一となる。また、前述のように位相雑音は OFDM シンボル間隔

と比較して非常にゆっくり変化するため、隣接するいくつかのOFDMシンボル間の位相雑音による位相回転量の変化は少ない。

ところで、同期検波回路7はパケット先頭部に設けられたチャネル推定用OFDMシンボルを用いて得られた各サブキャリアのチャネル推定結果に基づいて同期検波処理を行うため、OFDMシンボル毎に位相回転量が変わるような位相回転に対しては原理上、補正を行うことはできない。従って、同期検波回路7からは、残留搬送波周波数誤差および位相雑音に起因する各OFDMシンボル内の各サブキャリアに共通した位相回転が付加された検波信号が出力される。

前述のパイロット信号位相回転抽出回路10は、同期検波回路7から入力される検波信号に含まれるパイロット信号に相当する各検波信号から、残留搬送波周波数誤差、位相雑音等に起因する位相回転量の情報を1OFDMシンボル毎にそれぞれ抽出する。この各パイロット信号の位相回転情報がパイロット信号位相回転抽出回路10からそれぞれ出力される。パイロット信号位相回転抽出回路10から出力される各パイロット信号の位相回転情報は重み付け回路11に入力される。

重み付け回路11は、パイロット信号位相回転抽出回路10から1OFDMシンボル毎に入力される各パイロット信号の位相回転情報に対し、チャネル推定回路6から入力される各サブキャリアのチャネル推定結果に基づいて重み付けを行う。例えば、チャネル推定結果から得られるパイロット信号に相当するサブキャリアの信号レベル情報に基づいて、信号レベルが大きいパイロット信号の位相回転情報には大きな重み付けを行い、信号レベルが小さいパイロット

信号の位相回転情報には小さい重み付けを行う。このような重み付けを行うと、後続の回路において信号レベルの小さいパイロット信号の位相回転情報の影響度が小さくなり位相回転検出の信頼性が改善される。また、重み付け後の各パイロット信号の位相回転情報信号の生成は、例えば、入力される各パイロット信号の位相回転量を位相成分とし、入力される各パイロット信号の信号レベル値を振幅成分に持つようなベクトル信号を各パイロット信号についてそれぞれ生成することにより行うことができる。重み付け後の各パイロット信号の位相回転情報信号（前述の例では各パイロット信号に対応する各ベクトル信号）が１ＯＦＤＭシンボル毎に重み付け回路１１から出力される。重み付け回路１１から出力される重み付け後の各パイロット信号の位相回転情報信号はシンボル内平均回路１２に入力される。

シンボル内平均回路１２は、重み付け回路１１から１ＯＦＤＭシンボル毎に入力される重み付け後の各パイロット信号の位相回転情報信号に対して１ＯＦＤＭシンボル内で平均化処理を行う。前述の例では、１ＯＦＤＭシンボル内の各パイロット信号に対応するベクトル信号をベクトル加算することにより、重み付け後の各パイロット信号の位相回転情報信号を平滑化できる。なお、この場合にはベクトル加算して得られるベクトルの位相が、平滑化された重み付け後の各パイロット信号の位相回転情報を表すことになる。位相雑音や残留搬送波周波数誤差による各サブキャリアの位相回転量は、１ＯＦＤＭシンボル内ではほぼ同一となる。従って、１ＯＦＤＭシンボル内で各パイロット信号の位相回転情報信号を平滑化することにより、当該１ＯＦＤＭシンボル中の各サブキャリアの検波信号の、位

相雑音および残留搬送波周波数誤差等のような各サブキャリアの位相回転量が 1 OFDM シンボル内で同一となるような要因に起因する位相回転量を精度良く知ることができる。1 OFDM シンボル内で平均化処理された重み付け後の各パイロット信号の位相回転情報信号が 1 OFDM シンボル毎にシンボル内平均回路 12 から出力される。シンボル内平均回路 12 から出力される 1 OFDM シンボル内で平均化処理された重み付け後の各パイロット信号の位相回転情報信号は移動平均回路 13 に入力される。

移動平均回路 13 は、1 OFDM シンボル毎に入力される 1 OFDM シンボル内で平均化処理された重み付け後の各パイロット信号の位相回転情報信号に対し、複数シンボルに渡る時間方向の移動平均化処理を行い出力する。この時間方向の移動平均化処理により、受信回路 2 において信号に付加された熱雑音等の雑音成分を抑圧し低減することができる。移動平均回路 13 から出力される移動平均後の位相回転情報信号は位相補正回路 9 に入力される。

位相補正回路 9 は、移動平均回路 13 から入力される移動平均後の位相回転情報信号を用いて、同期検波回路 7 から入力される各検波信号に含まれる位相雑音および残留搬送波周波数誤差等のような各サブキャリアの位相回転量が 1 OFDM シンボル内で同一となるような要因に起因する位相回転を補正する。位相回転補正後の検波信号が位相補正回路 9 から出力される。位相補正回路 9 から出力される位相補正後の各検波信号は識別回路 14 に入力される。

識別回路 14 は、位相補正回路 9 が出力する位相補正後の各検波信号に含まれるデータ信号に対してシンボル判定を行い、判定結果を出力する。

前述のように、受信処理を行う際に用いるサンプリングクロック周波数と送信側装置で用いるサンプリングクロック周波数にずれがある場合、何も補正を行わずに同期検波を行うと各サブキャリア信号の位相回転によって受信側装置において各サブキャリア信号の正しい位相が検出できなくなるため、極めて大きな劣化を生じる。従って、従来の装置では、送受間のクロック周波数誤差を受信側装置におけるフーリエ変換後の各サブキャリア信号から検出し、検出したクロック周波数誤差情報に基づいて受信側の各回路で共通に使用されるサンプリングクロック周波数をアナログ処理によって直接制御することにより送受間のサンプリングクロック周波数誤差の除去を行っていた。ところが、このようなアナログ処理による制御を実現するためには非常に構成の複雑なアナログ処理を含む補正回路を設ける必要があった。また、アナログ処理のため、補正精度を一定以上に高くすることが困難であり、高い伝送品質を得ることができないといった問題や、消費電力の増大といった問題があった。

一方、送受間の搬送波周波数にずれがある場合にOFDMパケット信号を同期検波するためには、通常、OFDMパケット信号の先頭に設けられる同期用プリアンプル信号を用いて搬送波周波数誤差を検出し、検出した搬送波周波数誤差情報を用いて受信処理後の複素ベースバンド信号に対して搬送波周波数誤差補正処理を行う。ところが、一般に、周波数変換や直交検波等を行う受信処理部において熱雑音等の雑音成分が受信信号に付加されるため、検出した搬送波周波数誤差情報に検出誤差が生じてしまう。従って、上述のような搬送波周波数誤差補正処理のみでは受信信号に対して高精度な搬送波周波数誤差補正を施すことは困難であり、前述の検出誤差によ

って受信信号に残留した搬送波周波数誤差、すなわち残留搬送波周波数誤差に起因した各検波信号の位相回転により伝送品質に劣化が生じてしまう。この残留搬送波周波数誤差による伝送品質の劣化を改善するために、従来の装置では、同期検波後に既知信号であるパイロット信号の残留搬送波周波数誤差に起因する位相回転量を検出して位相回転の補正を行っていた。

ところで、この残留搬送波周波数誤差に起因する位相回転量を高精度に検出するためには、受信処理部で付加される熱雑音の影響を精度良く除去する必要があるため、非常に多数のパイロット信号の位相回転量を検出して平滑化を行わなければならない。

しかしながら、一般に、高い周波数利用効率を維持するためには、パイロット信号を伝送するために用いるサブキャリアの数をなるべく少なくする必要があるため、十分な平滑化を行うためには非常に多くのOFDMシンボルに渡って検出した多数のパイロット信号の位相回転量を平滑化処理する必要があった。一般に、このように多シンボルに渡る時間方向の平滑化処理を行うと、大きな処理遅延が生じるためにシステム全体のスループットが低下してしまう問題があった。さらに、従来の装置では、時間方向の平滑化の原理上、パケットの先頭部分のOFDMシンボルについては十分な平滑化を行うことができない。従って、パケットの先頭部分のOFDMシンボルの各検波信号に含まれる残留搬送波周波数誤差に起因する位相回転を精度良く補正することができないという問題もあった。

また、従来の装置では、残留搬送波周波数誤差および位相雑音に起因する同期検波後の各サブキャリア信号に含まれる位相回転の補正を行う場合には、パイロット信号に相当する同期検波後の信号の

位相回転量を検出し、パイロット信号の受信信号レベルに応じた重み付けを行うとともに1個のOFDMシンボル内で平滑化処理を行い、更に、熱雑音の影響を低減させるために複数シンボルに渡って時間方向に移動平均処理を行って各サブキャリアの位相回転を検出し、その検出結果に基づいて同期検波後の各サブキャリア信号の位相回転の補正を行っていた。

しかしながら、実際の受信装置では、一般に、受信回路2において受信信号をアナログ処理する際に熱雑音が付加され、受信回路2からは熱雑音に起因する雑音成分が付加された複素ベースバンド信号が出力される。同期処理回路3、ガードインターバル除去回路4およびフーリエ変換回路5は前述の雑音成分を除去あるいは低減する機能を持たないため、受信回路2から出力される複素ベースバンド信号に雑音成分が付加されていると、フーリエ変換回路5が出力するサブキャリア毎の各信号の信号品質は雑音成分の影響によって劣化することになる。一方、チャネル推定回路6はフーリエ変換回路5が出力するサブキャリア毎の各信号のうち、図44に示すパケットの先頭付近の固定長のチャネル推定用プリアンブル信号に相当する信号だけを用いて、受信したOFDM信号が通ってきた伝送路（チャネル）の状態をサブキャリア毎に推定する。システムのスループット特性を向上させるため、一般にパケットのチャネル推定用プリアンブル信号の信号長は短く設定される。従って、フーリエ変換回路5が出力する各サブキャリア信号の信号品質が前述の雑音成分の影響によって劣化すると、チャネル推定回路6における伝送路（チャネル）の状態の推定精度も雑音成分の影響によって低下することになる。チャネル推定回路6におけるチャネルの推定精度が低

下した場合、重み付け回路 11 には精度の低下した各サブキャリアのチャネル推定結果が入力されることになり、重み付け回路 11 では精度の低い信号レベル情報に基づいて各パイロット信号の位相回転情報に対して重み付けを行うことになる。この低い精度の信号レベル情報に基づいた重み付けによる影響については、原理上、シンボル内平均回路 12 および移動平均回路 13 において補正することは不可能である。従って、結果的に位相回転補正回路 9 において精度の低い位相回転補正が行われることになるため、伝送品質に大きな劣化を生じる。

このような熱雑音による伝送路（チャネル）状態の推定精度の低下を回避するため、従来の装置においては、OFDM パケット信号の先頭付近において同一の既知のチャネル推定用プリアンブル信号を複数回送信し、受信側で平均化を行うことにより雑音成分を抑圧して熱雑音の影響を低減する方法や、受信したチャネル推定用プリアンブル信号を周波数方向に移動平均処理することにより雑音成分を抑圧して熱雑音の影響を低減する方法が知られている。しかし、前者には、パケット内の全ての信号に対するチャネル推定用プリアンブル信号の割合が増加するために伝送効率すなわちスループットが低下するという問題がある。また、後者には、周波数方向に移動平均処理を行うことから、各サブキャリア毎の伝送路（チャネル）状態の変動が大きい場合にその変動に追従することができなくなるため、チャネルの推定精度が低下するという問題がある。従って、従来の装置では精度の高い信号レベル情報を用いて重み付けを行うことが困難であり、高い伝送品質を得ることが困難であった。

さらに、シンボル内平均回路 12 から出力される信号の位相成分

は、主として位相雑音に起因する位相回転成分、残留搬送波周波数誤差に起因する位相回転成分および熱雑音に起因する位相回転成分の累積値から構成されている。図 4 3 に示した従来の OFDM パケット通信用受信装置の移動平均回路 1 3 は、シンボル内平均回路 1 2 から出力される信号のうち、熱雑音に起因する位相回転成分を低減し、位相雑音に起因する位相回転成分および残留搬送波周波数誤差に起因する位相回転成分を精度良く検出することを目的として設けられている。ここで、ある信号に対し一定期間に渡る移動平均処理を行う場合を考えてみる。この場合、移動平均処理を行う期間内の希望信号の変化量が十分に小さいときには、熱雑音等の影響を低減しつつ精度良く希望信号の信号成分を検出することが可能である。しかしながら、移動平均処理を行う期間内の希望信号の変化量が大きい場合には、移動平均処理することによって雑音成分のみならず希望信号の信号成分自体が平滑化されてしまうため、移動平均後の信号成分には移動平均処理に起因する劣化が生じてしまうことになる。実際には、位相雑音に起因する位相回転成分は数 OFDM シンボル程度では殆ど変化しない。従って、移動平均処理を行っても位相雑音に起因する位相回転成分には劣化が殆ど生じない。しかしながら、残留搬送波周波数誤差に起因する位相回転成分の累積値は単調増加（あるいは単調減少）し、また、1 個の OFDM シンボル毎の位相回転成分の累積値の増加量は比較的大きいため、移動平均処理を行うとその信号成分には劣化が生じてしまう。従って、移動平均回路 1 3 が出力する移動平均後の位相回転情報信号のうちの残留搬送波周波数誤差に起因する位相回転成分には、残留搬送波周波数誤差量および移動平均期間の時間長に比例した一定の誤差が生じ

ることになる。従って、従来の装置では、位相回転補正回路 9 において移動平均回路 13 から出力される移動平均後の位相回転情報信号を用いて各サブキャリア信号の位相回転の補正を行うと、補正後の信号には残留搬送波周波数誤差量および移動平均期間の時間長に応じた劣化が生じる問題があった。

本発明は、上述のような OFDM パケット通信用受信装置において、送信側装置のサンプリングクロック周波数と受信側装置のサンプリングクロック周波数との間にずれが存在する場合であっても伝送品質の劣化を抑制するとともに回路構成の複雑化を回避することを目的としている。また、送受間の搬送波周波数にずれがある場合や位相雑音がある場合であっても小さな処理遅延で高精度に OFDM 信号を復調することを目的としている。さらに、受信側装置において受信信号に熱雑音が付加される場合であっても、簡易な回路で伝送効率を低下させずに伝送品質の劣化を抑制することを目的としている。

発明の開示

前記目的を達成するための本発明による OFDM パケット通信用受信装置は、OFDM 信号を受信して所定の受信処理を行う受信手段（102）と、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行う同期処理手段（103）と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された受信信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段（105）と、前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段（106）と、前記チ

チャネル推定手段によって得られたチャネル特性の推定結果を用いて前記フーリエ変換手段によって分離されたサブキャリア信号に対し同期検波処理を行い検波信号を出力する同期検波手段（１０７）とを備えるＯＦＤＭパケット通信用受信装置において、前記同期検波手段によって出力された検波信号のうち全てあるいは一部の検波信号を用いて送信側と受信側の間のクロック周波数誤差による位相回転量あるいは位相回転累積量を検波信号（ R_1 、 R_2 ）の位相と基準信号（ $S_1 \sim S_{16}$ ）の位相との差により検出し、クロック周波数誤差（ $f_{RCLK} - f_{TCLK}$ ）による各サブキャリア信号の位相回転情報（ $\Delta\theta$ ）を生成するクロック周波数誤差推定手段（１００）と、前記クロック周波数誤差推定手段から出力されたクロック周波数誤差に応じた情報に基づいて、前記同期検波手段から出力された検波信号に対してクロック周波数誤差による位相回転を補正する位相回転補正手段（１０９）とを備え、該位相回転補正手段（１０９）の出力をシンボル毎に識別する。

本発明の別の実施例によるＯＦＤＭパケット通信用受信装置は、ＯＦＤＭ信号を受信して所定の受信処理を行う受信手段と、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行い同期後の信号および搬送波周波数誤差情報を出力する同期処理手段と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段とを備え、前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、前記チャネル推定手段によって得られたチャネル特性の推定結果を用いて前

記フーリエ変換手段によって分離されたサブキャリア信号に対し同期検波処理を行い検波信号を出力する同期検波手段と、前記同期検波手段から出力される検波信号の全てあるいは一部の検波信号の残留搬送波周波数誤差による位相回転量を検出し、残留搬送波周波数誤差情報を生成する残留搬送波周波数誤差推定手段と、前記同期処理手段から出力される搬送波周波数誤差情報と前記残留搬送波周波数誤差推定手段から出力される残留搬送波周波数誤差情報とに基づいて、前記同期検波手段から出力される検波信号のクロック周波数誤差による位相回転量を予測し位相回転情報を生成する位相回転予測手段と、前記位相回転予測手段から出力される位相回転情報に基づいて、前記同期検波手段から出力される検波信号に対しクロック周波数誤差により生じる位相回転を補正する位相回転補正手段とを有する。

図面の簡単な説明

図 1 は、第 1 の実施の形態の OFDM パケット通信用受信装置の構成を示すブロック図である。

図 2 は、第 2 の実施の形態の OFDM パケット通信用受信装置の構成を示すブロック図である。

図 3 は、第 3 の実施の形態の OFDM パケット通信用受信装置の構成を示すブロック図である。

図 4 は、第 4 の実施の形態の OFDM パケット通信用受信装置の構成を示すブロック図である。

図 5 は、第 5 の実施の形態の OFDM パケット通信用受信装置の構成を示すブロック図である。

図 6 は、第 6 の実施の形態の OFDM パケット通信用受信装置の

構成を示すブロック図である。

図 7 は、第 7 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 8 は、第 8 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 9 は、第 9 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 0 は、第 1 0 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 1 は、第 1 1 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 2 は、第 1 2 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 3 は、第 1 3 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 4 は、第 1 4 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 5 は、第 1 5 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 6 は、第 1 6 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 7 は、第 1 7 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 8 は、第 1 8 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 1 9 は、第 1 9 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 0 は、第 2 0 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 1 は、第 2 1 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 2 は、第 2 2 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 3 は、第 2 3 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 4 は、第 2 4 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 5 は、第 2 5 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 6 は、第 2 6 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 7 は、第 2 7 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 8 は、第 2 8 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 2 9 は、第 2 9 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 0 は、第 3 0 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 1 は、第 3 1 の実施の形態の O F D M パケット通信用受信装

置の構成を示すブロック図である。

図 3 2 は、第 3 2 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 3 は、第 3 3 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 4 は、第 3 4 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 5 は、第 3 5 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 6 は、第 3 6 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 7 は、第 3 7 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 8 は、第 3 8 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 3 9 は、第 3 9 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 4 0 は、第 4 0 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 4 1 は、第 4 1 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 4 2 は、第 4 2 の実施の形態の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 4 3 は、従来の O F D M パケット通信用受信装置の構成を示すブロック図である。

図 4 4 は、O F D M 信号のパケットフォーマットを示す。

図 4 5 は、1 6 Q A M 変調の場合の信号の例を示すグラフである。

。

図 4 6 は、B P S K 変調の場合の信号の例を示すグラフである。

発明を実施するための最良の形態

(第 1 の実施の形態)

この形態の O F D M パケット通信用受信装置について、図 1 を参照して説明する。この形態は請求項 1 に対応する。

この形態では、請求項 1 の受信手段、同期処理手段、フーリエ変換手段、チャネル推定手段、同期検波手段、クロック周波数誤差推定手段及び位相回転補正手段は、それぞれ受信回路 102、同期処理回路 103、フーリエ変換回路 105、チャネル推定回路 106、同期検波回路 107、クロック周波数誤差推定部 100 及び位相回転補正回路 109 に対応する。

アンテナ 101 で受信された O F D M 信号は受信回路 102 に入力される。受信回路 102 は、入力される O F D M 信号に対して周波数変換、フィルタリング、直交検波、A D 変換等の受信処理を施す。この受信処理の結果、受信信号が複素ベースバンド信号として受信回路 102 から出力される。

受信回路 102 から出力される複素ベースバンド信号は、同期処理回路 103 に入力される。同期処理回路 103 は、入力される複素ベースバンド信号に含まれる同期用プリアンプル信号（図 4 4 参照）を用いて搬送波周波数誤差及びシンボルタイミングを検出する。そして、受信回路 102 から入力される複素ベースバンド信号に対して、検出した搬送波周波数誤差の情報を用いて搬送波周波数誤差を補正す

るための処理を施す。

同期処理回路103は、搬送波周波数誤差の補正された複素ベースバンド信号と、検出したシンボルタイミングの情報とを出力する。これらの信号はガードインターバル除去回路104に入力される。なお、シンボルタイミングの検出は、受信したOFDM信号のシンボル間に存在するガードインターバルを除去して各シンボルから有効なデータ成分を抽出するために必要になる。

ガードインターバル除去回路104は、同期処理回路103から入力されるシンボルタイミングの情報に従って、入力される複素ベースバンド信号にFFTウィンドウ処理を施す。すなわち、複素ベースバンド信号の1 OFDMシンボル毎に、FFTウィンドウの時間幅の信号成分だけを抽出し、ガードインターバルを除去する。FFTウィンドウの時間幅は、1 OFDMシンボル長からガードインターバルに相当する信号長を差し引いた時間幅である。

ガードインターバル除去回路104によってガードインターバルを除去された複素ベースバンド信号が1 OFDMシンボル毎にフーリエ変換回路105に入力される。フーリエ変換回路105は、入力される複素ベースバンド信号に1 OFDMシンボル毎に高速フーリエ変換処理を施して、入力信号に含まれる多数のサブキャリアの各信号成分をそれぞれ分離する。

フーリエ変換回路105で分離された各サブキャリアの信号は、同期検波回路107及びチャネル推定回路106にそれぞれ入力される。チャネル推定回路106は、入力される各サブキャリアの信号のうち、チャネル推定用プリアンプル信号（図44参照）に相当する信号成分を用いて各サブキャリア信号が通ってきた伝送路（チャネル）の

状態をサブキャリア毎に推定し、その推定結果を出力する。

チャネル推定回路106から出力されるチャネル推定結果を参照することにより、例えば、各々のサブキャリアの振幅や位相がフェージングによってどのような影響を受けているかを知ることができる。チャネル推定回路106から出力されるチャネル推定結果は、同期検波回路107に入力される。

同期検波回路107は、同期検波回路107から入力される複素ベースバンド信号について、チャネル推定回路106から入力されるチャネル推定結果を利用して、サブキャリア毎に、フェージング等のチャネル特性に起因する振幅変動及び位相回転を補正することで同期検波に相当する処理を行う。

同期検波回路107が出力する検波信号は、位相回転補正回路109及びクロック周波数誤差推定部100にそれぞれ入力される。クロック周波数誤差推定部100は、位相回転検出回路108、クロック周波数誤差予測回路110、位相回転演算回路111で構成されている。

例えば、変調方式として16QAM変調を採用している場合には、同期検波後の信号は本来、位相平面上で図45に示す16個の基準信号点S1～S16のいずれかの位置に現れる。しかし、送信側装置のサンプリングクロック周波数と受信側装置のサンプリングクロック周波数にずれが存在する場合、すなわち、送受間でクロック周波数誤差が存在する場合には、同期検波された検波信号に位相回転が生じるため、同期検波回路107から出力される検波信号（例えば、図45のR1、R2）の位置は本来の位置であるいずれか1つの基準信号点と一致しなくなる。検波信号の位相回転量は、検波信号毎に異なる。

クロック周波数誤差推定部100の位相回転検出回路108は、各サブキャリアの検波信号について、それぞれの位相回転量あるいは位相回転累積量を検出する。例えば、図45に示す入力信号R1が同期検波回路107から出力された検波信号であった場合、位相回転検出回路108は基準信号点S1～S16の中で位置が入力信号R1に最も近い基準信号点S3を基準とし、基準信号点S3と入力信号R1との位相差 $\phi 1$ を検出する。

また、図45に示す入力信号R2が同期検波回路107から出力された検波信号であった場合、位相回転検出回路108は基準信号点S1～S16の中で位置が入力信号R2に最も近い基準信号点S6を基準とし、基準信号点S6と入力信号R2との位相差 $\phi 2$ を検出する。

このクロック周波数誤差に起因する位相回転量は、前記第(5)式で表される。従って、クロック周波数誤差による位相回転量($\Delta \theta$) (例えば、図45の位相差 $\phi 1$ 、 $\phi 2$)、チャネル推定時からの時間経過量(t)、チャネルの中心周波数からの各サブキャリアの周波数オフセット量(f)はいずれも既知なので、前記第(5)式に基づいてサンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合(Δx)を算出することができる。さらに、サンプリングクロック周波数の規格値(f_{CLK})は既知であるため、サンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合(Δx)から、送受間のサンプリングクロック周波数の周波数ずれの量($f_{RCLK} - f_{TCLK}$)を算出することもできる。

クロック周波数誤差予測回路110は、OFDMシンボル毎に位相

回転検出回路108から入力される各検波信号の位相回転量の情報を用いて、前記第(5)式に基づいてサンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合すなわちクロック周波数偏差あるいは送受間のサンプリングクロック周波数の周波数ずれの量すなわちクロック周波数誤差を予測演算する。

位相回転量演算回路111は、クロック周波数誤差予測回路110が予測演算したクロック周波数偏差あるいはクロック周波数誤差に基づき、同期検波回路107が出力する各検波信号のクロック周波数誤差に起因する位相回転量を検波信号毎に演算する。この位相回転量は、前記第(5)式により求めることができる。

位相回転補正回路109は、同期検波回路107から入力される各検波信号に対して、位相回転演算回路111で演算された位相回転量の情報に基づいて、クロック周波数誤差に起因する位相回転を除去するような位相補正処理を行う。

位相回転補正回路109によって位相補正された検波信号が識別回路112に入力される。識別回路112は、入力される検波信号のうち、データ信号(図44参照)についてシンボル判定を行い、その判定結果を復調出力として出力する。例えば、16QAM変調の場合には識別回路112は各々の検波信号が図45に示す基準信号点S1～S16のいずれに該当するかを識別する。この際、各検波信号がいずれの基準信号点に対応するかを識別する前に、位相回転補正回路109によって検波信号毎に前記位相回転量が補正されているため、クロック周波数ずれの影響を受けることなく信号を識別することができる。すなわち、従来の装置では実現が困難であった高精度なク

ロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第２の実施の形態）

この形態のOFDMパケット通信用受信装置について、図２を参照して説明する。この形態は請求項２に対応する。この形態は第１の実施の形態の変形例である。図２において、第１の実施の形態と対応する要素は同一の符号を付けて示してある。第１の実施の形態と同一の部分については、以下の説明を省略する。

図２に示すクロック周波数誤差推定部２００には、重み付け回路２０１、平滑化回路２０２、位相回転検出回路２０３、クロック周波数誤差予測回路１１０及び位相回転演算回路１１１が備わっている。

同期検波回路１０７から出力される検波信号と、チャネル推定回路１０６から出力されるサブキャリア毎のチャネル推定結果とが重み付け回路２０１に入力される。重み付け回路２０１は、まず同期検波回路１０７から入力される検波信号の基準信号からの位相回転量の情報を検出し、次にチャネル推定回路１０６から入力されるチャネル推定結果に基づいて前述の位相回転量の情報に対して重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、クロック周波数誤差推定手段における信号レベルの小さい信号（劣化し

た信号)の影響度が小さくなるため、クロック周波数誤差推定の信頼性が改善される。

重み付け回路201によって重み付けされた位相回転量情報信号は、平滑化回路202に入力される。平滑化回路202は、重み付け回路201から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路202は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

位相回転検出回路203は、重み付け回路201で重み付けされ平滑化回路202で平滑化された位相回転量情報信号を入力し、クロック周波数誤差によって当該検波信号に生じた位相回転の位相回転量（例えば、図45の $\phi 1$ 、 $\phi 2$ ）あるいは位相回転累積量を検波信号毎に検出する。

クロック周波数誤差予測回路110は、位相回転検出回路203が検出した検波信号毎の位相回転量あるいは位相回転累積量を用いて、前記第(5)式に基づいてクロック周波数偏差あるいはクロック周波数誤差を予測演算する。位相回転演算回路111は、クロック周波数誤差予測回路110が予測演算したクロック周波数誤差に基づいて、同期検波回路107から出力される検波信号のクロック周波数誤差に起因する位相回転量を検波信号毎に演算する。この位相回転量は、前記第(5)式により求めることができる。この演算結果が位相回転補正回路109に印加される。

サブキャリア毎に通信品質が異なる場合には、上述のように通信

品質が良好なサブキャリアの検波信号から検出した位相回転量の情報の重みを大きくした信号を処理することによって、フェージング等の影響を抑制することができるため、クロック周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度にクロック周波数誤差を検出することが可能になる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第 3 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 3 を参照して説明する。この形態は請求項 3 に対応する。この形態は第 1 の実施の形態の変形例である。図 3 において、第 1 の実施の形態と対応する要素は同一の符号を付けて示してある。第 1 の実施の形態と同一の部分については、以下の説明を省略する。

図 3 に示すクロック周波数誤差推定部 300 には、パイロット信号抽出回路 301、位相回転検出回路 302、クロック周波数誤差予測回路 303 及び位相回転演算回路 111 が備わっている。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアに既知信号であるパイロット信号を伝送する場合を想定している。

パイロット信号抽出回路 301 は、同期検波回路 107 が出力する検波信号を入力し、その検波信号の中からパイロット信号に相当する検

波信号の信号成分だけを抽出する。

位相回転検出回路302は、パイロット信号抽出回路301が抽出したパイロット信号に相当する検波信号の信号成分だけを入力し、その各検波信号に生じた位相回転の位相回転量あるいは位相回転累積量を、検波信号毎に検出する。

パイロット信号は既知信号なので、それに対応する基準信号点も既知である。従って、パイロット信号に相当する検波信号だけを位相回転量の検出対象にする場合には検波信号に対応する特定の基準信号点を識別する必要がなく、信号処理が簡単になる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の本来の基準信号点が誤って識別されるようなことも無いため、位相回転量の検出精度が改善される。

クロック周波数誤差予測回路303は、位相回転検出回路302により検出された位相回転量あるいは位相回転累積量を検波信号毎に入力して、クロック周波数偏差あるいはクロック周波数誤差を予測演算する。

位相回転演算回路111は、クロック周波数誤差予測回路303が予測演算したクロック周波数偏差あるいはクロック周波数誤差に基づいて、同期検波回路107が出力する各検波信号に生じるクロック周波数誤差に起因する位相回転量を検波信号毎に演算する。この位相回転量は、前記第(5)式により求めることができる。

位相回転補正回路109は、同期検波回路107から入力される各検波信号に対して、位相回転演算回路111から入力される位相回転量の情報に基づいて、クロック周波数誤差に起因する位相回転を除去するような位相補正処理を行う。

上述のように、OFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分からクロック周波数誤差を検出することにより、一部の検波信号だけを用いて効率的にクロック周波数誤差を検出できるので、クロック周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、クロック周波数誤差の検出精度が向上する。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を簡易な回路で実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要がなく、消費電力の増加を抑制することができる。

（第4の実施の形態）

この形態のOFDMパケット通信用受信装置について、図4を参照して説明する。この形態は請求項4に対応する。この形態は第1の実施の形態の変形例である。図4において、第1の実施の形態と対応する要素は同一の符号を付けて示してある。第1の実施の形態と同一の部分については、以下の説明を省略する。

図4に示すクロック周波数誤差推定部400は、パイロット信号抽出回路401、重み付け回路402、平滑化回路403、位相回転検出回路404、クロック周波数誤差予測回路405及び位相回転演算回路111を備えている。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて既知信号である

パイロット信号を伝送する場合を想定している。

パイロット信号抽出回路401は、同期検波回路107が出力する検波信号を入力し、その検波信号の中からパイロット信号に相当する検波信号の信号成分だけを抽出する。

重み付け回路402は、まず、パイロット信号抽出回路401によって検波信号の中から抽出されたパイロット信号に相当する各検波信号の基準信号からの位相回転量の情報を抽出し、次に、チャネル推定回路106が推定したチャネル推定結果に基づいて前述の位相回転量の情報に対して重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、クロック周波数誤差推定手段における信号レベルの小さい信号の影響度が小さくなるため、クロック周波数誤差推定の信頼性が改善される。

重み付け回路402によって重み付けされた位相回転量情報信号は、平滑化回路403に入力される。平滑化回路403は、重み付け回路402から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路403は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

位相回転検出回路404は、重み付け回路402で重み付けされ平滑化回路403で平滑化された位相回転量情報信号を入力し、クロック周波数誤差によって当該検波信号に生じた位相回転の位相回転量（例えば、図45の $\phi 1$ 、 $\phi 2$ ）あるいは位相回転累積量をパイロット信号に相当する検波信号毎に検出する。

クロック周波数誤差予測回路405は、位相回転検出回路404が検出したパイロット信号に相当する各検波信号の位相回転量あるいは位相回転累積量を用いて、前記第（5）式に基づいてクロック周波数偏差あるいはクロック周波数誤差を予測演算する。位相回転演算回路111は、クロック周波数誤差予測回路405が予測演算したクロック周波数誤差に基づいて、同期検波回路107から出力される検波信号のクロック周波数誤差に起因する位相回転量を検波信号毎に演算する。この位相回転量は、前記第（5）式により求めることができる。この演算結果が位相回転補正回路109に印加される。

上述のようにOFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分からクロック周波数誤差を検出することにより、一部の検波信号だけを用いて効率的にクロック周波数誤差を検出できるので、クロック周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いために、クロック周波数誤差の検出精度が向上する。

さらに、サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアを利用して伝送されたパイロット信号から検出した位相回転量の情報の重みを大きくした信号を処

理することによって、フェージング等の影響を抑制することができるため、クロック周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度にクロック周波数誤差を検出することが可能になる。

すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を簡易な回路で実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第 5 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 5 を参照して説明する。この形態は請求項 5 に対応する。この形態は第 1 の実施の形態の変形例である。図 5 において、第 1 の実施の形態と対応する要素は同一の符号を付けて示してある。第 1 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、請求項 5 の受信手段、同期処理手段、フーリエ変換手段、チャネル推定手段、同期検波手段、クロック周波数誤差推定手段及び位相回転補正手段は、それぞれ受信回路 102、同期処理回路 103、フーリエ変換回路 105、チャネル推定回路 106、同期検波回路 107、クロック周波数誤差推定部 500 及び位相回転補正回路 109 に対応する。

図 5 に示すクロック周波数誤差推定部 500 は、位相回転検出回路 501、クロック周波数誤差予測回路 502 及び位相回転演算回路 503 を備えている。

位相回転検出回路501は、位相回転補正回路109を通過した位相回転補正後の検波信号を入力し、検波信号の位相回転量をOFDMシンボル毎及びサブキャリア毎に検出する。なお、位相回転検出回路501の基本的な動作は、図1の位相回転検出回路108と同様である。

クロック周波数誤差予測回路502は、当該シンボル受信時まで位相回転検出回路501から入力された各検波信号の位相回転量の情報を用いて、クロック周波数偏差あるいはクロック周波数誤差を予測演算する。

位相回転演算回路503は、クロック周波数誤差予測回路502が予測演算したクロック周波数偏差あるいはクロック周波数誤差の情報を用いて同期検波回路107が出力する検波信号に生じるクロック周波数誤差に起因する位相回転の位相回転量を、検波信号毎に演算して求める。この位相回転量は、前記第(5)式により求めることができる。

位相回転補正回路109は、同期検波回路107から入力される各検波信号に対して、位相回転演算回路503から入力される位相回転量の情報に基づいて、クロック周波数誤差に起因する位相回転を除去するような位相補正処理を行う。

すなわち、図1のOFDMパケット通信用受信装置においては位相回転補正回路109が補正する前の検波信号から位相回転を検出しているのに対し、図5のOFDMパケット通信用受信装置においては位相回転補正回路109が補正した後の検波信号から位相回転を検出している。

従って、第1の実施例と同様に各検波信号がいずれの基準信号点に対応するかを識別する前に検波信号毎に前記位相回転量を補正す

ることにより、クロック周波数ずれの影響を受けることなく信号を識別することができる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第 6 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 6 を参照して説明する。この形態は請求項 6 に対応する。この形態は第 5 の実施の形態の変形例である。図 6 において、第 5 の実施の形態と対応する要素は同一の符号を付けて示してある。第 5 の実施の形態と同一の部分については、以下の説明を省略する。

図 6 に示すクロック周波数誤差推定部 600 は、重み付け回路 601、平滑化回路 602、位相回転検出回路 603、クロック周波数誤差予測回路 502 及び位相回転演算回路 503 を備えている。

クロック周波数誤差予測回路 502 は、当該シンボル受信時までに位相回転検出回路 501 から入力された各検波信号の位相回転量の情報を用いて、クロック周波数偏差あるいはクロック周波数誤差を予測演算する。

重み付け回路 601 は、位相回転補正回路 109 が出力する位相回転補正後の検波信号を入力し、まず位相回転補正回路 109 から入力される位相回転補正後の検波信号の基準信号からの位相回転量の情報を検出し、次にチャネル推定回路 106 が推定したチャネル推定結果に基づいて前述の位相回転量の情報に対して検波信号毎に重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、クロック周波数誤差推定手段における信号レベルの小さい信号の影響度が小さくなるため、クロック周波数誤差推定の信頼性が改善される。

重み付け回路601によって重み付けされた位相回転量情報信号は、平滑化回路602に入力される。平滑化回路602は、重み付け回路601から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路602は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

位相回転検出回路603は、重み付け回路601で重み付けされ平滑化回路602で平滑化された位相回転量情報信号を入力し、クロック周波数誤差によって該検波信号に生じた位相回転の位相回転量を検波信号毎に検出する。

位相回転検出回路603の検出した各検波信号の位相回転量がクロック周波数誤差予測回路502に印加され、クロック周波数偏差あるいはクロック周波数誤差の予測演算に利用される。

サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアの検波信号から検出した位相回転量の情

報の重みを大きくした信号を処理することによって、フェージング等の影響を抑制することができるため、クロック周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度にクロック周波数誤差を検出することが可能になる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第 7 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 7 を参照して説明する。この形態は請求項 7 に対応する。この形態は第 5 の実施の形態の変形例である。図 7 において、第 5 の実施の形態と対応する要素は同一の符号を付けて示してある。第 5 の実施の形態と同一の部分については、以下の説明を省略する。

図 7 に示すクロック周波数誤差推定部 700 は、パイロット信号抽出回路 701、位相回転検出回路 702、クロック周波数誤差予測回路 703 及び位相回転演算回路 503 を備えている。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアに既知信号であるパイロット信号を伝送する場合を想定している。

パイロット信号抽出回路 701 は、位相回転補正回路 109 によって位相回転補正された検波信号を入力し、その検波信号の中からパイロット信号に相当する検波信号の信号成分だけを抽出する。

位相回転検出回路702は、パイロット信号抽出回路701が抽出したパイロット信号に相当する検波信号の信号成分だけを入力し、その検波信号に生じた位相回転の位相回転量あるいは位相回転累積量を、検波信号毎に検出する。

パイロット信号は既知信号なので、それに対応する基準信号点も既知である。従って、パイロット信号に相当する検波信号だけを位相回転量の検出対象にする場合には検波信号に対応する特定の基準信号点を識別する必要がなく、信号処理が簡単になる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことも無いため、位相回転量の検出精度が改善される。

クロック周波数誤差予測回路703は、位相回転検出回路702により検出された位相回転量あるいは位相回転累積量を検波信号毎に入力して、クロック周波数偏差あるいはクロック周波数誤差を予測演算する。

各検波信号に生じるクロック周波数誤差に起因する位相回転量を演算するために、クロック周波数誤差予測回路703が予測演算したクロック周波数偏差あるいはクロック周波数誤差の情報が位相回転演算回路503に入力される。

上述のように、OFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分からクロック周波数誤差を検出することにより、一部の検波信号だけを用いて効率的にクロック周波数誤差を検出できるので、クロック周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている

場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、クロック周波数誤差の検出精度が向上する。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を簡易な回路で実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第 8 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 8 を参照して説明する。この形態は請求項 8 に対応する。この形態は第 5 の実施の形態の変形例である。図 8 において、第 5 の実施の形態と対応する要素は同一の符号を付けて示してある。第 5 の実施の形態と同一の部分については、以下の説明を省略する。

図 8 に示すクロック周波数誤差推定部 800 は、パイロット信号抽出回路 801、重み付け回路 802、平滑化回路 803、位相回転検出回路 804、クロック周波数誤差予測回路 805 及び位相回転演算回路 503 に対応する。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

パイロット信号抽出回路 801 は、位相回転補正回路 109 によって位相回転補正された検波信号を入力し、その検波信号の中からパイロット信号に相当する検波信号の信号成分だけを抽出する。

重み付け回路 802 は、パイロット信号抽出回路 801 により抽出されたパイロット信号に相当する検波信号を入力し、まず、パイロット

信号抽出回路801から入力されるパイロット信号に相当する各検波信号の基準信号からの位相回転量の情報を抽出し、次に、チャンネル推定回路106が推定したチャンネル推定結果に基づいて前述の位相回転量の情報に対して重み付けを行う。

例えば、チャンネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、クロック周波数誤差推定手段における信号レベルの小さい信号の影響度が小さくなるため、クロック周波数誤差推定の信頼性が改善される。

重み付け回路802によって重み付けされた位相回転量情報信号は、平滑化回路803に入力される。平滑化回路803は、重み付け回路802から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路803は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

位相回転検出回路804は、重み付け回路802で重み付けされ平滑化回路803で平滑化された位相回転量情報信号を入力し、クロック周波数誤差によって当該検波信号に生じた位相回転の位相回転量を各パイロット信号に相当する検波信号毎に検出する。

クロック周波数誤差予測回路805は、位相回転検出回路804が検出

した各パイロット信号に相当する各検波信号の位相回転量を用いて、前記第（５）式に基づいてクロック周波数偏差あるいはクロック周波数誤差を予測演算する。

各検波信号に生じるクロック周波数誤差に起因する位相回転量を演算するために、クロック周波数誤差予測回路８０５が予測演算したクロック周波数偏差あるいはクロック周波数誤差の情報が位相回転演算回路５０３に入力される。

上述のようにＯＦＤＭ信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分からクロック周波数誤差を検出することにより、一部の検波信号だけを用いて効率的にクロック周波数誤差を検出できるので、クロック周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、クロック周波数誤差の検出精度が向上する。

さらに、サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアを利用して伝送されたパイロット信号から検出した位相回転量の情報の重みを大きくした信号を処理することによって、フェージング等の影響を抑制することができるため、クロック周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度にクロック周波数誤差を検出することが可能になる。

すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を簡易な回路で実現することができる。また、上述した

ようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第 9 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 9 を参照して説明する。この形態は請求項 9 に対応する。

この形態では、請求項 9 の受信手段、同期処理手段、フーリエ変換手段、チャネル推定手段、同期検波手段、残留搬送波周波数誤差推定手段、位相回転予測手段及び位相回転補正手段は、それぞれ受信回路 102、同期処理回路 901、フーリエ変換回路 105、チャネル推定回路 106、同期検波回路 107、残留搬送波周波数誤差検出回路 902、位相回転予測回路 904 及び位相回転補正回路 109 に対応する。

なお、この例では図 9 の OFDM パケット通信用受信装置が受信する OFDM 信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図 9 の OFDM パケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。この例では、同一の信号源が出力する信号に基づいて搬送波周波数及びサンプリングクロック周波数の両方を生成しているので、搬送波周波数とサンプリングクロックの周波数とが同期している。

アンテナ 101 で受信された OFDM 信号は受信回路 102 に入力される。受信回路 102 は、入力される OFDM 信号に対して周波数変換、フィルタリング、直交検波、AD 変換等の受信処理を施す。この受信処理の結果、受信信号が複素ベースバンド信号として受信回路

102から出力される。

受信回路102から出力される複素ベースバンド信号は、同期処理回路901に入力される。同期処理回路901は、入力される複素ベースバンド信号に含まれる同期用プリアンプル信号(図44参照)を用いて搬送波周波数誤差及びシンボルタイミングを検出する。そして、受信回路102から入力される複素ベースバンド信号に対して、検出した搬送波周波数誤差の情報を用いて搬送波周波数誤差を補正するための処理を施す。

同期処理回路901は、搬送波周波数誤差の補正された複素ベースバンド信号と、検出したシンボルタイミングの情報と、検出した搬送波周波数誤差の情報とを出力する。これらの信号のうち、複素ベースバンド信号とシンボルタイミング情報はガードインターバル除去回路104に入力される。また、搬送波周波数誤差情報は位相回転予測回路904に入力される。なお、シンボルタイミングの検出は、受信したOFDM信号のシンボル間に存在するガードインターバルを除去して各シンボルから有効なデータ成分を抽出するために必要になる。

ガードインターバル除去回路104は、同期処理回路901から入力されるシンボルタイミングの情報に従って、入力される複素ベースバンド信号にFFTウィンドウ処理を施す。すなわち、複素ベースバンド信号の1OFDMシンボル毎に、FFTウィンドウの時間幅の信号成分だけを抽出し、ガードインターバルを除去する。FFTウィンドウの時間幅は、1OFDMシンボル長からガードインターバルに相当する信号長を差し引いた時間幅である。

ガードインターバル除去回路104によってガードインターバルを

除去された複素ベースバンド信号が1 OFDMシンボル毎にフーリエ変換回路105に入力される。フーリエ変換回路105は、入力される複素ベースバンド信号に1 OFDMシンボル毎に高速フーリエ変換処理を施して、入力信号に含まれる多数のサブキャリアの各信号成分をそれぞれ分離する。

フーリエ変換回路105で分離された各サブキャリアの信号は、同期検波回路107及びチャネル推定回路106にそれぞれ入力される。チャネル推定回路106は、入力される各サブキャリアの信号のうち、チャネル推定用プリアンプル信号(図44参照)に相当する信号成分を用いて各サブキャリア信号が通ってきた伝送路(チャネル)の状態をサブキャリア毎に推定し、その推定結果を出力する。

チャネル推定回路106から出力されるチャネル推定結果を参照することにより、例えば、各々のサブキャリアの振幅や位相がフェージングによってどのような影響を受けているかを知ることができる。チャネル推定回路106から出力されるチャネル推定結果は、同期検波回路107に入力される。

同期検波回路107は、同期検波回路107から入力される複素ベースバンド信号に対して、チャネル推定回路106から入力されるチャネル推定結果を利用して、サブキャリア毎に、フェージング等のチャネル特性に起因する振幅変動及び位相回転を補正することで同期検波に相当する処理を行う。

同期検波回路107が出力する検波信号は、残留搬送波周波数誤差検出回路902及び位相回転補正回路903にそれぞれ入力される。残留搬送波周波数誤差検出回路902は、同期検波回路107から入力される検波信号を用いて、その検波信号に現れる残留搬送波周波数誤差に

起因する各検波信号の位相回転を検出することにより、残留搬送波周波数誤差を検出する。

例えば、変調方式として 16 QAM 変調を採用している場合には、同期検波後の信号は本来、位相平面上で図 45 に示す 16 個の基準信号点 $S_1 \sim S_{16}$ のいずれかの位置に現れる。しかし、送信側装置と受信側装置との間で搬送波周波数及びサンプリングクロック周波数にずれが存在する場合には、同期検波後の各検波信号に前記第 (5) 式および前記第 (6) 式に示されるような位相回転が生じるため、同期検波回路 107 から出力される検波信号 (例えば、図 45 の R_1 、 R_2) の位置は本来の位置であるいずれか 1 つの基準信号点と一致しなくなる。

搬送波周波数のずれによって生じる位相回転は、前記第 (6) 式に示されるように当該 OFDM シンボルに含まれる全ての検波信号の信号成分に共通に現れる。また、OFDM シンボル間隔は一定であるため、1 OFDM シンボル当たりの位相回転量は、残留搬送波周波数誤差量に比例した一定量となる。そこで、残留搬送波周波数誤差検出回路 902 は、入力される複数のサブキャリア信号に共通に現れる前述の 1 OFDM シンボル当たりの位相回転量あるいはチャネル推定時から当該 OFDM シンボルまでに付加される位相回転累積量を検出することにより、前記第 (6) 式に基づいて残留搬送波周波数誤差を検出する。

実際には、まず同一の 1 OFDM シンボルについて各々のサブキャリア信号の基準信号点からの位相回転量を検出する。例えば、図 45 に示す入力信号 R_1 が同期検波回路 107 から出力された検波信号であった場合、残留搬送波周波数誤差検出回路 902 は基準信号点

S 1 ~ S 1 6 の中で位置が入力信号 R 1 に最も近い基準信号点 S 3 を基準とし、基準信号点 S 3 と入力信号 R 1 との位相差 ϕ 1 を検出する。また、図 4 5 に示す入力信号 R 2 が同期検波回路 107 から出力された検波信号であった場合、残留搬送波周波数誤差検出回路 902 は基準信号点 S 1 ~ S 1 6 の中で位置が入力信号 R 2 に最も近い基準信号点 S 6 を基準とし、基準信号点 S 6 と入力信号 R 2 との位相差 ϕ 2 を検出する。

ここで検出される位相回転量には、前記第 (6) 式に示されるような残留搬送波周波数誤差に起因する位相回転成分だけでなく、前記第 (5) 式に示されるようなクロック周波数誤差に起因する位相回転成分も含まれている。そこで、残留搬送波周波数誤差によって生じる全てのサブキャリアに共通な位相回転量を検出するために、残留搬送波周波数誤差検出回路 902 は同一の O F D M シンボルについて検出された各検波信号の位相回転量を全てのサブキャリアに渡って平均化する。

各検波信号のクロック周波数誤差による位相回転量は、前記第 (5) 式に示されるように、チャネルの中心周波数と当該サブキャリア周波数との間の周波数オフセット量に比例する。このため、全てのサブキャリアの各々の位相回転量を 1 O F D M シンボル内で単純に平均化すると、周波数軸上でチャネルの中心周波数を跨いで互いに対称な位置にあるサブキャリア同士でクロック周波数誤差による位相回転が打ち消し合うため、残留搬送波周波数誤差に起因する前記第 (6) 式に示されるような各サブキャリアに共通な位相回転量の情報だけが抽出される。この位相回転量の情報を用いて、前記第 (6) 式に基づいて残留搬送波周波数誤差の情報が算出される。算

出された残留搬送波周波数誤差の情報が残留搬送波周波数誤差検出回路902から出力される。

位相回転予測回路904の入力には、同期処理回路901から出力される搬送波周波数誤差の情報と、残留搬送波周波数誤差検出回路902から出力される残留搬送波周波数誤差の情報が印加される。これらの入力情報に基づいて、位相回転予測回路904はクロック周波数誤差によって生じる位相回転量を検波信号毎にそれぞれ予測する。

この実施例では、送信側の装置における搬送波周波数とサンプリングクロックの周波数とが同期し、かつ受信側の装置における搬送波周波数とサンプリングクロックの周波数とが同期している場合を想定している。このような場合には、サンプリングクロック周波数の規格値に対する送受間のサンプリングクロック周波数のずれの割合（ Δx ）と、搬送波周波数の規格値に対する送受間の搬送波周波数のずれの割合が等しくなるため、次式が成り立つ。

$$\Delta x = (f_{RCLK} - f_{TCLK}) / f_{CLK} = \Delta f / f_{RF} = (f_{RRF} - f_{TRF}) / f_{RF} \quad \dots (7)$$

f_{TRF} ：送信側装置の搬送波周波数

f_{RRF} ：受信側装置の搬送波周波数

f_{RF} ：搬送波周波数の規格値

従って、前記第（5）式に第（7）式を代入すると、送受間のクロック周波数誤差に起因する各検波信号の位相回転量 $\Delta\theta$ は、次式のように表される。

$$\Delta\theta \doteq 2\pi \cdot f \cdot t \cdot (f_{RRF} - f_{TRF}) / f_{RF} \quad \dots (8)$$

従って、同期処理回路901から入力される搬送波周波数誤差の情報と残留搬送波周波数誤差検出回路902から入力される搬送波周波

数誤差の情報を用いて、第（８）式に基づいて送受間のクロック周波数誤差に起因する各検波信号の位相回転量 $\Delta\theta$ を求めることができる。なお、同期処理回路901から入力される搬送波周波数誤差の情報だけを用いて、第（８）式に基づいて送受間のクロック周波数誤差に起因する各検波信号の位相回転量 $\Delta\theta$ を求めることもできるが、残留搬送波周波数誤差検出回路902から入力される搬送波周波数誤差の情報を用いることにより、送受間のクロック周波数誤差に起因する各検波信号の位相回転量 $\Delta\theta$ をより高精度に求めることができる。一方、第（８）式に示されるように、送受間のクロック周波数誤差に起因する各検波信号の位相回転量 $\Delta\theta$ はOFDMシンボル毎およびサブキャリア毎に異なる。従って、位相回転予測回路904は、同期処理回路901から出力される搬送波周波数誤差の情報と残留搬送波周波数誤差検出回路902から出力される残留搬送波周波数誤差の情報とにより得られる高精度な搬送波周波数誤差情報を用いて、同期検波回路107から出力される検波信号のそれぞれに生じる送受間のクロック周波数誤差に起因する位相回転量 $\Delta\theta$ を、第（８）式に基づいて予測演算する。

位相回転補正回路903は、位相回転予測回路904が予測演算した検波信号毎の位相回転量 $\Delta\theta$ の情報に基づいて、同期検波回路107から入力される各検波信号に生じているクロック周波数誤差に起因する位相回転を除去するような位相補正処理を行う。

位相回転補正回路903から出力される位相回転補正処理後の検波信号が識別回路112に入力される。識別回路112は、入力される検波信号のうち、データ信号（図44参照）についてシンボル判定を行い、その判定結果を復調出力として出力する。例えば、16QAM変

調の場合には識別回路112は各々の検波信号が図45に示す基準信号点S1～S16のいずれに該当するかを識別する。この際、各検波信号がいずれの基準信号点に対応するかを識別する前に、位相回転補正回路903によって検波信号毎に前記位相回転が高精度に補正されているため、クロック周波数誤差の影響を受けることなく信号を識別することができる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第10の実施の形態）

この形態のOFDMパケット通信用受信装置について、図10を参照して説明する。この形態は請求項10に対応する。この形態は第9の実施の形態の変形例である。図10において、第9の実施の形態と対応する要素は同一の符号を付けて示してある。第9の実施の形態と同一の部分については、以下の説明を省略する。

図10のOFDMパケット通信用受信装置には、重み付け回路1001及び平滑化回路1002が追加されている。残留搬送波周波数誤差検出回路1003の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じである。

なお、この例でも図10のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図10のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期する

ように制御する。

重み付け回路1001の入力には、同期検波回路107から出力される検波信号と、チャネル推定回路106から出力されるチャネル推定結果と、位相回転予測回路904から出力される各検波信号の位相回転量の情報とがそれぞれ印加される。

重み付け回路1001は、同期検波回路107が出力する検波信号の全てあるいは一部分(複数)の検波信号を入力する。そして、まずクロック周波数誤差によって各々の検波信号に生じた位相回転を、位相回転予測回路904が出力した当該検波信号の位相回転量の情報を用いて補正し、位相回転補正後の該検波信号の基準信号からの位相回転量の情報を検出する。次に、チャネル推定回路106から入力されるチャネル推定結果に基づいて、前述の基準信号からの位相回転量情報に対して重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、残留搬送波周波数誤差推定手段における信号レベルの小さい信号(劣化した信号)の影響度が小さくなるため、残留搬送波周波数誤差推定の信頼性が改善される。

重み付け回路1001によって重み付けされた位相回転量情報信号は、平滑化回路1002に入力される。平滑化回路1002は、重み付け回路1001から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を

出力する。すなわち、平滑化回路1002は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

残留搬送波周波数誤差検出回路1003は、重み付け回路1001で重み付けされ平滑化回路1002で平滑化された位相回転量情報信号を入力する。そして、入力された位相回転量情報信号から残留搬送波周波数誤差に起因する位相回転を検出することにより、前記第(6)式に基づいて残留搬送波周波数誤差を算出する。残留搬送波周波数誤差検出回路1003の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じであるため、残留搬送波周波数誤差検出回路1003についての詳細な説明は省略する。

位相回転予測回路904は、同期処理回路901で検出された搬送波周波数誤差の情報と、残留搬送波周波数誤差検出回路1003で検出された残留搬送波周波数誤差の情報とに基づいて、クロック周波数誤差によって生じる位相回転量を検波信号毎にそれぞれ予測する。

サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアの検波信号から検出した位相回転量の情報の重みを大きくした信号を処理することによって、フェージング等の影響を抑制することができるため、残留搬送波周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度に残留搬送波周波数誤差を検出することが可能になる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したような

クロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第 11 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 11 を参照して説明する。この形態は請求項 11 に対応する。この形態は第 9 の実施の形態の変形例である。図 11 において、第 9 の実施の形態と対応する要素は同一の符号を付けて示してある。第 9 の実施の形態と同一の部分については、以下の説明を省略する。

図 11 の OFDM パケット通信用受信装置には、パイロット信号抽出回路 1101 が追加されている。残留搬送波周波数誤差検出回路 1102 の基本的な動作は、前記残留搬送波周波数誤差検出回路 902 と同じである。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図 11 の OFDM パケット通信用受信装置が受信する OFDM 信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図 11 の OFDM パケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

パイロット信号抽出回路 1101 は、同期検波回路 107 が出力する検波信号を入力し、その検波信号の中からパイロット信号に相当する検波信号の信号成分だけを抽出する。

残留搬送波周波数誤差検出回路1102は、パイロット信号抽出回路1101が抽出したパイロット信号に相当する検波信号の信号成分だけを入力し、各検波信号に共通に生じている位相回転量あるいは位相回転累積量を検波信号毎に検出する。

パイロット信号は既知信号なので、それに対応する基準信号点(例えば図45のS1～S16のいずれか1つ)も既知である。従って、パイロット信号に相当する検波信号だけを位相回転量の検出対象にする場合には、検波信号に対応する特定の基準信号点を識別する必要がなく、残留搬送波周波数誤差検出回路1102における信号処理が簡単になる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の本来の基準信号点が誤って識別されるようなことも無いため、位相回転量の検出精度が改善される。

残留搬送波周波数誤差検出回路1102は、検出した位相回転量あるいは位相回転累積量を用いて、前記第(6)式に基づいて残留搬送波周波数誤差を求める。残留搬送波周波数誤差検出回路1102の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じであるため、残留搬送波周波数誤差検出回路1102についての詳細な説明は省略する。残留搬送波周波数誤差検出回路1102から出力される残留搬送波周波数誤差の情報が、位相回転予測回路904に入力される。

上述のようにOFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分から残留搬送波周波数誤差を検出することにより、一部の検波信号だけを用いて効率的に残留搬送波周波数誤差を検出できるので、残留搬送波周波数誤差推定手段の回路構

成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、残留搬送波周波数誤差の検出精度が向上する。

すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を簡易な回路で実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

（第 1 2 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 1 2 を参照して説明する。この形態は請求項 1 2 に対応する。この形態は第 9 の実施の形態の変形例である。図 1 2 において、第 9 の実施の形態と対応する要素は同一の符号を付けて示してある。第 9 の実施の形態と同一の部分については、以下の説明を省略する。

図 1 2 の OFDM パケット通信用受信装置には、パイロット信号抽出回路 1201、重み付け回路 1202、平滑化回路 1203 及び残留搬送波周波数誤差検出回路 1204 が追加されている。残留搬送波周波数誤差検出回路 1204 の基本的な動作は、前記残留搬送波周波数誤差検出回路 902 と同じである。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図 1 2 の OFDM パケット通信用受信装置が受信する OFDM 信号を送信する送信装置において、搬送波周波数と

サンプリングクロックの周波数とが同期していることを想定している。また、図12のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

パイロット信号抽出回路1201は、同期検波回路107が出力する検波信号を入力し、その検波信号の中からパイロット信号に相当する検波信号の信号成分だけを抽出する。

重み付け回路1202には、パイロット信号抽出回路1201によって検波信号の中から抽出されたパイロット信号に相当する各検波信号の信号成分と、チャネル推定回路106から出力されるチャネル推定結果と、位相回転予測回路904から出力される各検波信号の位相回転量の情報とが入力される。重み付け回路1202は、まずクロック周波数誤差によって各々の検波信号に生じた位相回転を、位相回転予測回路904から入力される当該検波信号の位相回転量の情報を用いて補正し、位相回転補正後の該検波信号の基準信号からの位相回転量の情報を検出する。次に、チャネル推定回路106から入力されるチャネル推定結果に基づいて、前述の基準信号からの位相回転量情報に対して重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、残留搬送波周波数誤差推定手段における信号レベルの小さい信号の影響度が小さくなるため、残留搬送波周波数誤差推定の信頼性が改善さ

れる。

重み付け回路1202によって重み付けされた位相回転量情報信号は、平滑化回路1203に入力される。平滑化回路1203は、重み付け回路1202から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路1203は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

残留搬送波周波数誤差検出回路1204は、重み付け回路1202で重み付けされ平滑化回路1203で平滑化された位相回転量情報信号を入力し、その位相回転量情報信号から残留搬送波周波数誤差に起因する位相回転を検出することにより、残留搬送波周波数誤差を求める。残留搬送波周波数誤差検出回路1204の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じであるため、残留搬送波周波数誤差検出回路1204についての詳細な説明は省略する。残留搬送波周波数誤差検出回路1204の求めた残留搬送波周波数誤差の情報が位相回転予測回路904に入力される。

上述のようにOFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分から残留搬送波周波数誤差を検出することにより、一部の検波信号だけを用いて効率的に残留搬送波周波数誤差を検出できるので、残留搬送波周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別され

るようなことが無いため、残留搬送波周波数誤差の検出精度が向上する。

さらに、サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアの検波信号から検出した位相回転量の情報の重みを大きくした信号を処理することによって、フェーディング等の影響を抑制することができるため、残留搬送波周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度に残留搬送波周波数誤差を検出することが可能になる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第 13 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 13 を参照して説明する。この形態は請求項 13 に対応する。この形態は第 9 の実施の形態の変形例である。図 13 において、第 9 の実施の形態と対応する要素は同一の符号を付けて示してある。第 9 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、請求項 13 の受信手段、同期処理手段、フーリエ変換手段、チャネル推定手段、同期検波手段、第 1 の位相回転予測手段、第 1 の位相回転補正手段、残留搬送波周波数誤差推定手段、第 2 の位相回転予測手段及び第 2 の位相回転補正手段は、それぞれ受信回路 102、同期処理回路 901、フーリエ変換回路 105、チャネル

推定回路106、同期検波回路107、位相回転予測回路904、位相回転補正回路903、残留搬送波周波数誤差検出回路902、位相回転予測回路904及び位相回転補正回路903に対応する。

なお、この例でも図13のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図13のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

図13に示すOFDMパケット通信用受信装置は、独立した2つの位相回転予測回路1301、904と、独立した2つの位相回転補正回路903、1302とを備えている。この形態では、位相回転予測回路1301は、同期処理回路901から入力される搬送波周波数誤差の情報を用いてクロック周波数誤差によって検波信号に生じる位相回転量を検波信号毎にそれぞれ予測する。

すなわち、この例では送信側の装置における搬送波周波数とサンプリングクロックの周波数とが同期し、かつ受信側の装置における搬送波周波数とサンプリングクロックの周波数とが同期しているので、前述のようにクロック周波数のずれによって生じる位相回転量は第(6)式に基づいて搬送波周波数の誤差から求めることができる。位相回転量は検波信号毎に異なるので、それらの各々について位相回転予測回路1301は位相回転量を計算する。

位相回転補正回路1302は、同期検波回路107から入力される検波信号に生じるクロック周波数誤差に起因する位相回転を、位相回転予測回路1301の予測した当該検波信号の位相回転量の情報に基づい

て検波信号毎にそれぞれ補正する。位相回転が補正された検波信号が、位相回転補正回路1302から出力される。

しかしながら、現実には受信回路102において受信信号に付加される雑音成分等の影響により同期処理回路901において搬送波周波数誤差を正しく検出して搬送波周波数誤差を完全に補正することはできないので、同期処理回路901が出力する複素ベースバンド信号には残留搬送波周波数誤差が含まれている。位相回転補正回路1302は同期処理回路901が検出した搬送波周波数誤差の情報に基づいて位相回転予測回路1301の予測した位相回転量を補正するので、位相回転補正回路1302から出力される位相回転補正後の検波信号には、クロック周波数誤差によって生じる位相回転成分のうちの残留搬送波周波数誤差に相当する位相回転成分が残留している。

そこで、位相回転補正回路1302が出力する検波信号に残留している位相回転成分、すなわちクロック周波数誤差によって生じる位相回転のうちの残留搬送波周波数誤差に相当する位相回転成分を位相回転補正回路903で補正する。

残留搬送波周波数誤差検出回路902は、位相回転補正回路1302で位相回転補正された検波信号を入力し、この検波信号を用いて残留搬送波周波数誤差を検出する。すなわち、検波信号に現れる残留搬送波周波数誤差に起因する各検波信号の位相回転を検出することにより、残留搬送波周波数誤差を検出する。残留搬送波周波数誤差検出回路902の詳細な動作の説明は既に述べているので省略する。

位相回転予測回路904は、位相回転補正回路1302が出力する検波信号に残留している前述の位相回転量を、残留搬送波周波数誤差検出回路902で検出された残留搬送波周波数誤差の情報に基づいて、

検波信号毎にそれぞれ予測する。

この例では、送信側の装置における搬送波周波数とサンプリングクロックの周波数とが同期し、かつ受信側の装置における搬送波周波数とサンプリングクロックの周波数とが同期しているので、クロック周波数のずれによって生じる位相回転量は、前記第(8)式に基づいて残留搬送波周波数誤差検出回路902から入力される残留搬送波周波数誤差の情報から求めることができる。位相回転量は検波信号毎に異なるので、それらの各々について位相回転予測回路904は位相回転量を計算する。

位相回転補正回路903は、位相回転予測回路904が予測した検波信号毎の各位相回転量の情報に基づいて、位相回転補正回路1302から入力される検波信号に生じている位相回転を除去するように位相回転補正処理を行う。この位相回転補正処理によって、送受間のクロック周波数誤差によって生じた位相回転のうち、位相回転補正回路1302で補正しきれなかった残留位相回転が補正される。

従って、各検波信号がいずれの基準信号点に対応するかを識別する前に、位相回転補正回路1302および位相回転補正回路903によって検波信号毎にクロック周波数誤差により生じる位相回転が高精度に補正されているため、識別回路112はクロック周波数誤差の影響を受けることなく信号を識別することができる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第 1 4 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 1 4 を参照して説明する。この形態は請求項 1 4 に対応する。この形態は第 1 3 の実施の形態の変形例である。図 1 4 において、第 1 3 の実施の形態と対応する要素は同一の符号を付けて示してある。第 1 3 の実施の形態と同一の部分については、以下の説明を省略する。

図 1 4 の OFDM パケット通信用受信装置には、重み付け回路 1401 及び平滑化回路 1402 が追加されている。残留搬送波周波数誤差検出回路 1403 の基本的な動作は、前記残留搬送波周波数誤差検出回路 902 と同じである。

なお、この例でも図 1 4 の OFDM パケット通信用受信装置が受信する OFDM 信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図 1 4 の OFDM パケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

重み付け回路 1401 の入力には、位相回転補正回路 1302 から出力される検波信号と、チャネル推定回路 106 から出力されるチャネル推定結果と、位相回転予測回路 904 から出力される各検波信号の位相回転量の情報とがそれぞれ印加される。

重み付け回路 1401 は、位相回転補正回路 1302 が出力する検波信号の全てあるいは一部分(複数)の検波信号を入力する。そして、まずクロック周波数誤差によって各々の検波信号に生じた位相回転を、位相回転予測回路 904 から入力された位相回転量の情報を用いて補正し、位相回転補正後の該検波信号の基準信号からの位相回転量の

情報を検出する。次に、チャネル推定回路106から入力されるチャネル推定結果に基づいて、前述の基準信号からの位相回転量情報に対して重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、残留搬送波周波数誤差推定手段における信号レベルの小さい信号(劣化した信号)の影響度が小さくなるため、残留搬送波周波数誤差推定の信頼性が改善される。

重み付け回路1401によって重み付けされた位相回転量情報信号は、平滑化回路1402に入力される。平滑化回路1402は、重み付け回路1401から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路1402は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することができる。

残留搬送波周波数誤差検出回路1403は、重み付け回路1401で重み付けされ平滑化回路1402で平滑化された位相回転量情報信号を入力する。そして、入力された位相回転量情報信号から残留搬送波周波数誤差に起因する位相回転を検出することにより、残留搬送波周波数誤差を検出する。残留搬送波周波数誤差検出回路1403の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じであるため

、残留搬送波周波数誤差検出回路1403についての詳細な説明は省略する。

位相回転予測回路904は、位相回転補正回路1302が出力する検波信号に残留している前述の位相回転量を、残留搬送波周波数誤差検出回路1403で検出された残留搬送波周波数誤差の情報に基づいて、検波信号毎にそれぞれ予測する。

サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアの検波信号から検出した位相回転量の情報の重みを大きくした信号を処理することによって、フェージング等の影響を抑制することができるため、残留搬送波周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑制できるため、さらに高精度に残留搬送波周波数誤差を検出することが可能になる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる

（第15の実施の形態）

この形態のOFDMパケット通信用受信装置について、図15を参照して説明する。この形態は請求項15に対応する。この形態は第13の実施の形態の変形例である。図15において、第13の実施の形態と対応する要素は同一の符号を付けて示してある。第13の実施の形態と同一の部分については、以下の説明を省略する。

図15のOFDMパケット通信用受信装置には、パイロット信号

抽出回路1501が追加されている。残留搬送波周波数誤差検出回路1502の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じである。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図15のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図15のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

パイロット信号抽出回路1501は、位相回転補正回路1302が出力する検波信号を入力し、その検波信号の中からパイロット信号に相当する検波信号の信号成分だけを抽出する。

残留搬送波周波数誤差検出回路1502は、パイロット信号抽出回路1501が抽出したパイロット信号に相当する検波信号の信号成分だけを入力し、各検波信号に共通に生じている位相回転量あるいは位相回転累積量を検波信号毎に検出する。

パイロット信号は既知信号なので、それに対応する基準信号点(例えば図45のS1～S16のいずれか1つ)も既知である。従って、パイロット信号に相当する検波信号だけを位相回転量の検出対象にする場合には、検波信号に対応する特定の基準信号点を識別する必要がなく、残留搬送波周波数誤差検出回路1502における信号処理が簡単になる。また、検波信号に大きな雑音成分が付加されてい

る場合であっても、当該検波信号の本来の基準信号点が誤って識別されるようなことも無いため、位相回転量の検出精度が改善される。

残留搬送波周波数誤差検出回路1502は、検出した位相回転量から残留搬送波周波数誤差を求める。残留搬送波周波数誤差検出回路1502の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じであるため、残留搬送波周波数誤差検出回路1502についての詳細な説明は省略する。残留搬送波周波数誤差検出回路1502がパイロットサブキャリアの信号成分から検出した残留搬送波周波数誤差の情報が、位相回転予測回路904に入力される。

上述のようにOFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分から残留搬送波周波数誤差を検出することにより、一部の検波信号だけを用いて効率的に残留搬送波周波数誤差を検出できるので、残留搬送波周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、残留搬送波周波数誤差の検出精度が向上する。

すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を簡易な回路で実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第16の実施の形態)

この形態のOFDMパケット通信用受信装置について、図16を参照して説明する。この形態は請求項16に対応する。この形態は第13の実施の形態の変形例である。図16において、第13の実施の形態と対応する要素は同一の符号を付けて示してある。第13の実施の形態と同一の部分については、以下の説明を省略する。

図16のOFDMパケット通信用受信装置には、パイロット信号抽出回路1601、重み付け回路1602、平滑化回路1603及び残留搬送波周波数誤差検出回路1604が追加されている。残留搬送波周波数誤差検出回路1604の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じである。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図16のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図16のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

パイロット信号抽出回路1601は、位相回転補正回路1302が出力する検波信号を入力し、その検波信号の中からパイロット信号に相当するサブキャリアの信号成分だけを抽出する。

重み付け回路1602の入力には、パイロット信号抽出回路1601から出力されるパイロット信号に相当する検波信号と、チャネル推定回路106から出力されるチャネル推定結果と、位相回転予測回路904か

ら出力される前述のパイロット信号に相当する検波信号の位相回転量の情報とがそれぞれ印加される。

重み付け回路1602は、パイロット信号抽出回路1601が出力するパイロット信号に相当する検波信号に対して、まずクロック周波数誤差によって各々の検波信号に生じた位相回転を、位相回転予測回路904から入力される位相回転量の情報に基づいて補正し、位相回転補正後の該検波信号の基準信号からの位相回転量の情報を検出する。次に、チャネル推定回路106から入力されるチャネル推定結果に基づいて、前述の基準信号からの位相回転量情報に対して重み付けを行う。

例えば、チャネル推定結果から得られる各サブキャリアの信号レベル情報に基づいて、信号レベルが大きいサブキャリアの検波信号から検出した位相回転量の情報には大きな重み付けを行い、信号レベルが小さいサブキャリアの検波信号から検出した位相回転量の情報には小さい重み付けを行う。このような重み付けを行うと、残留搬送波周波数誤差推定手段における信号レベルの小さい信号(劣化した信号)の影響度が小さくなるため、残留搬送波周波数誤差推定の信頼性が改善される。

重み付け回路1602によって重み付けされた位相回転量情報信号は、平滑化回路1603に入力される。平滑化回路1603は、重み付け回路1602から入力される重み付け後の位相回転量情報信号について、サブキャリア毎に時間軸方向に対する移動平均を計算し、その結果を出力する。すなわち、平滑化回路1603は重み付け後の位相回転量情報信号を平滑化する。この平滑化により、受信回路102において信号に付加された熱雑音等による信号品質の劣化を除去することがで

きる。

残留搬送波周波数誤差検出回路1604は、重み付け回路1602で重み付けされ、平滑化回路1603で平滑化された位相回転量情報信号を入力し、その位相回転量情報信号から残留搬送波周波数誤差に起因する位相回転を検出することにより、残留搬送波周波数誤差を求める。残留搬送波周波数誤差検出回路1604の基本的な動作は、前記残留搬送波周波数誤差検出回路902と同じであるため、残留搬送波周波数誤差検出回路1604についての詳細な説明は省略する。

残留搬送波周波数誤差検出回路1604の求めた残留搬送波周波数誤差の情報が、位相回転予測回路904に入力される。

上述のようにOFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分から残留搬送波周波数誤差を検出することにより、一部の検波信号だけを用いて効率的に残留搬送波周波数誤差を検出できるので、残留搬送波周波数誤差推定手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、残留搬送波周波数誤差の検出精度が向上する。

さらに、サブキャリア毎に通信品質が異なる場合には、上述のように通信品質が良好なサブキャリアの検波信号から検出した位相回転量の情報の重みを大きくした信号を処理することによって、フェーディング等の影響を抑制することができるため、残留搬送波周波数誤差の検出精度を改善できる。また、時間方向に対して平滑化した位相回転量情報信号を処理することによって、熱雑音等の影響を抑

制できるため、さらに高精度に残留搬送波周波数誤差を検出することが可能になる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第 17 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 17 を参照して説明する。この形態は請求項 17 に対応する。この形態は第 9 の実施の形態の変形例である。図 17 において、第 9 の実施の形態と対応する要素は同一の符号を付けて示してある。第 9 の実施の形態と同一の部分については、以下の説明を省略する。

図 17 に示す残留搬送波周波数誤差検出部 1700 には、位相回転量情報抽出回路 1701 および共通位相回転検出回路 1702 が備わっている。

なお、この例でも図 17 の OFDM パケット通信用受信装置が受信する OFDM 信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図 17 の OFDM パケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

同期検波回路 107 が出力する検波信号が、位相回転量情報抽出回路 1701 と位相回転補正回路 903 に入力されている。位相回転量情報抽出回路 1701 は、入力される検波信号の全てあるいは一部の検波信号から、図 45 に示されるような位相平面における基準信号点から

の位相の回転量を検出する。位相回転量情報抽出回路1701によって検出された位相回転量情報信号は、共通位相回転検出回路1702に入力される。搬送波周波数のずれによって生じる位相回転は、前記第(6)式に示されるように当該OFDMシンボルに含まれる全ての検波信号の信号成分に共通に現れる。また、OFDMシンボル間隔は一定であるため、1 OFDMシンボル当たりの位相回転量は、残留搬送波周波数誤差量に比例した一定量となる。そこで、共通位相回転検出回路1702は、入力された各検波信号の位相回転量の情報から、残留搬送波周波数誤差によって生じる各検波信号に共通した1 OFDMシンボル当たりの位相回転量あるいはチャネル推定時から当該OFDMシンボルまでに付加される位相回転累積量を検出し、前記第(6)式に基づいて残留搬送波周波数誤差の情報を算出する。共通位相回転検出回路1702により算出された残留搬送波周波数誤差の情報が位相回転予測回路903に印加される。

従って、各検波信号がいずれの基準信号点に対応するかを識別する前に、位相回転補正回路1302および位相回転補正回路903によって検波信号毎にクロック周波数誤差により生じる位相回転が高精度に補正されているため、識別回路112はクロック周波数誤差の影響を受けることなく信号を識別することができる。すなわち、従来の装置では実現が困難であった高精度なクロック周波数同期を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

(第18の実施の形態)

この形態のOFDMパケット通信用受信装置について、図18を参照して説明する。この形態は請求項18に対応する。この形態は第1の実施の形態と同様の部分が多く存在する。従って、図18において、第1の実施の形態と対応する要素は同一の符号を付けて示してある。第1の実施の形態と同一の部分については、以下の説明を省略する。

フーリエ変換回路105が出力する各サブキャリア信号がチャネル推定回路106、同期検波回路107に入力されるとともに信号レベル情報抽出回路1801に入力されている。信号レベル情報抽出回路1801は、入力された各サブキャリア信号のうち全てあるいは一部のサブキャリア信号からその信号レベルを抽出し、OFDMシンボル毎に出力する。信号レベル情報抽出回路1801からOFDMシンボル毎に出力される信号レベル情報は、信号レベル情報平滑化回路1802に入力される。

受信手段による受信処理時に受信信号に熱雑音が付加されると、フーリエ変換手段によって分離される各サブキャリア信号の振幅成分と位相成分の両方に誤差が生じることになる。信号レベル情報抽出回路1801はフーリエ変換回路105によって分離された各サブキャリア信号に基づいて信号レベル情報を抽出するため、受信回路102における受信処理時に受信信号に熱雑音が付加されると、信号レベル情報抽出回路1801によって抽出される信号レベル情報に熱雑音の影響による誤差が生じることになる。そこで、信号レベル情報平滑化回路1802は、信号レベル情報抽出回路1801から入力される信号レベル情報について、サブキャリア毎に時間軸方向に平滑化を行う。この平滑化により、信号レベル情報に含まれている熱雑音等に起因

する雑音成分の影響を低減することができる。すなわち、各サブキャリア信号の信号レベル情報を高精度に検出することができる。信号レベル情報平滑化回路1802から出力された平滑化後の高精度な信号レベル情報は、重み付け回路1803に入力される。一方、同期検波回路107から出力された検波信号は、位相回転量情報抽出回路1701と位相回転補正回路1805に入力される。位相回転量情報抽出回路1701は、入力される検波信号の全てあるいは一部の検波信号から、図45に示されるような位相平面における基準信号点からの位相の回転量を検出する。位相回転量情報抽出回路1701によって検出された位相回転量情報信号は、重み付け回路1803に入力される。重み付け回路1803は、信号レベル情報平滑化回路1802から入力される平滑化後の高精度な信号レベル情報に基づいて、位相回転量情報抽出回路1701によって検出された位相回転量情報信号に対して重み付けを行う。例えば、信号レベルが大きいサブキャリアの位相回転量情報信号には大きな重み付けを行い、信号レベルが小さいサブキャリアの位相回転量情報信号には小さな重み付けを行う。また、重み付け後の各位相回転量情報信号の生成は、例えば、入力される位相回転量を位相成分とし、入力される平滑化後の各信号レベルを振幅成分に持つようなベクトル信号を各位相回転量情報信号についてそれぞれ生成することにより行うことができる。重み付け回路1803は、高精度な信号レベル情報に基づいて、入力される位相回転情報に対して重み付けを行うため、精度の高い重み付け処理を行うことができる。重み付け回路1803から出力される重み付け後の位相回転量情報信号は共通位相回転検出回路1804に入力される。搬送波周波数のずれによって生じる位相回転は、前記第(6)式に示されるように当該

OFDMシンボルに含まれる全ての検波信号の信号成分に共通に現れる。また、位相雑音によって生じる位相回転も、前述のように当該OFDMシンボルに含まれる全ての検波信号の信号成分に共通に現れる。そこで、共通位相回転検出回路1804は、入力された重み付け後の各検波信号の位相回転量の情報に基づいて、同期検波回路107から出力される検波信号の残留搬送波周波数誤差および位相雑音に起因して当該OFDMシンボルに含まれる各検波信号に共通して生じる位相回転量あるいはチャネル推定時から当該OFDMシンボルまでに付加される位相回転累積量を検出して出力する。すなわち、共通位相回転検出回路1804は、同期検波回路107から出力される各検波信号の、残留搬送波周波数誤差および位相雑音によって生じる位相回転量の情報を出力する。共通位相回転検出回路1804から出力された位相回転量の情報は位相回転補正回路1805に入力される。位相回転補正回路1805は、共通位相回転検出回路1804から入力された位相回転量の情報に基づいて、同期検波回路107から入力される検波信号に含まれている残留搬送波周波数誤差および位相雑音に起因する位相回転を除去するように位相回転補正処理を行う。

本例の装置は、チャネル推定用プリアンプル信号の数を増やすこと無く信号レベル情報の精度を向上させることができるため、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転を、システムのスループットを低下させること無く高精度に補正することができる。また、周波数方向の移動平均処理を行っていないため、隣接サブキャリア間の伝送路（チャネル）状態の変動が大きい場合であっても高精度に信号レベル情報を検出することが可能であり、前述の位相回転を精度良く補正することができる。

(第19の実施の形態)

この形態のOFDMパケット通信用受信装置について、図19を参照して説明する。この形態は請求項19および請求項20に対応する。この形態は第18の実施の形態の変形例である。図19において、第18の実施の形態と対応する要素は同一の符号を付けて示してある。第18の実施の形態と同一の部分については、以下の説明を省略する。

図19に示す位相回転量情報抽出部1900には、パイロット信号抽出回路1902、位相回転検出回路1903および基準信号出力回路1904が備わっており、共通位相回転検出部1901には、シンボル内平均回路1905および時間方向移動平均回路1906が備わっている。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

同期検波回路107が出力する各検波信号は、位相回転補正回路1805に入力されるとともにパイロット信号抽出回路1902に入力される。パイロット信号抽出回路1902は、同期検波回路107から入力された検波信号のうちパイロット信号に相当する検波信号を抽出して出力する。パイロット信号抽出回路1902から出力されたパイロット信号に相当する検波信号は位相回転検出回路1903に入力される。一方、基準信号出力回路1904は、パイロット信号抽出回路1902から位相回転検出回路1903に入力されたパイロット信号に相当する検波信号に対応する基準信号（図45参照）を出力する。前述の通り、パイロット信号は既知信号であるため、容易に前述の基準信号を出力することができる。基準信号出力回路1904から出力された基準信号

は位相回転検出回路1903に入力される。位相回転検出回路1903は、基準信号出力回路1904から入力された基準信号に基づいて、パイロット信号抽出回路1902から入力されたパイロット信号に相当する検波信号の位相回転量を検出して位相回転量情報信号を出力する。

上述のように、パイロット信号に相当する検波信号だけを位相回転量の検出対象にする場合には検波信号に対応する特定の基準信号点を識別する必要がなく、位相回転量情報抽出手段における信号処理が簡単になる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の本来の基準信号点が誤って識別されるようなことも無いため、位相回転量の検出精度が改善される。

位相回転検出回路1903から出力された位相回転量情報信号は重み付け回路1803に入力される。重み付け回路1803は、信号レベル情報平滑化回路1802から入力される平滑化後の信号レベル情報に基づいて位相回転検出回路1903から入力される位相回転量情報信号を重み付けして出力する。なお、重み付け回路1803ではパイロット信号に相当する位相回転量情報信号に重み付けを行うので、信号レベル情報抽出回路1801はフーリエ変換回路105が出力するサブキャリア信号のうちのパイロット信号に相当するサブキャリア信号の信号レベルを抽出するものとする。さらに、前述のように、重み付け後の各位相回転量情報信号の生成は、例えば、入力される位相回転量を位相成分とし、入力される平滑化後の各信号レベルを振幅成分に持つようなベクトル信号を各位相回転量情報信号についてそれぞれ生成することにより行うことができる。重み付け回路1803から出力される重み付け後の位相回転量情報信号は、シンボル内平均回路1905に

入力される。シンボル内平均回路1905は、重み付け回路1803から1個のOFDMシンボル毎に入力される重み付け後の各パイロット信号の位相回転量情報信号に対して1個のOFDMシンボル内で平均化処理を行う。前述の例では、1OFDMシンボル内の各パイロット信号に対応するベクトル信号のベクトル和を演算することによりベクトル信号の位相成分の平均化処理を行うことができる。位相雑音や残留搬送波周波数誤差による各サブキャリアの位相回転量は、1OFDMシンボル内では各サブキャリアでほぼ一定となる。従って、1個のOFDMシンボル内で各パイロット信号の位相回転情報信号を平均化することにより信号に含まれる雑音成分が抑圧され、当該OFDMシンボル中の各サブキャリア信号の、位相雑音および残留搬送波周波数誤差のような各サブキャリアの位相回転量が1個のOFDMシンボル内で同一となるような要因に起因する位相回転量を精度良く知ることができる。なお、この平均化処理は1個のOFDMシンボル内で行われるため、周波数方向の平均化処理に相当する。1個のOFDMシンボル内で平均化処理された重み付け後の各パイロット信号の位相回転情報信号が1個のOFDMシンボル毎にシンボル内平均回路1905から出力される。シンボル内平均回路1905から出力される1個のOFDMシンボル内で平均化処理された重み付け後の各パイロット信号の位相回転情報信号は時間方向移動平均回路1906に入力される。時間方向移動平均回路1906は、1個のOFDMシンボル毎に入力される1個のOFDMシンボル内で平均化処理された重み付け後の各パイロット信号の位相回転量情報信号に対し、複数信号に渡る時間方向の移動平均処理を行い出力する。この時間方向の移動平均処理により、受信回路102において信号に付

加された熱雑音等に起因する信号の雑音成分を、さらに抑圧することができる。時間方向移動平均回路1906から出力される移動平均後の位相回転量情報信号は位相回転補正回路1805に入力される。

本例の装置は、パイロット信号に相当する検波信号の信号成分から残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転量を検出することにより、一部の検波信号だけを用いて効率的に前述の位相回転量を検出できるので、共通位相回転検出手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、前述の位相回転量の検出精度が向上する。さらに、重み付け処理された位相回転量情報に対し、周波数方向に平均化処理を行うとともに時間方向にも平均化処理を行うため、位相回転量情報に含まれている雑音成分を効果的に抑圧することができる。すなわち、従来の装置では実現が困難であった残留搬送波周波数誤差および位相雑音による位相回転に対する高精度な補正処理を、簡易な回路で実現することができる。

（第20の実施の形態）

この形態のOFDMパケット通信用受信装置について、図20を参照して説明する。この形態は請求項19、請求項20および請求項29に対応する。この形態は第19の実施の形態の変形例である。図20において、第19の実施の形態と対応する要素は同一の符号を付けて示してある。第19の実施の形態と同一の部分については、以下の説明を省略する。

図20のOFDMパケット通信用受信装置には、信号レベル情報平滑化回路1802の代わりに時間方向移動平均回路2001を備えている

。時間方向移動平均回路2001の入力には、信号レベル情報抽出回路1801が出力する1 OFDMシンボル毎の各パイロット信号の信号レベル情報が印加される。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

時間方向移動平均回路2001は、信号レベル情報抽出回路1801が出力する各パイロット信号の信号レベル情報を各パイロット信号毎に時間方向に移動平均処理を行う。この移動平均処理により、信号レベル情報抽出回路1801が出力する各パイロット信号の信号レベル情報に対する平滑化が行われる。時間方向移動平均回路2001によって移動平均処理が施された各パイロット信号の信号レベル情報は重み付け回路1803に入力される。

フェージングによる伝送路（チャネル）の状態が、1パケット内で変化するような場合、各サブキャリア信号の信号レベルは当該サブキャリア信号が属するOFDMシンボルのパケット内の時間的位置によって変化するため、当該OFDMシンボルに隣接する複数のOFDMシンボルを用いてサブキャリア毎に信号レベルを平均化処理すなわち移動平均処理することにより、雑音成分の影響を低減しつつパケット内でのチャネル特性の変動に追従して各サブキャリアの信号レベル情報を検出することが可能となる。すなわち、本例の装置は、パケット内でチャネル特性が変動するような場合であっても高精度に位相回転補正を行うことができる。

（第21の実施の形態）

この形態のOFDMパケット通信用受信装置について、図21を

参照して説明する。この形態は請求項 19、請求項 20 および請求項 30 に対応する。この形態は第 19 の実施の形態の変形例である。図 21 において、第 19 の実施の形態と対応する要素は同一の符号を付けて示してある。第 19 の実施の形態と同一の部分については、以下の説明を省略する。

図 21 の OFDM パケット通信用受信装置には、信号レベル情報平滑化回路 1802 の代わりに積分回路 2101 および除算回路 2102 を備えている。積分回路 2101 の入力には、信号レベル情報抽出回路 1801 が出力する 1 OFDM シンボル毎の各パイロット信号の信号レベル情報が印加される。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

積分回路 2101 は、信号レベル情報抽出回路 1801 が出力する各パイロット信号の信号レベル情報を各パイロット信号毎に時間方向に積分する。積分回路 2101 により積分された各パイロット信号の信号レベル情報は除算回路 2102 に入力される。除算回路 2102 は、各パイロット信号の 1 個の OFDM シンボル当たりの信号レベルを算出するために、積分回路 2101 が出力する各パイロット信号の信号レベル情報の積分値を、積分回路 2101 にて積分処理した OFDM シンボル数でそれぞれ除算する。このように各パイロット信号の信号レベルの積分値を利用して各パイロット信号の 1 OFDM シンボル当たりの信号レベルを算出することにより、パケットの後ろにいくほど精度良く熱雑音の成分を除去することが可能となる。除算回路 2102 によって算出された各パイロット信号の 1 OFDM シンボル当たりの信

号レベル情報は重み付け回路1803に入力される。

フェージングによる伝送路（チャネル）の状態が、パケット内でほとんど変化しないような場合、各サブキャリア信号の信号レベルは、各サブキャリア信号の信号レベルをサブキャリア毎に積分処理し、その積分値を、積分を行った回数すなわち積分を行ったOFDMシンボル数で除算することにより求めることができる。この場合、パケットの後ろに行くほど積分するOFDMシンボル数が増加するため、平滑化の効果すなわち雑音成分の抑圧効果が向上し、熱雑音の影響を効果的に低減することができる。従って、高精度に各サブキャリア信号の信号レベル情報を検出することができる。すなわち、本例の装置は、パケット内でチャネル特性が1パケット期間内にほとんど変化しないような場合に高精度に位相回転補正を行うことができる。

（第22の実施の形態）

この形態のOFDMパケット通信用受信装置について、図22を参照して説明する。この形態は請求項19、請求項20および請求項31に対応する。この形態は第21の実施の形態の変形例である。図22において、第21の実施の形態と対応する要素は同一の符号を付けて示してある。第21の実施の形態と同一の部分については、以下の説明を省略する。

図22のOFDMパケット通信用受信装置には、除算回路2102の代わりにビットシフト回路2201を備えている。ビットシフト回路2201の入力には、積分回路2101が出力する各パイロット信号の信号レベル情報の積分値が印加される。

この形態では、受信したOFDM信号に含まれる多数のサブキャ

リアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

ビットシフト回路2201は、各パイロット信号の1個のOFDMシンボルあたりの信号レベルを算出するために、積分回路2101にて積分処理したOFDMシンボル数が 2^N （ N ：自然数）で表されるときに、積分回路2101から出力された各パイロット信号の信号レベル情報の積分値を N ビットのビットシフトにより除算を行う。なお、このビットシフトは、積分回路2101にて積分処理したOFDMシンボル数が 2^N （ N ：自然数）で表される時にのみ行い、ビットシフト回路2201の出力を更新する。なお、シンボル数が 2^N で表されないときは前回のビットシフトをしたときの結果をそのまま用いる。また、シンボル数が1の時はビットシフト回路2201は入力された信号をそのまま出力する。このような処理を行うと、パケットの前に行くほどビットシフト回路2201の出力が高い頻度で更新され、パケットの後ろに行くほどその更新頻度は低くなる。しかしながら、前述のように、各パイロット信号の信号レベルの積分値を利用して各パイロット信号の1OFDMシンボルあたりの信号レベルを算出することにより、パケットの後ろにいくほど精度良く熱雑音の成分を除去することが可能となる。従って、パケットの後ろの更新頻度を低くしても特性は劣化しない。また、ビットシフトを行うために必要な回路規模は一般に非常に小さいため、回路規模を大幅に低減することができる。ビットシフト回路2201によって算出された各パイロット信号の1OFDMシンボルあたりの信号レベル情報は重み付け回路1803に入力される。

フェージングによる伝送路（チャネル）の状態が、パケット内で

ほとんど変化しないような場合、各サブキャリア信号の信号レベルは、各サブキャリア信号の信号レベルをサブキャリア毎に積分処理し、その積分値を、積分を行った回数すなわち積分を行ったOFDMシンボル数で除算することにより求めることができる。この場合、パケットの後ろに行くほど積分するOFDMシンボル数が増加するため、平滑化の効果すなわち雑音成分の抑圧効果が向上し、熱雑音の影響を効果的に低減することができる。従って、高精度に各サブキャリア信号の信号レベル情報を検出することができる。また、各サブキャリア信号の1個のOFDMシンボル当たりの信号レベルを求めるための除算をビットシフトによって実現するため、回路規模の増加を抑制することができる。さらに、ビットシフトは積分処理を行ったOFDMシンボル数が 2^N （ N ：自然数）で表されるときにのみ行うため、OFDMシンボル毎の動作が不要であり、また、パケットの後ろに行くほどビットシフト処理の頻度が少なくなるため、消費電力を著しく低減できる。すなわち、本例の装置は、パケット内でチャネル特性が1パケット期間内にほとんど変化しないような場合に、簡易な回路を用いて少ない消費電力で高精度に位相回転補正を行うことができる。

（第23の実施の形態）

この形態のOFDMパケット通信用受信装置について、図23を参照して説明する。この形態は請求項18および請求項38に対応する。この形態は第19の実施の形態の変形例である。図23において、第19の実施の形態と対応する要素は同一の符号を付けて示してある。第19の実施の形態と同一の部分については、以下の説明を省略する。

図 2 3 に示す共通位相回転検出部 2300 には、位相回転累積値演算回路 2301、シンボル内平均回路 2302、時間方向移動平均回路 2303、除算回路 2304 および遅延補正回路 2305 が備わっている。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

重み付け回路 1803 から出力される重み付け後の各パイロット信号の位相回転量情報信号は、位相回転累積値演算回路 2301 に入力される。位相回転累積値演算回路 2301 は、重み付け回路 1803 から入力される重み付け後の各パイロット信号の位相回転量情報信号を用いてチャネル推定時からの位相雑音および残留搬送波周波数誤差に起因する各パイロット信号の累積の位相回転量を演算する。この累積の位相回転量の演算は、例えば、当該 OFDM シンボル処理時に入力された重み付け後の各パイロット信号の位相回転量情報信号とその直前の OFDM シンボルの処理時に入力された重み付け後の各パイロット信号の位相回転情報信号の差分値をひとつの OFDM シンボル毎にそれぞれ積分することによって行うことができる。演算された位相雑音および残留搬送波周波数誤差に起因する各パイロット信号の累積の位相回転量が位相回転累積値演算回路 2301 から出力される。位相回転累積値演算回路 2301 から出力される各パイロット信号の累積の位相回転量はシンボル内平均回路 2302 に入力される。

シンボル内平均回路 2302 は、位相回転累積値演算回路 2301 からひとつの OFDM シンボル毎に入力される各パイロット信号の累積の位相回転量に対してひとつの OFDM シンボル内で平均化処理を行う。前述の例では、ひとつの OFDM シンボル内の各パイロット信

号に対応するベクトル信号をベクトル加算する。位相雑音および残留搬送波周波数誤差による各サブキャリアの位相回転量は、ひとつのOFDMシンボル内では各サブキャリアでほぼ同一となる。従って、その累積値も1 OFDMシンボル内では各サブキャリアでほぼ同一となる。従って、ひとつのOFDMシンボル内で各パイロット信号の位相回転の累積値を平均化処理することにより、当該OFDMシンボル中の各サブキャリアの信号に共通な、位相雑音および残留搬送波周波数誤差に起因する位相回転の累積値を精度良く知ることができる。なお、この平均化処理は1個のOFDMシンボル内で行われるため、周波数方向の平均化処理に相当する。ひとつのOFDMシンボル内で平均化処理された重み付け後の各パイロット信号の位相回転の累積値がひとつのOFDMシンボル毎にシンボル内平均回路2302から出力される。シンボル内平均回路2302から出力される1 OFDMシンボル内で平均化処理された重み付け後の各パイロット信号の位相回転の累積値は時間方向移動平均回路2303に入力される。

時間方向移動平均回路2303は、ひとつのOFDMシンボル毎に入力される1 OFDMシンボル内で平均化処理された位相回転の累積値に対し、複数シンボルに渡る時間方向の移動平均化処理を行い出力する。この時間方向の移動平均化処理により、受信回路102において信号に付加された熱雑音等による信号の劣化を低減することができる。時間方向移動平均回路2303から出力される移動平均後の累積の位相回転量情報は除算回路2304に入力されるとともに遅延補正回路2305に入力される。

除算回路2304は、時間方向移動平均回路2303から入力される移動

平均後の累積の位相回転量情報に対して位相回転累積値演算回路2301において累積処理したOFDMシンボル数から時間方向移動平均回路2303における移動平均処理により生じる遅延分を差し引いた数で除算を行う。例えば、位相回転累積値演算回路2301において累積処理したOFDMシンボル数が10個のOFDMシンボルであり、時間方向移動平均回路2303において3つのOFDMシンボルの移動平均処理する場合について考えてみる。この場合は、3個のOFDMシンボルの移動平均処理によって1つのOFDMシンボル分の遅延による誤差が生じるため、除算回路2304では9で除算を行うことになる。また、位相雑音に起因する位相回転の累積値はほぼ0となる。従って、この除算によって残留搬送波周波数誤差に起因するひとつのOFDMシンボルあたりの位相回転量が求められる。このように各パイロット信号の位相回転量の累積値を利用して各パイロット信号のひとつのOFDMシンボルあたりの位相回転量を算出することにより、パケットの後ろに行くほど精度良く熱雑音および位相雑音の成分を除去することが可能となる。求められた残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報が除算回路2304から出力される。除算回路2304から出力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報は遅延補正回路2305に入力される。

遅延補正回路2305は、除算回路2304から入力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報を用いて時間方向移動平均回路2303から入力される移動平均後の累積の位相回転量情報に含まれる前述の移動平均処理に起因する遅延によって生じる遅延誤差を補正し、当該OFDMシンボルの各サ

ブキャリア信号に含まれる残留搬送波周波数誤差および位相雑音に起因する位相回転の累積量を求める。遅延誤差補正後の累積の位相回転情報が遅延補正回路2305から出力される。遅延補正回路2305から出力される遅延誤差補正後の累積の位相回転量情報は位相回転補正回路1805に入力される。

位相回転補正回路1805は、遅延補正回路2305から入力される遅延誤差補正後の累積の位相回転量情報を用いて、同期検波回路107から入力される検波信号に含まれる位相雑音および残留搬送波周波数誤差に起因する位相回転を補正する。本例の装置は、高精度な信号品質情報に基づいて重み付けされた位相回転量の情報を用いて、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転の累積量を演算し、これにより得られた演算結果を用いて各検波信号に対して位相回転の補正処理を行うことにより、高精度な位相回転補正処理が実現できる。

また、上述の位相回転の累積値に対して周波数方向および時間方向の平均化処理を行うことにより雑音成分を効果的に抑圧できるため、受信処理時に受信信号に熱雑音が付加される場合であっても、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転の累積量を精度良く検出することができる。

さらに、上述の位相回転の累積量を累積を行ったOFDMシンボル数で除算することによって残留搬送波周波数誤差により生じる1 OFDMシンボルあたりの位相回転量を高精度に算出し、この算出結果に基づいて時間方向平均化処理時に生じる位相回転累積値検出誤差を除去するので、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転の累積量をさらに精度良く検出する

ことができる。

すなわち、従来の装置では実現が困難であった残留搬送波周波数誤差および位相雑音に起因する各検波信号の位相回転に対する高精度な補正処理を行うことができる。

(第24の実施の形態)

この形態のOFDMパケット通信用受信装置について、図24を参照して説明する。この形態は請求項18、請求項38および請求項39に対応する。この形態は第23の実施の形態の変形例である。図24において、第23の実施の形態と対応する要素は同一の符号を付けて示してある。第23の実施の形態と同一の部分については、以下の説明を省略する。

図24のOFDMパケット通信用受信装置には、除算回路2304の代わりにビットシフト回路2401を備えている。ビットシフト回路2401の入力には、時間方向移動平均回路2303が出力する移動平均後の累積の位相回転量情報が印加される。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

ビットシフト回路2401は、各パイロット信号の1個のOFDMシンボルあたりの位相回転量を算出するために、時間方向移動平均回路2303が出力する移動平均後の累積の位相回転量情報が 2^N (N:自然数)個分のOFDMシンボル分の位相回転の累積値であるような時に、時間方向移動平均回路2303から出力された移動平均後の累積の位相回転量情報をNビットのビットシフトにより除算を行う。なお、このビットシフトは、時間方向移動平均回路2303が出力する

移動平均後の累積の位相回転量情報が 2^N (N : 自然数) 個分の OFDM シンボル分の位相回転の累積値であるような時にのみ行い、ビットシフト回路 2401 の出力を更新する。なお、時間方向移動平均回路 2303 が出力する移動平均後の累積の位相回転量情報が 2^N 個分の OFDM シンボル分の位相回転の累積値でないようなときは、前回のビットシフトをしたときの結果をそのまま出力する。また、時間方向移動平均回路 2303 が出力する移動平均後の累積の位相回転量情報が 1 個分の OFDM シンボル分の位相回転値であるようなときは、ビットシフト回路 2401 は入力された信号をそのまま出力する。このような処理を行うと、パケットの前に行くほどビットシフト回路 2401 の出力が高い頻度で更新され、パケットの後ろに行くほどその更新頻度は低くなる。しかしながら、前述のように、各パイロット信号の位相回転量の累積値を利用して各サブキャリアの 1 OFDM シンボル当たりの位相回転量を算出することにより、パケットの後ろに行くほど精度良く熱雑音および位相雑音の成分を除去することが可能となる。従って、パケットの後ろの更新頻度を低くしても特性は劣化しない。また、ビットシフトを行うために必要な回路規模は一般に非常に小さいため、回路規模を大幅に低減することができる。ビットシフト回路 2401 によって算出された各パイロット信号の 1 OFDM シンボル当たりの平均の位相回転量情報は遅延補正回路 2305 に入力される。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差および位相雑音による位相回転に対する高精度な補正処理を、簡易な回路で実現することができる。

(第 25 の実施の形態)

この形態のOFDMパケット通信用受信装置について、図25を参照して説明する。この形態は請求項18、請求項29、請求項38および請求項39に対応する。この形態は第24の実施の形態の変形例である。図25において、第24の実施の形態と対応する要素は同一の符号を付けて示してある。第24の実施の形態と同一の部分については、以下の説明を省略する。

図25のOFDMパケット通信用受信装置には、信号レベル情報平滑化回路1802の代わりに時間方向移動平均回路2501を備えている。時間方向移動平均回路2501の入力には、信号レベル情報抽出回路1801が出力する1 OFDMシンボル毎の各パイロット信号の信号レベル情報が印加される。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

時間方向移動平均回路2501は、信号レベル情報抽出回路1801が出力する各パイロット信号の信号レベル情報を各パイロット信号毎に時間方向に移動平均処理を行う。この移動平均処理により、信号レベル情報抽出回路1801が出力する各パイロット信号の信号レベル情報に対する平滑化が行われる。時間方向移動平均回路2501によって移動平均処理が施された各パイロット信号の信号レベル情報は重み付け回路1803に入力される。

フェージングによる伝送路（チャネル）の状態が、1パケット内で変化するような場合、各サブキャリア信号の信号レベルは当該サブキャリア信号が属するOFDMシンボルのパケット内の時間的位置によって変化するため、当該OFDMシンボルに隣接する複数の

OFDMシンボルを用いてサブキャリア毎に信号レベルを平均化処理すなわち移動平均処理することにより、雑音成分の影響を低減しつつパケット内でのチャネル特性の変動に追従して各サブキャリアの信号レベル情報を検出することが可能となる。すなわち、本例の装置は、パケット内でチャネル特性が変動するような場合であっても、従来の装置では実現が困難であった残留搬送波周波数誤差および位相雑音による位相回転に対する高精度な補正処理を、簡易な回路で実現することができる。

(第26の実施の形態)

この形態のOFDMパケット通信用受信装置について、図26を参照して説明する。この形態は請求項18、請求項30、請求項38および請求項39に対応する。この形態は第24の実施の形態の変形例である。図26において、第24の実施の形態と対応する要素は同一の符号を付けて示してある。第24の実施の形態と同一の部分については、以下の説明を省略する。

図26のOFDMパケット通信用受信装置には、信号レベル情報平滑化回路1802の代わりに積分回路2601および除算回路2602を備えている。積分回路2601の入力には、信号レベル情報抽出回路1801が出力する1 OFDMシンボル毎の各パイロット信号の信号レベル情報が印加される。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

積分回路2601は、信号レベル情報抽出回路1801が出力する各パイロット信号の信号レベル情報を各パイロット信号毎に時間方向に積

分する。積分回路2601により積分された各パイロット信号の信号レベル情報は除算回路2602に入力される。除算回路2602は、各パイロット信号の1個のOFDMシンボル当たりの信号レベルを算出するために、積分回路2601が出力する各パイロット信号の信号レベル情報の積分値を、積分回路2601にて積分処理したOFDMシンボル数でそれぞれ除算する。このように各パイロット信号の信号レベルの積分値を利用して各パイロット信号の1 OFDMシンボル当たりの信号レベルを算出することにより、パケットの後ろにいくほど精度良く熱雑音の成分を除去することが可能となる。除算回路2602によって算出された各パイロット信号の1 OFDMシンボル当たりの信号レベル情報は重み付け回路1803に入力される。

フェージングによる伝送路（チャネル）の状態が、パケット内でほとんど変化しないような場合、各サブキャリア信号の信号レベルは、各サブキャリア信号の信号レベルをサブキャリア毎に積分処理し、その積分値を、積分を行った回数すなわち積分を行ったOFDMシンボル数で除算することにより求めることができる。この場合、パケットの後ろに行くほど積分するOFDMシンボル数が増加するため、平滑化の効果すなわち雑音成分の抑圧効果が向上し、熱雑音の影響を効果的に低減することができる。従って、高精度に各サブキャリア信号の信号レベル情報を検出することができる。すなわち、本例の装置は、パケット内でチャネル特性が1パケット期間内にほとんど変化しないような場合に、従来の装置では実現が困難であった残留搬送波周波数誤差および位相雑音による位相回転に対する高精度な補正処理を、簡易な回路で実現することができる。

（第27の実施の形態）

この形態のOFDMパケット通信用受信装置について、図27を参照して説明する。この形態は請求項18、請求項31、請求項38および請求項39に対応する。この形態は第26の実施の形態の変形例である。図27において、第26の実施の形態と対応する要素は同一の符号を付けて示してある。第26の実施の形態と同一の部分については、以下の説明を省略する。

図27のOFDMパケット通信用受信装置には、除算回路2602の代わりにビットシフト回路2701を備えている。ビットシフト回路2701の入力には、積分回路2601が出力する各パイロット信号の信号レベル情報の積分値が印加される。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

ビットシフト回路2701は、各パイロット信号の1個のOFDMシンボルあたりの信号レベルを算出するために、積分回路2601にて積分処理したOFDMシンボル数が 2^N （ N ：自然数）で表されるときに、積分回路2601から出力された各パイロット信号の信号レベル情報の積分値を N ビットのビットシフトにより除算を行う。なお、このビットシフトは、積分回路2601にて積分処理したOFDMシンボル数が 2^N （ N ：自然数）で表される時にのみ行い、ビットシフト回路2701の出力を更新する。なお、シンボル数が 2^N で表されないときは前回のビットシフトをしたときの結果をそのまま用いる。また、シンボル数が1の時はビットシフト回路2701は入力された信号をそのまま出力する。このような処理を行うと、パケットの前に行くほどビットシフト回路2701の出力が高い頻度で更新され、パケ

ットの後ろに行くほどその更新頻度は低くなる。しかしながら、前述のように、各パイロット信号の信号レベルの積分値を利用して各パイロット信号の1 OFDMシンボル当たりの信号レベルを算出することにより、パケットの後ろにいくほど精度良く熱雑音の成分を除去することが可能となる。従って、パケットの後ろの更新頻度を低くしても特性は劣化しない。また、ビットシフトを行うために必要な回路規模は一般に非常に小さいため、回路規模を大幅に低減することができる。ビットシフト回路2701によって算出された各パイロット信号の1 OFDMシンボル当たりの信号レベル情報は重み付け回路1803に入力される。

フェージングによる伝送路（チャネル）の状態が、パケット内でほとんど変化しないような場合、各サブキャリア信号の信号レベルは、各サブキャリア信号の信号レベルをサブキャリア毎に積分処理し、その積分値を、積分を行った回数すなわち積分を行ったOFDMシンボル数で除算することにより求めることができる。この場合、パケットの後ろに行くほど積分するOFDMシンボル数が増加するため、平滑化の効果すなわち雑音成分の抑圧効果が向上し、熱雑音の影響を効果的に低減することができる。従って、高精度に各サブキャリア信号の信号レベル情報を検出することができる。また、各サブキャリア信号の1個のOFDMシンボル当たりの信号レベルを求めるための除算をビットシフトによって実現するため、回路規模の増加を抑制することができる。さらに、ビットシフトは積分処理を行ったOFDMシンボル数が 2^N （ N ：自然数）で表されるときにのみ行うため、OFDMシンボル毎の動作が不要であり、また、パケットの後ろに行くほどビットシフト処理の頻度が少なくなる

ため、消費電力を著しく低減できる。すなわち、本例の装置は、パケット内でチャネル特性が1パケット期間内にほとんど変化しないような場合に、従来の装置では実現が困難であった残留搬送波周波数誤差および位相雑音による位相回転に対する高精度な補正処理を、簡易な回路で実現することができる。

(第28の実施の形態)

この形態のOFDMパケット通信用受信装置について、図28を参照して説明する。この形態は請求項18、請求項22、請求項40および請求項41に対応する。この形態は第18の実施の形態の変形例である。図28において、第18の実施の形態と対応する要素は同一の符号を付けて示してある。第18の実施の形態と同一の部分については、以下の説明を省略する。

図28に示す位相回転量情報抽出部2800には、特定シンボル内サブキャリア信号抽出回路2803、硬判定回路2804および位相回転検出回路2805が備わっており、共通位相回転検出部2801には、シンボル内平均回路2806、単位量演算回路2807および位相回転量推定回路2801が備わっている。

チャネル推定回路106から出力されたチャネル推定結果は同期検波回路107に入力されるとともに重み係数演算回路2802に入力される。重み係数演算回路2802は、チャネル推定回路106から入力される各サブキャリアのチャネル推定結果に基づいてサブキャリア毎にその通信品質に応じた重み係数を演算して出力する。例えば、各サブキャリアの通信品質を表す尺度としては、各サブキャリア信号の受信信号レベル等が考えられる。これらの受信信号レベルはチャネル推定回路106から入力される各サブキャリアのチャネル推定結果

を用いて簡単な演算を行うことによって求めることができる。例えば、各サブキャリアのチャネル推定結果の振幅成分を2乗することにより求めることができる。重み係数演算回路2802から出力されたサブキャリア毎の重み係数は重み付け回路1803に入力される。一方、同期検波回路107から出力された検波信号は特定シンボル内サブキャリア信号抽出回路2803に入力されるとともに位相回転補正回路1805に入力される。特定シンボル内サブキャリア信号抽出回路2803は、入力された検波信号から予め定められたパケット先頭付近の特定の少なくとも1つのOFDMシンボルに含まれる全てのサブキャリアの検波信号を抽出して出力する。特定シンボル内サブキャリア信号抽出回路2803から出力された各検波信号は位相回転検出回路2805に入力されるとともに硬判定回路2804に入力される。硬判定回路2804では、特定シンボル内サブキャリア信号抽出回路2803から入力された各検波信号のそれぞれに対して硬判定を行い、各判定結果を出力する。硬判定回路2804から出力された各判定結果は位相回転検出回路2805に入力される。位相回転検出回路2805は、硬判定回路2804から入力された各判定結果に基づき、特定シンボル内サブキャリア信号抽出回路2803から入力された各検波信号のそれぞれに対して残留搬送波周波数誤差に起因する位相回転量を検出して出力する。例えば、特定シンボル内サブキャリア信号抽出回路2803によって抽出される検波信号がBPSK変調されている場合には、同期検波後の信号は本来、位相平面上で図46に示す2個の基準信号点S0およびS1のいずれかの位置に現れる。しかし、同期処理回路103の出力する信号に残留搬送波周波数誤差による位相回転がある場合には、同期検波された検波信号のそれぞれに残留搬送波周波数誤差の

量に比例した位相回転が生じるため、同期検波回路107から出力される検波信号（例えば図46のR0とR1）の位置は本来の位置であるいずれか1つの基準信号点と一致しなくなる。位相回転検出回路2805は、各サブキャリアの検波信号について、それぞれの位相回転量あるいはそれに相当する信号を検出して出力する。例えば、図46に示す入力信号R0が同期検波回路107から出力された検波信号であった場合、硬判定回路2804は基準信号点S0およびS1の中で位置が入力信号R0に最も近い基準信号点S0を出力することになるため、位相回転検出回路2805は基準信号点S0と入力信号R0との位相差P0を検出して出力する。また、図46に示す入力信号R1が同期検波回路107から出力された検波信号であった場合、硬判定回路2804は基準信号点S0およびS1の中で位置が入力信号R1に最も近い基準信号点S1を出力することになるため、位相回転検出回路2805は基準信号点S1と入力信号R1との位相差P1を検出して出力する。位相回転検出回路2805から出力された各サブキャリアの位相回転量情報信号は重み付け回路1803に入力される。重み付け回路1803は、重み係数演算回路2802から入力された各サブキャリアの重み係数に基づいて位相回転検出回路2805から入力された各サブキャリアの位相回転量情報信号に対して重み付けを行い出力する。この重み付けにより、フェージング等によって情報の信頼度が低下している位相回転量情報を用いることにより生じる悪影響を抑制することができる。重み付け回路1803から出力された重み付け後の各サブキャリアの位相回転量情報信号はシンボル内平均回路2806に入力される。シンボル内平均回路2806は、重み付け回路1803から入力された当該OFDMシンボルの重み付け後の全てのサブキャリ

アの位相回転量情報信号に対して平均化処理を行うことにより、受信回路102において付加される熱雑音等の影響を抑制し、残留搬送波周波数誤差に起因して生じる各サブキャリアに共通する位相回転量を高精度に算出して出力する。シンボル内平均回路2806から出力された高精度な位相回転量情報信号は単位量演算回路2807に入力される。単位量演算回路2807は、シンボル内平均回路2806から入力された高精度な位相回転量情報信号を用いて、検波信号の残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を演算して出力する。この演算は、例えば、図44に記載のチャネル推定用プリアンプル信号と特定の1 OFDMシンボルの間の時間間隔を1 OFDMシンボル間隔で除算した値で、シンボル内平均回路2806から入力された高精度な位相回転量情報を除算することにより、簡単に行うことができる。単位量演算回路2807から出力された信号は、位相回転量推定回路2808に入力される。位相回転量推定回路2808は、単位量演算回路2807から入力される検波信号の残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を用いて、前記第(6)式に基づいて同期検波回路107から出力される検波信号に付加されている残留搬送波周波数誤差に起因して生じる位相回転量を推定して位相回転量情報信号を出力する。この位相回転量の推定は、例えば、当該検波信号を含んでいたOFDMシンボルと図44に記載のチャネル推定用プリアンプル信号の間の時間間隔を1 OFDMシンボル間隔で除算した値を、単位量演算回路2807から入力された検波信号の残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量に乗算することにより、簡単に行うことができる。位相回転量推定回路2808から出力された各検波信号

の位相回転量情報信号は位相回転補正回路1805に入力される。位相回転補正回路1805は、位相回転量推定回路2808から入力された各検波信号の位相回転量情報信号を用いて各検波信号の残留搬送波周波数誤差に起因する位相回転を補正し、位相回転補正後の検波信号を出力する。

すなわち、同期処理手段から出力される信号に残留搬送波周波数誤差が存在する場合、同期検波手段から出力される前述の特定のOFDMシンボルの全てのサブキャリアの検波信号は、前記第(6)式に示されるような残留搬送波周波数誤差の量に応じた量の位相回転によって、位相平面上の基準信号点からずれた位置に現れる。従って、各検波信号と基準信号点とのずれを調べて位相回転量を検出することにより、前記第(6)式に基づいて残留搬送波周波数誤差の量あるいは残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を検出することができる。前述の特定のOFDMシンボルの期間内の全てのサブキャリアの検波信号を利用して検出を行うため、高精度に検出を行うことができる。

また、上述したように、基準信号点は前述の各検波信号を硬判定することにより求めることができる。一般に、低速な変調方式によって変調された信号は高速な変調方式によって変調された信号よりも雑音成分に対する耐性が強いため、前述の特定のOFDMシンボルの各々のサブキャリアの検波信号が他の検波信号に比べて低速な変調方式によって変調されている場合（例えば、前述の特定の検波信号がBPSK変調されており、他の検波信号が16QAM変調されているような場合）には、精度良く硬判定を行うことができる。すなわち、精度良く残留搬送波周波数誤差の量あるいは残留搬送波

周波数誤差に起因する 1 OFDM シンボルあたりの位相回転量を検出することができる。

さらに、この検出結果を用いて該特定の OFDM シンボル以外の OFDM シンボルに含まれる検波信号に対する位相回転量を前記第 (6) 式に基づいて簡単に求めることができるため、該特定の OFDM シンボルがパケットの先頭付近に設定されている場合には、小さな処理遅延でパケット内の各検波信号の位相回転の補正処理を行うことができる。

さらにまた、無線通信において一般的な伝搬環境である周波数選択性フェージング環境下においては、サブキャリア毎に通信品質が異なるため、通信品質が良好なサブキャリアの検波信号から検出した位相回転量信号の重みを大きくした信号を処理することによって、フェージング等の影響を抑制し、残留搬送波周波数誤差の検出精度を改善できる。また、OFDM シンボル内で平滑化した位相回転量信号を処理することによって、熱雑音等の影響を抑制し、残留搬送波周波数誤差の検出精度を改善できる。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

(第 29 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 29 を参照して説明する。この形態は請求項 18、請求項 22、請求項 23、請求項 40、請求項 41 および請求項 42 に対応する。この形態は第 28 の実施の形態の変形例である。図 29 において、第 28 の実施の形態と対応する要素は同一の符号を付けて示してある。第

28の実施の形態と同一の部分については、以下の説明を省略する。

図29に示す位相回転量情報抽出部2900には、特定シンボル内サブキャリア信号抽出回路2803、硬判定回路2804および逆変調回路2902が備わっており、共通位相回転検出部2901には、シンボル内ベクトル和演算回路2903、位相検出回路2904、単位量演算回路2807および位相回転量推定回路2801が備わっている。

特定シンボル内サブキャリア信号抽出回路2803から出力される各検波信号は逆変調回路2902に入力されるとともに硬判定回路2804に入力される。硬判定回路2804から出力された各判定結果は逆変調回路2902に入力される。逆変調回路2902は、硬判定回路2804から入力された各判定結果に基づき、特定シンボル内サブキャリア信号抽出回路2803から入力された各検波信号のそれぞれに対してベースバンド上で逆変調処理を行い、逆変調後の複素ベクトル信号を出力する。この逆変調処理により、特定シンボル内サブキャリア信号抽出回路2803から入力された各検波信号から、送信側の変調処理によって付加されていた信号成分が除去される。従って、逆変調後の信号には残留搬送波周波数誤差に起因して生じる位相回転による位相成分と、受信回路102において付加される熱雑音等の成分のみが含まれることになる。逆変調回路2902から出力された逆変調後の各サブキャリアの複素ベクトル信号は重み付け回路1803に入力される。重み付け回路1803は、重み係数演算回路2802から入力された各サブキャリアの重み係数に基づいて逆変調回路2902から入力された逆変調後の各サブキャリアの複素ベクトル信号に対して重み付けを行い出力する。この重み付けは、例えば、重み係数演算回路2802から出力さ

れた各サブキャリアの重み係数を、逆変調回路2902から入力された逆変調後の各サブキャリアの複素ベクトル信号の振幅成分とすることにより実現できる。この重み付けにより、フェージング等によって情報の信頼度が低下している位相回転量情報を用いることにより生じる悪影響を抑制することができる。重み付け回路1803から出力された重み付け後の複素ベクトル信号はシンボル内ベクトル和演算回路2903に入力される。シンボル内ベクトル和演算回路2903は、重み付け回路1803から入力された当該OFDMシンボルの重み付け後の全ての複素ベクトル信号のベクトル和を演算する。このベクトル和演算によって、重み付け回路1803から入力された複素ベクトル信号の位相成分の平滑化が実現されることになる。この位相成分の平滑化により、受信回路102において付加される熱雑音等の影響を抑制することができる。つまり、シンボル内ベクトル和演算回路2903から出力される複素ベクトル信号の位相成分は、残留搬送波周波数誤差に起因して生じる各サブキャリアに共通する位相回転量を高精度に表していることになる。シンボル内ベクトル和演算回路2903から出力された複素ベクトル信号は位相検出回路2904に入力される。位相検出回路2904は、シンボル内ベクトル和演算回路2903から入力された複素ベクトル信号の位相成分を検出して位相成分情報信号を出力する。位相検出回路2904から出力された位相成分情報信号は単位量演算回路2807に入力される。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

(第30の実施の形態)

この形態のOFDMパケット通信用受信装置について、図30を参照して説明する。この形態は請求項18、請求項22、請求項24、請求項40、請求項41および請求項42に対応する。この形態は第29の実施の形態の変形例である。図30において、第29の実施の形態と対応する要素は同一の符号を付けて示してある。第29の実施の形態と同一の部分については、以下の説明を省略する。

図30に示す位相回転量情報抽出部3000には、特定シンボル内サブキャリア信号抽出回路2803、硬判定回路2804および符号反転制御回路3001が備わっている。

なお、図30は残留搬送波周波数誤差による位相回転を検出するために用いる特定の少なくとも1つのOFDMシンボルの各サブキャリア信号が、例えばBPSKやQPSKのように、ある基準信号点から任意の基準信号点への遷移が符号の反転処理のみによって可能であるような変調方式によって変調されている場合の構成例である。

特定シンボル内サブキャリア信号抽出回路2803の出力信号である各検波信号が、符号反転制御回路3001に入力されるとともに硬判定回路2804に入力されている。符号反転制御回路3001は、入力された各検波信号に対する逆変調処理を、符号反転処理によって実現している。符号反転制御回路3001から出力された符号反転処理後の各複素ベクトル信号は重み付け回路1803に入力される。

例えば、BPSKやQPSKのように、ある基準信号点から他の基準信号点への遷移が、符号の反転処理のみによって可能であるような変調方式によって各サブキャリア信号が変調されている場合に

は、逆変調処理は信号の符号を反転処理することによって実現できるので、逆変調手段の回路構成を単純化することができる。すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、簡易な回路により小さな処理遅延で実現することができる。

（第 3 1 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 3 1 を参照して説明する。この形態は請求項 2 6 に対応する。この形態は第 2 8 の実施の形態の変形例である。図 3 1 において、第 2 8 の実施の形態と対応する要素は同一の符号を付けて示してある。第 2 8 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

同期検波回路 107 から出力される各検波信号は特定シンボル内サブキャリア抽出回路 2803、位相回転補正回路 1805 に入力されるとともにパイロット信号抽出回路 3101 に入力される。パイロット信号抽出回路 3101 では、同期検波回路 107 から入力された各検波信号に含まれるパイロット信号に相当する検波信号を抽出して出力する。パイロット信号抽出回路 3101 から出力された信号は、位相回転検出回路 3102 に入力される。一方、基準信号出力回路 3103 は、パイロット信号抽出回路 3101 から位相回転検出回路 3102 に入力されたパイロット信号に相当する検波信号に対応する基準信号を出力する。前述の通り、パイロット信号は既知信号であるため、容易に前述の基準信号を出力することができるのである。基準信号出力回路 3103 から出

力された基準信号は位相回転検出回路3102に入力される。位相回転検出回路3102は、基準信号出力回路3103から入力された基準信号に基づいて、パイロット信号抽出回路3101から入力されたパイロット信号に相当する検波信号の位相回転量を検出して位相回転量情報信号を出力する。位相回転検出回路3102から出力された位相回転量情報信号は共通位相回転検出回路3104に入力される。共通位相回転検出回路3104は、位相回転検出回路3102から入力された位相回転量情報に基づいて、残留搬送波周波数誤差によって生じる各検波信号に共通した1 OFDMシンボルあたりの位相回転量を検出し、残留搬送波周波数誤差情報として出力する。共通位相回転検出回路3104から出力される残留搬送波周波数誤差情報は、選択回路3106に入力される。一方、重み付け回路1803から出力された重み付け後の各サブキャリアの位相回転量情報信号が、共通位相回転検出回路3105に入力される。共通位相回転検出回路3105は、重み付け回路1803から入力された重み付け後の位相回転量情報に基づいて、残留搬送波周波数誤差によって生じる各検波信号に共通した1 OFDMシンボルあたりの位相回転量を検出し、残留搬送波周波数誤差情報として出力する。共通位相回転検出回路3105から出力される残留搬送波周波数誤差情報は、選択回路3106に入力される。ここで、共通位相回転検出回路3104から出力される残留搬送波周波数誤差情報と共通位相回転検出回路3105から出力される残留搬送波周波数誤差情報の違いについて簡単に説明する。共通位相回転検出回路3104から出力される残留搬送波周波数誤差情報はパイロット信号に相当する検波信号を用いて検出した情報であり、共通位相回転検出回路3105から出力される残留搬送波周波数誤差情報は特定のOFDMシンボルに含まれ

る各検波信号を用いて検出した情報である。当然のことながら、数多くの検波信号を用いて検出された残留搬送波周波数誤差情報のほうが検出精度は高い。本例では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）を用いて、既知信号であるパイロット信号を伝送する場合を想定しているため、時間の経過に伴い、処理されるパイロット信号に相当する検波信号の数は増えることになるが、特定のOFDMシンボルに含まれる検波信号の数は時間が経過しても一定以上に増えることは無い。仮に、1つのOFDMシンボルに全部で52本のサブキャリアが含まれており、さらに、その52本のサブキャリアのうちの4本がパイロット信号を送信するために用いられていたとする。また、前述の特定のOFDMシンボルの数が1であると仮定すると、13個以上のOFDMシンボルに含まれる52個以上の信号を共通位相回転検出回路3104が処理すれば、共通位相回転検出回路3104が出力する信号の精度は共通位相回転検出回路3105が出力する信号の精度以上の精度になることは明らかである。ただし、共通位相回転検出回路3104が処理するパイロット信号数が52未満であれば、信号の精度は共通位相回転検出回路3105が出力する信号の方が高くなる。

選択回路3106は、共通位相回転検出回路3104から入力された残留搬送波周波数誤差情報と、共通位相回転検出回路3105から入力された残留搬送波周波数誤差情報のうち、精度の高い一方の信号を選択して出力する。なお、前述の通り、どちらの信号の精度が高いかについては、例えば、同期検波回路107が処理した各検波信号のOFDMシンボル相当数に応じて簡単に判定することができる。選択回路3106から出力される残留搬送波周波数誤差情報は位相回転量

推定回路2808に入力される。

すなわち、同期処理手段から出力される信号に残留搬送波周波数誤差が存在する場合、同期検波手段から出力される前述の特定のOFDMシンボルの全てのサブキャリアの検波信号は、前記第(6)式に示されるような残留搬送波周波数誤差の量に応じた各サブキャリアに共通な位相回転によって、位相平面上の基準信号点からずれた位置に現れる。従って、各検波信号と基準信号点とのずれを調べて当該OFDMシンボル期間内の各検波信号に共通な位相回転量を検出することにより、前記第(6)式に基づいて残留搬送波周波数誤差の量あるいは残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を検出することができる。前述の特定のOFDMシンボルの期間内の全てのサブキャリアの検波信号を利用して検出を行うため、高精度に検出を行うことができる。

また、上述したように、基準信号点は前述の各検波信号を硬判定することにより求めることができる。一般に、低速な変調方式によって変調された信号は高速な変調方式によって変調された信号よりも雑音成分に対する耐性が強いいため、前述の特定のOFDMシンボルの各々のサブキャリアの検波信号が他の検波信号に比べて低速な変調方式によって変調されている場合（例えば、前述の特定の検波信号がBPSK変調されており、他の検波信号が16QAM変調されているような場合）には、精度良く硬判定を行うことができる。すなわち、精度良く残留搬送波周波数誤差の量あるいは残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を検出することができる。

さらに、この検出結果を用いて該特定のOFDMシンボル以外の

OFDMシンボルに含まれる検波信号に対する位相回転量を前記第(6)式に基づいて簡単に求めることができるため、該特定のOFDMシンボルがパケットの先頭付近に設定されている場合には、小さな処理遅延でパケットの先頭部分から各検波信号の位相回転量を算出することができる。

さらにまた、無線通信において一般的な伝搬環境である周波数選択性フェージング環境下においては、サブキャリア毎に通信品質が異なるため、通信品質が良好なサブキャリアの検波信号から検出した位相回転量信号の重みを大きくした信号を処理することによって、フェージング等の影響を抑制し、残留搬送波周波数誤差の検出精度を改善できる。

しかしながら、上述のように残留搬送波周波数誤差に起因する位相回転量を、同期検波手段から出力される特定のOFDMシンボルの期間内の検波信号から検出するだけでは、一定以上の検出精度を得ることができない。一方、前述の特定の検波信号からだけでなく、パケット内の各OFDMシンボルに含まれる既知のパイロット信号の位相回転量をOFDMシンボル毎に検出し、十分に多数のパイロット信号から残留搬送波周波数誤差に起因する1OFDMシンボルあたりの位相回転量の平均値を求めることによって、残留搬送波周波数誤差の検出精度を高めることができる。ただし、高い検出精度を得るためには非常に多くのパイロット信号を処理する必要があるため、パケットの先頭付近のOFDMシンボルを処理している期間は、原理上、一定以上の検出精度を得ることができない。特に、1つのOFDMシンボルに含まれるパイロット信号の数はサブキャリア数に比較して非常に少ないため、パケットの先頭付近のいくつ

かのOFDMシンボルのパイロット信号のみを用いて検出した残留搬送波周波数誤差の検出精度は、前述の特定のOFDMシンボルに含まれるすべてのサブキャリアの検波信号を用いて検出した残留搬送波周波数誤差の検出精度よりも悪くなってしまう。そこで、パケットの先頭付近のOFDMシンボルに含まれる残留搬送波周波数誤差に起因する位相回転については、前述のような特定のOFDMシンボル期間内の全てのサブキャリアの検波信号を用いて検出した位相補正量を用いて補正を行い、後続のOFDMシンボルに含まれる位相回転については、前述のような各OFDMシンボルに含まれる既知のパイロット信号の位相回転量をOFDMシンボル毎に検出して得られる位相補正量を用いて補正を行うことにより、パケット全体に渡って精度の高い位相補正を行うことができる。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

（第32の実施の形態）

この形態のOFDMパケット通信用受信装置について、図32を参照して説明する。この形態は請求項26および請求項44に対応する。この形態は第31の実施の形態の変形例である。図32において、第31の実施の形態と対応する要素は同一の符号を付けて示してある。第31の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

図 3 2 に示す共通位相回転検出部 3200 には、シンボル内平均回路 3201 および単位量演算回路 3202 が備わっている。

重み付け回路 1803 から出力された重み付け後の各サブキャリアの位相回転量情報信号はシンボル内平均回路 3201 に入力される。シンボル内平均回路 3201 は、重み付け回路 1803 から入力された当該 OFDM シンボルの重み付け後の全てのサブキャリアの位相回転量情報信号に対して平均化処理を行うことにより、受信回路 102 において付加される熱雑音等の影響を抑制し、残留搬送波周波数誤差に起因して生じる各サブキャリアに共通する位相回転量を高精度に算出して出力する。シンボル内平均回路 3201 から出力された高精度な位相回転量情報信号は単位量演算回路 3202 に入力される。単位量演算回路 3202 は、シンボル内平均回路 3201 から入力された高精度な位相回転量情報信号を用いて、検波信号の残留搬送波周波数誤差に起因する 1 OFDM シンボルあたりの位相回転量を演算して出力する。単位量演算回路 3202 から出力された信号は、選択回路 3106 に入力される。

上述のように、OFDM シンボル内で平滑化した位相回転量信号を処理することによって、熱雑音等の影響を抑制し、残留搬送波周波数誤差に起因して生じる各サブキャリアに共通する位相回転量の検出精度を改善できる。すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

(第 3 3 の実施の形態)

この形態の OFDM パケット通信用受信装置について、図 3 3 を参照して説明する。この形態は請求項 2 6、請求項 4 4、請求項 4

5 および請求項 49 に対応する。この形態は第 32 の実施の形態の変形例である。図 33 において、第 32 の実施の形態と対応する要素は同一の符号を付けて示してある。第 32 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

図 33 に示す共通位相回転検出部 3300 には、シンボル内ベクトル和演算回路 3302、位相検出回路 3303 および単位量演算回路 3202 が備わっている。

特定シンボル内サブキャリア信号抽出回路 2803 から出力される各検波信号は逆変調回路 3301 に入力されるとともに硬判定回路 2804 に入力される。硬判定回路 2804 から出力された各判定結果は逆変調回路 3301 に入力される。逆変調回路 3301 は、硬判定回路 2804 から入力された各判定結果に基づき、特定シンボル内サブキャリア信号抽出回路 2803 から入力された各検波信号のそれぞれに対してベースバンド上で逆変調処理を行い、逆変調後の複素ベクトル信号を出力する。この逆変調処理により、特定シンボル内サブキャリア信号抽出回路 2803 から入力された各検波信号から、送信側の変調処理によって付加されていた信号成分が除去される。従って、逆変調後の信号には残留搬送波周波数誤差に起因して生じる位相回転による位相成分と、受信回路 102 において付加される熱雑音等の成分のみが含まれることになる。逆変調回路 3301 から出力された逆変調後の各サブキャリアの複素ベクトル信号は重み付け回路 1803 に入力される。重み付け回路 1803 は、重み係数演算回路 2802 から入力された各サブキャ

リアの重み係数に基づいて逆変調回路3301から入力された逆変調後の各サブキャリアの複素ベクトル信号に対して重み付けを行い出力する。この重み付けは、例えば、重み係数演算回路2802から出力された各サブキャリアの重み係数を、逆変調回路3301から入力された逆変調後の各サブキャリアの複素ベクトル信号の振幅成分とすることにより実現できる。重み付け回路1803から出力された重み付け後の複素ベクトル信号はシンボル内ベクトル和演算回路3302に入力される。シンボル内ベクトル和演算回路3302は、重み付け回路1803から入力された当該OFDMシンボルの重み付け後の全ての複素ベクトル信号のベクトル和を演算する。このベクトル和演算によって、重み付け回路1803から入力された複素ベクトル信号の位相成分の平滑化が実現されることになる。この位相成分の平滑化により、受信回路102において付加される熱雑音等の影響を抑制することができる。つまり、シンボル内ベクトル和演算回路3302から出力される複素ベクトル信号の位相成分は、残留搬送波周波数誤差に起因して生じる各サブキャリアに共通する位相回転量を高精度に表していることになる。シンボル内ベクトル和演算回路3302から出力された複素ベクトル信号は位相検出回路3303に入力される。位相検出回路3303は、シンボル内ベクトル和演算回路3302から入力された複素ベクトル信号の位相成分を検出して位相成分情報信号を出力する。位相検出回路3303から出力された位相成分情報信号は単位量演算回路3202に入力される。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

(第34の実施の形態)

この形態のOFDMパケット通信用受信装置について、図34を参照して説明する。この形態は請求項26、請求項44、請求項46および請求項49に対応する。この形態は第33の実施の形態の変形例である。図34において、第33の実施の形態と対応する要素は同一の符号を付けて示してある。第33の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、図34は残留搬送波周波数誤差による位相回転を検出するために用いる特定の少なくとも1つのOFDMシンボルの各サブキャリア信号が、例えばBPSKやQPSKのように、ある基準信号点から任意の基準信号点への遷移が符号の反転処理のみによって可能であるような変調方式によって変調されている場合の構成例である。

特定シンボル内サブキャリア信号抽出回路2803の出力信号である各検波信号が、符号反転制御回路3401に入力されるとともに硬判定回路2804に入力されている。符号反転制御回路3401は、入力された各検波信号に対する逆変調処理を、符号反転処理によって実現している。符号反転制御回路3401から出力された符号反転処理後の各複素ベクトル信号は重み付け回路1803に入力される。

例えば、BPSKやQPSKのように、ある基準信号点から他の基準信号点への遷移が、符号の反転処理のみによって可能であるような変調方式によって各サブキャリア信号が変調されている場合に

は、逆変調処理は信号の符号を反転処理することによって実現できるので、逆変調手段の回路構成を単純化することができる。すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、簡易な回路により小さな処理遅延で実現することができる。

（第 3 5 の実施の形態）

この形態の OFDM パケット通信用受信装置について、図 3 5 を参照して説明する。この形態は請求項 2 6、請求項 3 4、請求項 3 5、請求項 4 4 および請求項 4 7 に対応する。この形態は第 3 2 の実施の形態の変形例である。図 3 5 において、第 3 2 の実施の形態と対応する要素は同一の符号を付けて示してある。第 3 2 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信した OFDM 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

図 3 5 に示す位相累積値演算部 3501 には、位相差分演算回路 3504、遅延回路 3505 および積分回路 3506 が備わっており、共通位相回転検出部 3500 には、シンボル内平均回路 3503、位相累積値演算部 3501、時間方向移動平均回路 3507 および除算回路 3508 が備わっている。

位相回転検出回路 3102 から出力されたパイロット信号に相当する位相回転量情報信号は、重み付け回路 3502 に入力される。重み付け回路 3502 は、重み係数演算回路 2802 から入力された重み係数に基づいて、位相回転検出回路 3102 から入力された位相回転量情報信号に対して重み付けを行い出力する。この重み付けにより、フェージング等によって情報の信頼度が低下している位相回転量情報信号を用

いることにより生じる悪影響を抑制することができる。重み付け回路3502から出力された重み付け後の位相回転量情報信号はシンボル内平均回路3503に入力される。シンボル内平均回路3503は、重み付け回路3502から入力された当該OFDMシンボルの重み付け後の全ての位相回転量情報信号に対して平均化処理を行う。なお、重み付け回路3502が出力する位相回転量情報信号が前述のベクトル信号であるような場合には、ベクトル和を演算することにより位相成分の平均化処理を行うことができる。シンボル内平均回路3503から出力された平均化処理後の位相回転量情報信号は位相差分演算回路3504に入力されるとともに遅延回路3505に入力される。遅延回路3505は、シンボル内平均回路3503から入力された平均化処理後の位相回転量情報信号を1 OFDMシンボル期間だけ遅延させて出力する。遅延回路3505によって1 OFDMシンボル分だけ遅延した各位相回転量情報信号は、位相差分演算回路3504に入力される。位相差分演算回路3504は、遅延回路3505から入力された1 OFDMシンボル分だけ遅延した各位相回転量情報信号に対するシンボル内平均回路3503から入力された位相回転量情報信号の位相差を検出して位相差分信号を1 OFDMシンボル毎に出力する。位相差分演算回路3504から出力された位相差分信号は、積分回路3506に入力される。積分回路3506は、位相差分演算回路3504から入力された位相差分信号を積分処理することにより、残留搬送波周波数誤差および位相雑音による累積位相回転量を算出して出力する。この累積位相回転量は、同期検波回路107から出力された当該OFDMシンボル中の各検波信号に含まれる残留搬送波周波数誤差および位相雑音に起因して生じた累積の位相回転量である。積分回路3506から出力された累積位相回

転量信号は、時間方向移動平均回路3507に入力される。時間方向移動平均回路3507は、積分回路3506から入力された累積位相回転量を複数OFDMシンボルに渡って時間方向に移動平均処理を行い出力する。この移動平均処理によって、受信回路102において付加される熱雑音等の影響を抑制することができる。時間方向移動平均回路3507から出力された移動平均処理後の累積位相回転量信号は、除算回路3508に入力される。除算回路3508では、時間方向移動平均回路3507から入力された移動平均処理後の累積位相回転量を、積分回路3506で積分を行ったOFDMシンボル数と時間方向移動平均回路3507で移動平均処理を行ったOFDMシンボル数に応じた値で除算することにより、残留搬送波周波数誤差に起因して生じた各検波信号の1OFDMシンボルあたりの位相回転量を精度良く求めることができる。例えば、積分回路3506で10OFDMシンボル分の積分処理を行い、後続の時間方向移動平均回路3507で3OFDMシンボル分の移動平均処理を行ったと仮定すると、この3OFDMシンボル分の移動平均処理によって必然的に1OFDMシンボル分の遅延が生じる。従って、除算回路3508は、入力された値を9で除算して1OFDMシンボルあたりの位相回転量を算出することになる。この積分回路3506において、特定シンボル内サブキャリア信号抽出回路2803で処理されるOFDMシンボルの数よりも十分に多い信号数の積分処理が行われていれば、除算回路3508は単位量演算回路3202から出力される信号よりも高い精度で残留搬送波周波数誤差に起因する1OFDMシンボルあたりの位相回転量を求めることができる。除算回路3508から出力された残留搬送波周波数誤差に起因する1OFDMシンボルあたりの位相回転量信号は、選択回路3106に入

力される。

上述のように、高精度な信号品質情報に基づいて重み付けされた位相回転量の情報に対して1シンボル内で平均化処理を行うことにより、位相回転量の情報に含まれている雑音成分を抑圧することができるので、残留搬送波周波数誤差によって検波信号に生じる各サブキャリア共通の位相回転量を精度良く求めることができる。また、残留搬送波周波数誤差によって検波信号に生じる各サブキャリア共通の位相回転量の累積値を演算して累積を行ったOFDMシンボル数で除算することにより、残留搬送波周波数誤差により生じる1OFDMシンボルあたりの位相回転量を高精度に算出することができる。さらに、前述の除算を行う前に、位相回転量の累積値に対して時間方向の移動平均処理を行うことにより熱雑音の影響を効果的に低減するため、残留搬送波周波数誤差により生じる1OFDMシンボルあたりの位相回転量の検出精度を改善することができる。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

(第36の実施の形態)

この形態のOFDMパケット通信用受信装置について、図36を参照して説明する。この形態は請求項26、請求項34、請求項35、請求項44、請求項45、請求項47および請求項49に対応する。この形態は第35の実施の形態の変形例である。図36において、第35の実施の形態と対応する要素は同一の符号を付けて示してある。第35の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

図36に示す共通位相回転検出部3600には、シンボル内ベクトル和演算回路3602、位相検出回路3603および単位量演算回路3604が備わっている。

特定シンボル内サブキャリア信号抽出回路2803から出力される各検波信号は逆変調回路3601に入力されるとともに硬判定回路2804に入力される。硬判定回路2804から出力された各判定結果は逆変調回路3601に入力される。逆変調回路3601は、硬判定回路2804から入力された各判定結果に基づき、特定シンボル内サブキャリア信号抽出回路2803から入力された各検波信号のそれぞれに対してベースバンド上で逆変調処理を行い、逆変調後の複素ベクトル信号を出力する。この逆変調処理により、特定シンボル内サブキャリア信号抽出回路2803から入力された各検波信号から、送信側の変調処理によって付加されていた信号成分が除去される。従って、逆変調後の信号には残留搬送波周波数誤差に起因して生じる位相回転による位相成分と、受信回路102において付加される熱雑音等の成分のみが含まれることになる。逆変調回路3601から出力された逆変調後の各サブキャリアの複素ベクトル信号は重み付け回路1803に入力される。重み付け回路1803は、重み係数演算回路2802から入力された各サブキャリアの重み係数に基づいて逆変調回路3601から入力された逆変調後の各サブキャリアの複素ベクトル信号に対して重み付けを行い出力する。この重み付けは、例えば、重み係数演算回路2802から出力された各サブキャリアの重み係数を、逆変調回路3601から入力された

逆変調後の各サブキャリアの複素ベクトル信号の振幅成分とすることにより実現できる。重み付け回路1803から出力された重み付け後の複素ベクトル信号はシンボル内ベクトル和演算回路3602に入力される。シンボル内ベクトル和演算回路3602は、重み付け回路1803から入力された当該OFDMシンボルの重み付け後の全ての複素ベクトル信号のベクトル和を演算する。このベクトル和演算によって、重み付け回路1803から入力された複素ベクトル信号の位相成分の平滑化が実現されることになる。この位相成分の平滑化により、受信回路102において付加される熱雑音等の影響を抑制することができる。つまり、シンボル内ベクトル和演算回路3602から出力される複素ベクトル信号の位相成分は、残留搬送波周波数誤差に起因して生じる各サブキャリアに共通する位相回転量を高精度に表していることになる。シンボル内ベクトル和演算回路3602から出力された複素ベクトル信号は位相検出回路3603に入力される。位相検出回路3603は、シンボル内ベクトル和演算回路3602から入力された複素ベクトル信号の位相成分を検出して位相成分情報信号を出力する。位相検出回路3603から出力された位相成分情報信号は単位量演算回路3604に入力される。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を、小さな処理遅延で実現することができる。

(第37の実施の形態)

この形態のOFDMパケット通信用受信装置について、図37を参照して説明する。この形態は請求項26、請求項34、請求項35、請求項44、請求項46、請求項47および請求項49に対応

する。この形態は第36の実施の形態の変形例である。図37において、第36の実施の形態と対応する要素は同一の符号を付けて示してある。第36の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、図37は残留搬送波周波数誤差による位相回転を検出するために用いる特定の少なくとも1つのOFDMシンボルの各サブキャリア信号が、例えばBPSKやQPSKのように、ある基準信号点から任意の基準信号点への遷移が符号の反転処理のみによって可能であるような変調方式によって変調されている場合の構成例である。

特定シンボル内サブキャリア信号抽出回路2803の出力信号である各検波信号が、符号反転制御回路3701に入力されるとともに硬判定回路2804に入力されている。符号反転制御回路3701は、入力された各検波信号に対する逆変調処理を、符号反転処理によって実現している。符号反転制御回路3701から出力された符号反転処理後の各複素ベクトル信号は重み付け回路1803に入力される。

例えば、BPSKやQPSKのように、ある基準信号点から他の基準信号点への遷移が、符号の反転処理のみによって可能であるような変調方式によって各サブキャリア信号が変調されている場合には、逆変調処理は信号の符号を反転処理することによって実現できるので、逆変調手段の回路構成を単純化することができる。すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波

周波数誤差による位相回転に対する高精度な補正処理を、簡易な回路により小さな処理遅延で実現することができる。

(第38の実施の形態)

この形態のOFDMパケット通信用受信装置について、図38を参照して説明する。この形態は請求項17、請求項20、請求項25、請求項32、請求項33および請求項43に対応する。この形態は第17の実施の形態の変形例である。図38において、第17の実施の形態と対応する要素は同一の符号を付けて示してある。第17の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図38のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図38のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

図38に示す位相回転量情報抽出部3800には、パイロット信号抽出回路3803、位相回転検出回路3804および基準信号出力回路3805が備わっており、共通位相回転検出部3801には、シンボル内平均回路3808、位相回転累積値演算回路3809、時間方向移動平均回路3810、除算回路3811および遅延補正回路3812が備わっている。

チャネル推定回路106から出力されたチャネル推定結果は同期検

波回路107に入力されるとともに重み係数演算回路3802に入力される。重み係数演算回路3802は、チャネル推定回路106から入力される各サブキャリアのチャネル推定結果に基づいてサブキャリア毎にその通信品質に応じた重み係数を演算して出力する。例えば、各サブキャリアの通信品質を表す尺度としては、前述のような各サブキャリア信号の受信信号レベル等が考えられる。重み係数演算回路3802から出力されたサブキャリア毎の重み係数は重み付け回路3807に入力される。

一方、同期検波回路107から出力される各検波信号は、位相回転補正回路3815に入力されるとともにパイロット信号抽出回路3803に入力される。パイロット信号抽出回路3803は、同期検波回路107から入力された検波信号のうちパイロット信号に相当する検波信号を抽出して出力する。パイロット信号抽出回路3803から出力されたパイロット信号に相当する検波信号は位相回転検出回路3804に入力される。一方、基準信号出力回路3805は、パイロット信号抽出回路3803から位相回転検出回路3804に入力されたパイロット信号に相当する検波信号に対応する基準信号を出力する。前述の通り、パイロット信号は既知信号であるため、容易に前述の基準信号を出力することができるのである。基準信号出力回路3805から出力された基準信号は位相回転検出回路3804に入力される。位相回転検出回路3804は、基準信号出力回路3805から入力された基準信号に基づいて、パイロット信号抽出回路3803から入力されたパイロット信号に相当する検波信号の位相回転量を検出して位相回転量情報信号を出力する。位相回転検出回路3803から出力された位相回転量情報信号はクロック周波数誤差低減回路3806に入力される。また、位相回転予測回路

903から出力されるクロック周波数誤差に起因するパイロット信号に相当する各サブキャリアの位相回転情報もクロック周波数誤差低減回路3906に入力される。クロック周波数誤差低減回路3806は、位相回転予測回路903から入力されるクロック周波数誤差に起因する各サブキャリアの位相回転情報に基づいて位相回転検出回路3804から入力される位相回転量情報信号に含まれるクロック周波数誤差による位相回転を除去する。クロック周波数誤差低減回路3806から出力されるクロック周波数誤差による位相回転除去後の位相回転量情報信号は重み付け回路3807に入力される。重み付け回路3807は、重み係数演算回路3802から入力された各サブキャリアの重み係数に基づいてクロック周波数誤差低減回路3806から入力されたクロック周波数誤差による位相回転除去後の位相回転量情報信号に対して重み付けを行い出力する。この重み付けにより、フェージング等によって情報の信頼度が低下している位相回転量情報を用いることにより生じる悪影響を抑制することができる。重み付け回路3807から出力された重み付け後の各サブキャリアの位相回転量情報信号はシンボル内平均回路3808に入力される。シンボル内平均回路3808は、重み付け回路3807から入力された当該OFDMシンボルの重み付け後のパイロット信号に相当する位相回転量情報信号に対して平均化処理を行うことにより、受信回路102において付加される熱雑音等の影響を抑制し、残留搬送波周波数誤差に起因して生じる当該OFDMシンボル内の各サブキャリアに共通する位相回転量を高精度に算出して出力する。なお、この平均化処理は1個のOFDMシンボル内で行われるため、周波数方向の平均化処理に相当する。シンボル内平均回路3808から出力された高精度な位相回転量情報信号は位相回

転累積値演算回路3809に入力される。位相回転累積値演算回路3809は、シンボル内平均回路3808から入力される高精度な位相回転量情報信号を用いてチャネル推定時からの位相雑音および残留搬送波周波数誤差に起因する各パイロット信号の累積の位相回転量を演算する。この累積の位相回転量の演算は、例えば、当該OFDMシンボル処理時に入力された高精度な位相回転量情報信号とその直前のOFDMシンボルの処理時に入力された高精度な位相回転量情報信号の差分値をひとつのOFDMシンボル毎にそれぞれ積分することによって行うことができる。演算された位相雑音および残留搬送波周波数誤差に起因する各パイロット信号の累積の位相回転量が位相回転累積値演算回路3809から出力される。位相回転累積値演算回路3809から出力されるパイロット信号の累積の位相回転量は時間方向移動平均回路3810に入力される。時間方向移動平均回路3810は、1 OFDMシンボル毎に入力される位相雑音および残留搬送波周波数誤差に起因する各パイロット信号の累積の位相回転量に対し、複数シンボルに渡る時間方向の移動平均化処理を行い出力する。この時間方向の移動平均化処理により、受信回路102において信号に付加された熱雑音等による信号の劣化を低減することができる。時間方向移動平均回路3810から出力される移動平均後の累積の位相回転量情報は除算回路3811に入力されるとともに遅延補正回路3812に入力される。

除算回路3811は、時間方向移動平均回路3810から入力される移動平均後の累積の位相回転量情報に対して位相回転累積値演算回路3809において累積処理したOFDMシンボル数から時間方向移動平均回路3810における移動平均処理により生じる遅延分を差し引いた数

で除算を行う。例えば、位相回転累積値演算回路3809において累積処理したOFDMシンボル数が10個のOFDMシンボルであり、時間方向移動平均回路3810において3つのOFDMシンボルの移動平均処理を行う場合について考えてみる。この場合は、3個のOFDMシンボルの移動平均処理によって1つのOFDMシンボル分の遅延による誤差が生じるため、除算回路3811では9で除算を行うことになる。また、位相雑音に起因する位相回転の累積値は明らかに0となる。従って、この除算によって残留搬送波周波数誤差に起因するひとつのOFDMシンボルあたりの位相回転量が求められる。このように各パイロット信号の位相回転量の累積値を利用して各パイロット信号のひとつのOFDMシンボルあたりの位相回転量を算出することにより、パケットの後ろに行くほど精度良く熱雑音および位相雑音の成分を除去することが可能となる。求められた残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報が除算回路3811から出力される。除算回路3811から出力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報は遅延補正回路3812に入力されるとともに位相回転予測回路903に入力される。

遅延補正回路381には、除算回路3811から入力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報を用いて時間方向移動平均回路3810から入力される移動平均後の累積の位相回転量情報に含まれる前述の移動平均処理に起因する遅延によって生じる遅延誤差を補正し、当該OFDMシンボルの各サブキャリア信号に含まれる残留搬送波周波数誤差および位相雑音に起因する位相回転の累積量を求める。遅延誤差補正後の累積の位

相回転情報が遅延補正回路3812から出力される。遅延補正回路3812から出力される遅延誤差補正後の累積の位相回転量情報は加算回路3814に入力される。

一方、位相回転予測回路903から出力されるクロック周波数誤差に起因する位相回転の情報がクロック周波数誤差低減回路3806に入力されるとともに加算回路3814に入力される。加算回路3814は、遅延補正回路3812から入力される残留搬送波周波数誤差および位相雑音に起因する位相回転の累積量と、位相回転予測回路903から入力されるクロック周波数誤差に起因する位相回転情報を加算することにより、クロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転情報を出力する。加算回路3814から出力されるクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転情報は位相回転補正回路3815に入力される。位相回転補正回路3815は、加算回路3814から入力されるクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転情報に基づいて、同期検波回路107から入力される各検波信号に含まれるクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転の補正を行う。位相回転補正回路3815から出力される位相回転補正後の各検波信号は識別回路112に入力される。

上述のように、OFDM信号の一部のサブキャリアを利用して既知信号であるパイロット信号を伝送する場合には、パイロット信号に相当する検波信号の信号成分から残留搬送波周波数誤差を検出することにより、一部の検波信号だけを用いて効率的に残留搬送波周波数誤差を検出できるので、共通位相回転検出手段の回路構成を単純化できる。また、検波信号に大きな雑音成分が付加されている場

合であっても、当該検波信号の基準信号点が誤って識別されるようなことが無いため、残留搬送波周波数誤差の検出精度が向上する。

また、位相回転量情報抽出手段が出力する検波信号の位相回転量の情報に含まれているクロック周波数誤差に起因するサブキャリア毎に異なる位相回転成分の除去を行うとともに、サブキャリア毎の通信品質に応じた重み付けを行うことによって、共通位相回転検出手段における各サブキャリア共通の位相回転量の検出精度が向上する。

さらに、重み付けされた検波信号の位相回転量の情報に対して周波数方向に平均化処理を行うため、位相回転量の情報の精度が向上する。さらにまた、この高精度な位相回転量の情報を用いて、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転の累積量を演算し、得られた演算結果を用いて各検波信号に対して位相回転の補正処理を行うため、高精度な位相回転補正処理が実現できる。

また、上述の位相回転の累積値に対して時間方向の平均化処理を行うことにより雑音成分を効果的に抑圧できるため、受信処理時に受信信号に熱雑音が付加される場合であっても、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転の累積量を精度良く検出することができる。

さらに、上述の位相回転の累積量を累積を行ったOFDMシンボル数で除算することによって残留搬送波周波数誤差により生じる1 OFDMシンボルあたりの位相回転量を高精度に算出し、この算出結果に基づいて時間方向移動平均処理時に生じる位相回転累積値検出誤差を除去するので、残留搬送波周波数誤差および位相雑音によ

って生じる各検波信号の位相回転の累積量をさらに精度良く検出することができる。

さらにまた、上述のようにして高精度に検出した残留搬送波周波数誤差に起因する 1 O F D M シンボルあたりの位相回転量の情報を用いて、クロック周波数誤差によって各検波信号に生じる位相回転を予測演算するので、精度良くクロック周波数誤差によって各検波信号に生じる位相回転を求めることができる。

すなわち、本例の装置は、従来の装置では実現が困難であったクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する各検波信号の位相回転に対する高精度な補正処理を行うことができる。

（第 3 9 の実施の形態）

この形態の O F D M パケット通信用受信装置について、図 3 9 を参照して説明する。この形態は請求項 1 7、請求項 2 0、請求項 2 5、請求項 2 8、請求項 3 1、請求項 3 2、請求項 3 3、請求項 3 5、請求項 3 7 および請求項 4 3 に対応する。この形態は第 3 8 の実施の形態の変形例である。図 3 9 において、第 3 8 の実施の形態と対応する要素は同一の符号を付けて示してある。第 3 8 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信した O F D M 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図 3 9 の O F D M パケット通信用受信装置が受信する O F D M 信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定してい

る。また、図 3 9 の O F D M パケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

図 3 9 に示す位相累積値演算部 3901 には、位相差分演算回路 3906、遅延回路 3907 および積分回路 3908 が備わっており、共通位相回転検出部 3900 には、シンボル内平均回路 3808、位相回転累積値演算部 3901、時間方向移動平均回路 3810、ビットシフト回路 3909 および遅延補正回路 3812 が備わっている。

フーリエ変換回路 105 が出力する各サブキャリア信号がチャネル推定回路 106、同期検波回路 107 に入力されるとともに信号レベル情報抽出回路 3903 に入力されている。信号レベル情報抽出回路 3903 では、入力された各サブキャリア信号のうち全てあるいは一部のサブキャリア信号から、その信号レベルを抽出して出力する。信号レベル情報抽出回路 3903 から出力されたサブキャリア信号の信号レベル情報は、積分回路 3904 に入力される。積分回路 3904 は、信号レベル情報抽出回路 3903 が出力する各パイロット信号の信号レベル情報を各パイロット信号毎に時間方向に積分する。積分回路 3904 により積分された各パイロット信号の信号レベル情報はビットシフト回路 3905 に入力される。

ビットシフト回路 3905 は、各パイロット信号の 1 個の O F D M シンボルあたりの信号レベルを算出するために、積分回路 3904 にて積分処理した O F D M シンボル数が 2^N (N : 自然数) で表されるときに、積分回路 3904 から出力された各パイロット信号の信号レベル情報の積分値を N ビットのビットシフトにより除算を行う。なお、このビットシフトは、積分回路 3904 にて積分処理した O F D M シン

ボル数が 2^N (N : 自然数) で表される時にのみ行い、ビットシフト回路3905の出力を更新する。なお、シンボル数が 2^N で表されないときは前回のビットシフトをしたときの結果をそのまま用いる。また、シンボル数が1の時はビットシフト回路3905は入力された信号をそのまま出力する。このような処理を行うと、パケットの前に行くほどビットシフト回路3905の出力が高い頻度で更新され、パケットの後ろに行くほどその更新頻度は低くなる。しかしながら、前述のように、各パイロット信号の信号レベルの積分値を利用して各パイロット信号の1 OFDMシンボル当たりの信号レベルを算出することにより、パケットの後ろにいくほど精度良く熱雑音の成分を除去することが可能となる。従って、パケットの後ろの更新頻度を低くしても特性は劣化しない。また、ビットシフトを行うために必要な回路規模は一般に非常に小さいため、回路規模を大幅に低減することができる。ビットシフト回路3905によって算出された各パイロット信号の1 OFDMシンボル当たりの信号レベル情報は重み付け回路3807に入力される。

一方、シンボル内平均回路3808から出力される平均化処理後の高精度な位相回転量情報信号は位相差分演算回路3906に入力されるとともに遅延回路3907に入力される。遅延回路3907は、シンボル内平均回路3808から入力された平均化処理後の位相回転量情報信号を1 OFDMシンボル期間だけ遅延させて出力する。遅延回路3907によって1 OFDMシンボル分だけ遅延した各位相回転量情報信号は、位相差分演算回路3906に入力される。位相差分演算回路3906は、遅延回路3907から入力された1 OFDMシンボル分だけ遅延した各位相回転量情報信号に対するシンボル内平均回路3808から入力された

位相回転量情報信号の位相差を検出して位相差分信号を 1 O F D M シンボル毎に出力する。位相差分演算回路 3906 から出力された位相差分信号は、積分回路 3908 に入力される。積分回路 3908 は、位相差分演算回路 3906 から入力された位相差分信号を積分処理することにより、残留搬送波周波数誤差および位相雑音による累積位相回転量を算出して出力する。この累積位相回転量は、同期検波回路 107 から出力された当該 O F D M シンボル中の各検波信号に含まれる残留搬送波周波数誤差および位相雑音に起因して生じた累積の位相回転量である。積分回路 3908 から出力された累積位相回転量信号は、時間方向移動平均回路 3810 に入力される。一方、時間方向移動平均回路 3810 から出力される移動平均後の累積の位相回転量情報はビットシフト回路 3909 に入力されるとともに遅延補正回路 3812 に入力される。

ビットシフト回路 3909 は、時間方向移動平均回路 3810 から入力される移動平均後の累積の位相回転量情報に対して位相回転累積値演算部 3901 において累積処理した O F D M シンボル数から時間方向移動平均回路 3810 における移動平均処理により生じる遅延分を差し引いた数が 2^N (N : 自然数) で表されるときに、時間方向移動平均回路 3810 から入力される移動平均後の累積の位相回転量情報を N ビットのビットシフトにより除算を行う。なお、このビットシフトは位相回転累積値演算部 3901 において累積処理した O F D M シンボル数から時間方向移動平均回路 3810 における移動平均処理により生じる遅延分を差し引いた数が 2^N (N : 自然数) で表されるときにのみ行い、ビットシフト回路 3909 の出力を更新する。なお、前述の数が 2^N で表されないときは前回のビットシフトをしたときの結果を

そのまま用いる。また、前述の数が1の時はビットシフト回路3909は入力された信号をそのまま出力する。ビットシフト回路3909から出力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報は遅延補正回路3812に入力される。

フェージングによる伝送路（チャネル）の状態が、パケット内でほとんど変化しないような場合、各サブキャリア信号の信号レベルは、各サブキャリア信号の信号レベルをサブキャリア毎に積分処理し、その積分値を、積分を行った回数すなわち積分を行ったOFDMシンボル数で除算することにより求めることができる。この場合、パケットの後ろに行くほど積分するOFDMシンボル数が増加するため、平滑化の効果すなわち雑音成分の抑圧効果が向上し、熱雑音の影響を効果的に低減することができる。従って、高精度に各サブキャリア信号の信号レベル情報を検出することができる。また、各サブキャリア信号の1個のOFDMシンボル当たりの信号レベルを求めるための除算をビットシフトによって実現するため、回路規模の増加を抑制することができる。さらに、ビットシフトは積分処理を行ったOFDMシンボル数が 2^N （ N ：自然数）で表されるときにのみ行うため、OFDMシンボル毎の動作が不要であり、また、パケットの後ろに行くほどビットシフト処理の頻度が少なくなるため、消費電力を著しく低減できる。すなわち、本例の装置は、パケット内でチャネル特性が1パケット期間内にほとんど変化しないような場合に、従来の装置では実現が困難であったクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する各検波信号の位相回転に対する高精度な補正処理を、簡易な回路を用いて少ない消費電力で行うことができる。

(第40の実施の形態)

この形態のOFDMパケット通信用受信装置について、図40を参照して説明する。この形態は請求項26、請求項27、請求項34、請求項35、請求項44、請求項46、請求項47、請求項48、請求項49および請求項50に対応する。この形態は第37の実施の形態の変形例である。図40において、第37の実施の形態と対応する要素は同一の符号を付けて示してある。第37の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信したOFDM信号に含まれる多数のサブキャリアのうち一部分(複数)のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、この例でも図40のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図40のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

なお、図40は残留搬送波周波数誤差による位相回転を検出するために用いる特定の少なくとも1つのOFDMシンボルの各サブキャリア信号が、例えばBPSKやQPSKのように、ある基準信号点から任意の基準信号点への遷移が符号の反転処理のみによって可能であるような変調方式によって変調されている場合の構成例である。

図40に示す共通位相回転検出部4004にはシンボル内平均回路3503、位相累積値演算部3501、時間方向移動平均回路3507およびピッ

トシフト回路4011が備わっている。

同期処理回路4006は入力された複素ベースバンド信号の同期用プリアンブル信号を用いて搬送波周波数誤差およびシンボルタイミングを検出し、検出した搬送波周波数誤差情報を用いて受信処理後の複素ベースバンド信号に対して搬送波周波数誤差補正処理を行い出力するとともに、検出したシンボルタイミング情報信号および搬送波周波数誤差情報を出力する。同期処理回路4006から出力された搬送波周波数誤差補正処理後の信号およびシンボルタイミング情報信号はガードインターバル除去回路104に入力される。また、同期処理回路4006から出力された搬送波周波数誤差情報は位相回転予測回路4013に入力される。

フーリエ変換回路105が出力する各サブキャリア信号がチャンネル推定回路106、同期検波回路107に入力されるとともに信号レベル情報抽出回路4007に入力されている。信号レベル情報抽出回路4007では、入力された各サブキャリア信号のうち全てあるいは一部のサブキャリア信号から、その信号レベルを抽出して出力する。信号レベル情報抽出回路4007から出力されたサブキャリア信号の信号レベル情報は、積分回路4008に入力される。積分回路4008は、信号レベル情報抽出回路4007が出力する各パイロット信号の信号レベル情報を各パイロット信号毎に時間方向に積分する。積分回路4008により積分された各パイロット信号の信号レベル情報はビットシフト回路4009に入力される。

ビットシフト回路4009は、各パイロット信号の1個のOFDMシンボルあたりの信号レベルを算出するために、積分回路4008にて積分処理したOFDMシンボル数が 2^N （N：自然数）で表されると

きに、積分回路4008から出力された各パイロット信号の信号レベル情報の積分値を N ビットのビットシフトにより除算を行う。なお、このビットシフトは、積分回路4008にて積分処理したOFDMシンボル数が 2^N (N : 自然数) で表される時にのみ行い、ビットシフト回路4009の出力を更新する。なお、シンボル数が 2^N で表されないときは前回のビットシフトをしたときの結果をそのまま用いる。また、シンボル数が1の時はビットシフト回路4009は入力された信号をそのまま出力する。このような処理を行うと、パケットの前に行くほどビットシフト回路4009の出力が高い頻度で更新され、パケットの後ろに行くほどその更新頻度は低くなる。しかしながら、前述のように、各パイロット信号の信号レベルの積分値を利用して各パイロット信号の1 OFDMシンボル当たりの信号レベルを算出することにより、パケットの後ろにいくほど精度良く熱雑音の成分を除去することが可能となる。従って、パケットの後ろの更新頻度を低くしても特性は劣化しない。また、ビットシフトを行うために必要な回路規模は一般に非常に小さいため、回路規模を大幅に低減することができる。ビットシフト回路4009によって算出された各パイロット信号の1 OFDMシンボル当たりの信号レベル情報は重み付け回路1803に入力されるとともに重み付け回路3502に入力される。

一方、位相回転検出回路3102から出力される位相回転量情報信号はクロック周波数誤差低減回路4010に入力される。また、位相回転予測回路4013から出力されるクロック周波数誤差に起因するパイロット信号に相当する各サブキャリアの位相回転情報もクロック周波数誤差低減回路4010に入力される。クロック周波数誤差低減回路4010は、位相回転予測回路4013から入力されるクロック周波数誤差に

起因する各サブキャリアの位相回転情報に基づいて位相回転検出回路3102から入力される位相回転量情報信号に含まれるクロック周波数誤差による位相回転を除去する。クロック周波数誤差低減回路4010から出力されるクロック周波数誤差による位相回転除去後の位相回転量情報信号は重み付け回路3502に入力される。重み付け回路3502は、ビットシフト回路4009から入力される各パイロット信号の1 OFDMシンボル当たりの信号レベル情報に基づいてクロック周波数誤差低減回路4010から入力されたクロック周波数誤差による位相回転除去後の位相回転量情報信号に対して重み付けを行い出力する。この重み付けにより、フェージング等によって情報の信頼度が低下している位相回転量情報を用いることにより生じる悪影響を抑制することができる。重み付け回路3502から出力された重み付け後の各サブキャリアの位相回転量情報信号はシンボル内平均回路3503に入力される。

一方、時間方向移動平均回路3507から出力される移動平均後の累積の位相回転量情報はビットシフト回路4011に入力されるとともに遅延補正回路4012に入力される。

ビットシフト回路4011は、時間方向移動平均回路3507から入力される移動平均後の累積の位相回転量情報に対して位相回転累積値演算部3501において累積処理したOFDMシンボル数から時間方向移動平均回路3507における移動平均処理により生じる遅延分を差し引いた数が 2^N （ N ：自然数）で表されるときに、時間方向移動平均回路3507から入力される移動平均後の累積の位相回転量情報を N ビットのビットシフトにより除算を行う。なお、このビットシフトは位相回転累積値演算部3501において累積処理したOFDMシンボル

数から時間方向移動平均回路3507における移動平均処理により生じる遅延分を差し引いた数が 2^N （ N ：自然数）で表されるときにのみ行い、ビットシフト回路4011の出力を更新する。なお、前述の数が 2^N で表されないときは前回のビットシフトをしたときの結果をそのまま用いる。また、前述の数が1の時はビットシフト回路4011は入力された信号をそのまま出力する。ビットシフト回路4011から出力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報は遅延補正回路4012に入力される。

遅延補正回路4012は、ビットシフト回路4011から入力される残留搬送波周波数誤差に起因する1個のOFDMシンボルあたりの位相回転量情報を用いて時間方向移動平均回路3507から入力される移動平均後の累積の位相回転量情報に含まれる前述の移動平均処理に起因する遅延によって生じる遅延誤差を補正し、当該OFDMシンボルの各サブキャリア信号に含まれる残留搬送波周波数誤差および位相雑音に起因する位相回転の累積量を求める。遅延誤差補正後の累積の位相回転情報が遅延補正回路4012から出力される。遅延補正回路4012から出力される遅延誤差補正後の累積の位相回転量情報は加算回路4014に入力される。

一方、位相回転予測回路4013は、同期処理回路4006から入力された搬送波周波数誤差情報および選択回路3106から入力された残留搬送波周波数誤差情報を用いてクロック周波数誤差に起因する位相回転の情報を予測演算し、予測演算された位相回転情報を出力する。位相回転予測回路4013から出力されるクロック周波数誤差に起因する位相回転の情報がクロック周波数誤差低減回路4010に入力されるとともに加算回路4014に入力される。加算回路4014は、遅延補正回

路4012から入力される残留搬送波周波数誤差および位相雑音に起因する位相回転の累積量と、位相回転予測回路4013から入力されるクロック周波数誤差に起因する位相回転情報を加算することにより、クロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転情報を出力する。加算回路4014から出力されるクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転情報は位相回転補正回路4015に入力される。位相回転補正回路4015は、加算回路4014から入力されるクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転情報に基づいて、同期検波回路107から入力される各検波信号に含まれるクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する位相回転の補正を行う。位相回転補正回路4015から出力される位相回転補正後の各検波信号は識別回路112に入力される。

フェージングによる伝送路（チャネル）の状態が、パケット内でほとんど変化しないような場合、各サブキャリア信号の信号レベルは、各サブキャリア信号の信号レベルをサブキャリア毎に積分処理し、その積分値を、積分を行った回数すなわち積分を行ったOFDMシンボル数で除算することにより求めることができる。この場合、パケットの後ろに行くほど積分するOFDMシンボル数が増加するため、平滑化の効果すなわち雑音成分の抑圧効果が向上し、熱雑音の影響を効果的に低減することができる。従って、高精度に各サブキャリア信号の信号レベル情報を検出することができる。また、各サブキャリア信号の1個のOFDMシンボル当たりの信号レベルを求めるための除算をビットシフトによって実現するため、回路規模の増加を抑制することができる。さらに、ビットシフトは積分処

理を行ったOFDMシンボル数が 2^N （ N ：自然数）で表されるときにのみ行うため、OFDMシンボル毎の動作が不要であり、また、パケットの後ろに行くほどビットシフト処理の頻度が少なくなるため、消費電力を著しく低減できる。

また、位相回転検出回路が出力するパイロット信号の位相回転量の情報に含まれているクロック周波数誤差に起因するサブキャリア毎に異なる位相回転成分の除去を行うとともに、サブキャリア毎の通信品質に応じた重み付けを行うことによって、第二の共通位相回転検出手段における各サブキャリア共通の位相回転量の検出精度が向上する。

さらに、時間方向移動平均手段から出力される位相回転の累積量を累積を行ったOFDMシンボル数で除算処理することによって残留搬送波周波数誤差により生じる1OFDMシンボルあたりの位相回転量を高精度に算出し、この算出結果に基づいて時間方向移動平均処理時に生じる位相回転累積値検出誤差を除去するので、残留搬送波周波数誤差および位相雑音によって生じる各検波信号の位相回転累積量の検出精度が向上する。

さらにまた、残留搬送波周波数誤差により生じる1OFDMシンボルあたりの位相回転量を算出する際の除算処理をビットシフトによって実現するため、回路規模の増加を抑制することができる。さらに、ビットシフトは累積処理を行ったOFDMシンボル数が 2^N （ N ：自然数）で表されるときにのみ行うため、OFDMシンボル毎の動作が不要であり、また、パケットの後ろに行くほどビットシフト処理の頻度が少なくなるため、消費電力を著しく低減できる。

また、上述のようにして高精度に検出した残留搬送波周波数誤差

に起因する 1 O F D M シンボルあたりの位相回転量の情報を用いて、クロック周波数誤差によって各検波信号に生じる位相回転を予測演算するので、精度良くクロック周波数誤差によって各検波信号に生じる位相回転を求めることができる。

すなわち、本例の装置は、従来の装置では実現が困難であったクロック周波数誤差、残留搬送波周波数誤差および位相雑音に起因する各検波信号の位相回転に対する高精度な補正処理を、簡易な回路を用いて少ない消費電力で行うことができる。

(第 4 1 の実施の形態)

この形態の O F D M パケット通信用受信装置について、図 4 1 を参照して説明する。この形態は請求項 2 6、請求項 4 4、請求項 4 6、請求項 4 7、請求項 4 9 および請求項 5 1 に対応する。この形態は第 3 7 の実施の形態の変形例である。図 4 1 において、第 3 7 の実施の形態と対応する要素は同一の符号を付けて示してある。第 3 7 の実施の形態と同一の部分については、以下の説明を省略する。

この形態では、受信した O F D M 信号に含まれる多数のサブキャリアのうち一部分（複数）のサブキャリアを用いて、既知信号であるパイロット信号を伝送する場合を想定している。

なお、図 4 1 は残留搬送波周波数誤差による位相回転を検出するために用いる特定の少なくとも 1 つの O F D M シンボルの各サブキャリア信号が、例えば B P S K や Q P S K のように、ある基準信号点から任意の基準信号点への遷移が符号の反転処理のみによって可能であるような変調方式によって変調されている場合の構成例である。

図 4 1 に示す共通位相回転検出部 4100 にはシンボル内平均回路 3503、位相差分演算回路 3504、遅延回路 3505 および時間方向移動平均回路 4101 が備わっている。

位相差分演算回路 3504 から出力された位相差分信号は、時間方向移動平均回路 4101 に入力される。この位相差分信号は、残留搬送波周波数誤差に起因する 1 O F D M シンボルあたりの位相回転量を 1 O F D M シンボル毎に出力した信号になっている。時間方向移動平均回路 4101 は、位相差分演算回路 3504 から入力された位相差分信号を複数 O F D M シンボルに渡って時間方向に移動平均処理を行い出力する。この移動平均処理によって、受信回路 102 において付加される熱雑音等の影響を抑制することができ、残留搬送波周波数誤差に起因する 1 O F D M シンボルあたりの位相回転量を精度良く得ることができる。時間方向移動平均回路 4101 から出力された移動平均処理後の残留搬送波周波数誤差に起因する 1 O F D M シンボルあたりの位相回転量信号は、選択回路 3106 に入力される。

すなわち、本例の装置は、従来の装置では実現が困難であった残留搬送波周波数誤差による位相回転に対する高精度な補正処理を実現することができる。

(第 4 2 の実施の形態)

この形態の O F D M パケット通信用受信装置について、図 4 2 を参照して説明する。この形態は請求項 1 7 および請求項 3 6 に対応する。この形態は第 1 7 の実施の形態の変形例である。図 4 2 において、第 1 7 の実施の形態と対応する要素は同一の符号を付けて示してある。第 1 7 の実施の形態と同一の部分については、以下の説明を省略する。

なお、この例でも図42のOFDMパケット通信用受信装置が受信するOFDM信号を送信する送信装置において、搬送波周波数とサンプリングクロックの周波数とが同期していることを想定している。また、図42のOFDMパケット通信用受信装置は、受信側における搬送波周波数とサンプリングクロックの周波数とが同期するように制御する。

図42に示す残留搬送波周波数誤差検出部4200には、位相回転量情報抽出回路1701および共通位相回転検出部4201が備わっており、共通位相回転検出部4201には、シンボル内平均回路4202、位相差分演算回路4203、遅延回路4204および時間方向移動平均回路4205が備わっている。

位相回転量情報抽出回路1701によって検出された位相回転量情報信号は、シンボル内平均回路4202に入力される。シンボル内平均回路4202は、位相回転量情報抽出回路1701から入力された位相回転量情報信号に対し、1 OFDMシンボル内で平均化処理を行う。シンボル平滑化回路4202から出力された平滑化後の位相回転量情報信号は位相差分演算回路4203に入力されるとともに遅延回路4204に入力される。遅延回路4204は、シンボル内平均回路4202から入力された平均化処理後の位相回転量情報信号を1 OFDMシンボル期間だけ遅延させて出力する。遅延回路4204によって1 OFDMシンボル分だけ遅延した各位相回転量情報信号は、位相差分演算回路4203に入力される。位相差分演算回路4203は、遅延回路4204から入力された1 OFDMシンボル分だけ遅延した各位相回転量情報信号に対するシンボル内平均回路4202から入力された位相回転量情報信号の位相差を検出して位相差分信号を1 OFDMシンボル毎に出力する。位

相差分演算回路4203から出力された位相差分信号は、時間方向移動平均回路4205に入力される。なお、この位相差分信号は、残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を1 OFDMシンボル毎に出力した信号になっている。時間方向移動平均回路4205は、位相差分演算回路4203から入力された位相差分信号を複数OFDMシンボルに渡って時間方向に移動平均処理を行い出力する。この移動平均処理によって、受信回路102において付加される熱雑音等の影響を抑制することができ、残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を精度良く得ることができる。時間方向移動平均回路4205から出力された移動平均処理後の残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量信号は、位相回転予測回路903に入力される。

すなわち、本例の装置は、従来の装置では実現が困難であったクロック周波数誤差による位相回転に対する高精度な補正処理を実現することができる。また、上述したようなクロック周波数誤差に対する補正処理はデジタル処理によって実現できるので、構成の複雑なアナログ補正回路を設ける必要が無く、消費電力の増加を抑制することができる。

産業上の利用可能性

以上説明したように本発明によれば、送信側装置のサンプリングクロック周波数と受信側装置のサンプリングクロック周波数との間にずれが存在する場合であっても簡易なデジタル回路によって高精度にOFDM信号を復調することができる。また、送受間の搬送波周波数にずれがある場合や受信信号に位相雑音が付加されている場合であっても簡易な回路によって小さな処理遅延で高精度にOF

D M 信号を復調することができる。さらに、受信側装置において受信信号に熱雑音が付加される場合であっても、簡易な回路によって伝送効率を低下させずに伝送品質の劣化を抑制することができる。

また、チャネル推定結果を利用して重み付けを行いさらに平滑化を行った情報を用いて同期検波後の各サブキャリア信号の位相回転を検出することにより、フェージングや熱雑音等の影響を受けにくくなる。

また、既知信号であるパイロット信号を利用してクロック周波数誤差による位相回転量あるいは位相回転累積量を検出することにより、位相回転を検出する回路の構成が簡略化される。

請 求 の 範 囲

1. OFDM信号を受信して所定の受信処理を行う受信手段（102）と、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行う同期処理手段（103）と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された受信信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段（105）と、

前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段（106）と、

前記チャネル推定手段によって得られたチャネル特性の推定結果を用いて前記フーリエ変換手段によって分離されたサブキャリア信号に対し同期検波処理を行い検波信号を出力する同期検波手段（107）とを備えるOFDMパケット通信用受信装置において、

前記同期検波手段によって出力された検波信号のうち全てあるいは一部の検波信号を用いて送信側と受信側の間のクロック周波数誤差による位相回転量あるいは位相回転累積量を検波信号（R1、R2）の位相と基準信号（S1～S16）の位相との差により検出し、クロック周波数誤差（ $f_{RCLK} - f_{TCLK}$ ）による各サブキャリア信号の位相回転情報（ $\Delta\theta$ ）を生成するクロック周波数誤差推定手段（100）と、

前記クロック周波数誤差推定手段から出力されたクロック周波数誤差に応じた情報に基づいて、前記同期検波手段から出力された検波信号に対してクロック周波数誤差による位相回転を補正する位相回転補正手段（109）と

を備え、該位相回転補正手段（109）の出力をシンボル毎に識別することを特徴とするOFDMパケット通信用受信装置。

2. 請求項1のOFDMパケット通信用受信装置において、

前記クロック周波数誤差推定手段が、前記チャネル推定手段によって推定されたチャネル特性から得られる各サブキャリア信号の品質情報に基づいて前記同期検波手段から出力された全てあるいは一部の検波信号の基準信号からの位相回転量情報に対して重み付けするとともに、時間方向に平滑化を行い、重み付けおよび平滑化された該位相回転量情報に基づいてクロック周波数誤差による位相回転量あるいは位相回転累積量を検出すること

を特徴とするOFDMパケット通信用受信装置。

3. 請求項1のOFDMパケット通信用受信装置において、

前記クロック周波数誤差推定手段は前記同期検波手段から出力される検波信号に含まれるパイロット信号に相当する信号成分のクロック周波数誤差による位相回転量あるいは位相回転累積量を検出すること

を特徴とするOFDMパケット通信用受信装置。

4. 請求項1のOFDMパケット通信用受信装置において、

前記クロック周波数誤差推定手段が、前記チャネル推定手段によって推定されたチャネル特性から得られる各サブキャリア信号の品質情報に基づいて前記同期検波手段から出力される検波信号に含まれるパイロット信号に相当する信号の基準信号からの位相回転量情報に対して重み付けするとともに、時間方向に平滑化を行い、重み付け及び平滑化された該位相回転量情報に基づいてクロック周波数誤差による位相回転量あるいは位相回転累積量を検出すること

を特徴とするOFDMパケット通信用受信装置。

5. OFDM信号を受信して所定の受信処理を行う受信手段と、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行う同期処理手段と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された受信信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段とを備えるOFDMパケット通信用受信装置において、

前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、

前記チャネル推定手段によって得られたチャネル特性の推定結果に基づき、前記フーリエ変換手段によって分離されたサブキャリア信号に対して同期検波処理を行い検波信号を出力する同期検波手段と、

前記同期検波手段が出力する検波信号に対してクロック周波数誤差により生じる位相回転を補正する位相回転補正手段と、

前記位相回転補正手段から出力される位相回転補正後の検波信号のうち全てあるいは一部の信号に基づいてクロック周波数誤差による位相回転量を検出し、クロック周波数誤差による各サブキャリア信号の位相回転情報を生成してこの位相回転情報を前記位相回転補正手段に与えるクロック周波数誤差推定手段と

を備えたことを特徴とするOFDMパケット通信用受信装置。

6. 請求項5のOFDMパケット通信用受信装置において、

前記クロック周波数誤差推定手段が、前記チャネル推定手段によって推定されたチャネル特性から得られる各サブキャリア信号の品

質情報に基づいて前記同期検波手段から出力される全てあるいは一部の検波信号の基準信号からの位相回転量情報に対して重み付けするとともに、時間方向に対して平滑化を行い、重み付けおよび平滑化された該位相回転量情報に基づいてクロック周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

7. 請求項5に記載のOFDMパケット通信用受信装置において

前記クロック周波数誤差推定手段が、前記位相回転補正手段から出力される位相回転補正後の検波信号に含まれるパイロット信号に相当する信号成分に基づいて、クロック周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

8. 請求項5のOFDMパケット通信用受信装置において、

前記クロック周波数誤差推定手段が、前記チャネル推定手段によって推定されたチャネル特性から得られる各サブキャリア信号の品質情報に基づいて、前記位相回転補正手段から出力される位相回転補正後の検波信号に含まれるパイロット信号に相当する信号の基準信号からの位相回転量情報に対して重み付けするとともに、時間方向に対して平滑化を行い、重み付けおよび平滑化された該位相回転量情報に基づいて、クロック周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

9. OFDM信号を受信して所定の受信処理を行う受信手段と、前記受信手段が出力する受信信号に対してタイミング同期処理およ

び搬送波周波数同期処理を行い同期後の信号および搬送波周波数誤差情報を入力する同期処理手段と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段とを備えたOFDMパケット通信用受信装置において、

前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、

前記チャネル推定手段によって得られたチャネル特性の推定結果を用いて前記フーリエ変換手段によって分離されたサブキャリア信号に対し同期検波処理を行い検波信号を入力する同期検波手段と、

前記同期検波手段から出力される検波信号の全てあるいは一部の検波信号の残留搬送波周波数誤差による位相回転量を検出し、残留搬送波周波数誤差情報を生成する残留搬送波周波数誤差推定手段と、

前記同期処理手段から出力される搬送波周波数誤差情報と前記残留搬送波周波数誤差推定手段から出力される残留搬送波周波数誤差情報とに基づいて、前記同期検波手段から出力される検波信号のクロック周波数誤差による位相回転量を予測し位相回転情報を生成する位相回転予測手段と、

前記位相回転予測手段から出力される位相回転情報に基づいて、前記同期検波手段から出力される検波信号に対しクロック周波数誤差により生じる位相回転を補正する位相回転補正手段とを備えたことを特徴とするOFDMパケット通信用受信装置。

10. 請求項9のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記チャネル推定手段に

よって推定されたチャネル特性から得られる各サブキャリア信号の品質情報に基づいて、前記同期検波手段から出力される全てあるいは一部の検波信号の基準信号点からの位相回転量情報に対して重み付けするとともに、時間方向に平滑化を行い、重み付けおよび平滑化された該位相回転量情報に基づいて残留搬送波周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

11. 請求項9のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記同期検波手段から出力される検波信号のうちパイロット信号に相当する信号成分に基づいて残留搬送波周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

12. 請求項9のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記同期検波手段から出力される検波信号のうちパイロット信号に相当する信号の基準信号からの位相回転量情報に対して、前記チャネル推定手段によって推定されたチャネル特性から得られる各サブキャリア信号の品質情報に基づいて重み付けするとともに時間方向に平滑化を行い、重み付けおよび平滑化された該位相回転量情報に基づいて残留搬送波周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

13. OFDM信号を受信して所定の受信処理を行う受信手段と、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行い同期後の信号および搬送波周波数誤差情報を出力する同期処理手段と、前記同期処理手段によってタ

イミング同期処理および搬送波周波数同期処理された信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段とを備えたOFDMパケット通信用受信装置において、

前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、

前記チャネル推定手段から得られるチャネル特性の推定結果を用いて前記フーリエ変換手段により分離されたサブキャリア信号に対し同期検波処理を行い検波信号を出力する同期検波手段と、

前記同期処理手段から出力される搬送波周波数誤差情報を用いて各サブキャリア信号のクロック周波数誤差による位相回転を予測し位相回転情報を生成する第一の位相回転予測手段と、

前記第一の位相回転予測手段から出力される位相回転情報を用いて前記同期検波手段から出力される検波信号に対しクロック周波数誤差により生じる位相回転を補正する第一の位相回転補正手段と、

前記第一の位相回転補正手段から出力される位相回転補正後の信号の全てあるいは一部の検波信号の残留搬送波周波数誤差による位相回転量を検出し残留搬送波周波数誤差情報を生成する残留搬送波周波数誤差推定手段と、

前記残留搬送波周波数誤差推定手段から出力される残留搬送波周波数誤差情報を用いて前記第一の位相回転補正手段から出力される検波信号のクロック周波数誤差による残留位相回転量を予測し残留位相回転情報を生成する第二の位相回転予測手段と、

前記第二の位相回転予測手段から出力される残留位相回転情報を用いて前記第一の位相回転補正手段から出力される位相回転補正後の信号に対しクロック周波数誤差により生じる残留位相回転を補正

する第二の位相回転補正手段と

を備えたことを特徴とするOFDMパケット通信用受信装置。

14. 請求項13のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記チャネル推定手段が推定したチャネル特性から得られる各サブキャリア信号の品質情報に基づいて、前記第一の位相回転補正手段から出力される位相回転補正後の全てあるいは一部の検波信号の基準信号からの位相回転量情報に対して重み付けするとともに、時間方向に平滑化を行い、重み付けおよび平滑化された該位相回転量情報から残留搬送波周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

15. 請求項13のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記第一の位相回転補正手段から出力される位相回転補正後の信号のうち、パイロット信号に相当する信号成分に基づいて残留搬送波周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

16. 請求項13のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記第一の位相回転補正手段から出力される位相回転補正後の検波信号のうち、パイロット信号に相当する信号の基準信号からの位相回転量情報に対して、前記チャネル推定手段が推定したチャネル特性から得られる各サブキャリア信号の品質情報に基づいて重み付けするとともに、時間方向に検波信号の平滑化を行い、重み付けおよび平滑化された検波信号から残留搬送波周波数誤差による位相回転量を検出すること

を特徴とするOFDMパケット通信用受信装置。

17. 請求項9あるいは請求項13に記載のOFDMパケット通信用受信装置において、

前記残留搬送波周波数誤差推定手段が、前記残留搬送波周波数誤差推定手段に入力される検波信号の全てあるいは一部の検波信号から位相回転量情報を抽出する位相回転量情報抽出手段と、

前記位相回転量情報抽出手段によって抽出される各検波信号の位相回転量情報に基づいて残留搬送波周波数誤差に起因する各サブキャリア信号に共通な位相回転量を検出する共通位相回転検出手段とを備えたことを特徴とするOFDMパケット通信用受信装置。

18. OFDM信号を受信して所定の受信処理を行う受信手段と、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行い同期後の信号を出力する同期処理手段と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段とを備えるOFDMパケット通信用受信装置において、

前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、

前記チャネル推定手段によって得られたチャネル特性の推定結果を用いて前記フーリエ変換手段によって分離されたサブキャリア信号に対し同期検波処理を行い検波信号を出力する同期検波手段と、

前記同期検波手段から出力される検波信号のうち全てあるいは一部の検波信号から位相回転量情報を抽出する位相回転量情報抽出手段と、

前記フーリエ変換手段によって分離された各サブキャリア信号のうち全てあるいは一部の検波信号の品質情報を抽出する品質情報抽出手段と、

前記品質情報抽出手段から得られた各検波信号の品質情報を各サブキャリア毎に時間方向に平滑化を行う品質情報平滑化手段と、

前記品質情報平滑化手段から得られる各検波信号の時間方向に平滑化された品質情報に基づいて前記位相回転量情報抽出手段から出力される位相回転量情報に対し重み付けを行う重み付け手段と、

前記重み付け手段によって重み付けされた各検波信号の位相回転量情報に基づいて前記同期検波手段から出力された検波信号の残留搬送波周波数誤差に起因する位相回転量を推定する共通位相回転検出手段と、

前記共通位相回転検出手段により推定された位相回転量に基づいて前記同期検波手段から出力される検波信号に対し位相補正を行う位相回転補正手段と

を設けたことを特徴とするOFDMパケット通信用受信装置。

19. 請求項18に記載のOFDMパケット通信用受信装置において、

前記共通位相回転検出手段が、

前記共通位相回転検出手段に入力される位相回転量情報に対して1OFDMシンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段によって出力される平均化処理された位相回転量情報を時間方向に移動平均処理する時間方向移動平均手段とから構成されることを特徴とするOFDMパケット通信用受信装置。

20. 請求項17あるいは請求項18に記載のOFDMパケット通信用受信装置において、

前記位相回転量情報抽出手段が、前記位相回転量情報抽出手段に入力される検波信号のうちパイロット信号に相当する検波信号を抽出するパイロット信号抽出手段と、前記パイロット信号抽出手段によって抽出された検波信号に対応する基準信号を出力する基準信号出力手段と、前記基準信号出力手段の出力する基準信号に基づいて前記パイロット信号抽出手段によって出力される検波信号に含まれる位相回転を検出する位相回転検出手段とで構成されることを特徴とするOFDMパケット通信用受信装置。

21. 請求項17あるいは請求項18に記載のOFDMパケット通信用受信装置において、

前記位相回転量情報抽出手段が、前記位相回転量情報抽出手段に入力される検波信号のうちあらかじめ定めた特定のOFDMシンボル内の検波信号を抽出する特定シンボル信号抽出手段と、前記特定シンボル信号抽出手段によって抽出された検波信号に対応する基準信号を出力する基準信号出力手段と、前記基準信号出力手段の出力する基準信号に基づいて前記特定シンボル信号抽出手段によって出力される検波信号に含まれる位相回転を検出する位相回転検出手段とで構成されることを特徴とするOFDMパケット通信用受信装置。

22. 請求項21に記載のOFDMパケット通信用受信装置において、

前記基準信号出力手段が、前記特定シンボル信号抽出手段が抽出する特定のOFDMシンボル内の検波信号を硬判定する硬判定手段

で構成されることを特徴とするOFDMパケット通信用受信装置。

23. 請求項20および請求項21のOFDMパケット通信用受信装置において、

前記位相回転検出手段が、逆変調を行うことにより位相回転を検出する逆変調手段で構成されることを特徴とするOFDMパケット通信用受信装置。

24. 請求項20および請求項21のOFDMパケット通信用受信装置において、

前記位相回転検出手段が、前記基準信号出力手段の出力する基準信号に基づいて符号反転制御を行うことにより位相回転を検出する符号反転制御手段で構成されることを特徴とするOFDMパケット通信用受信装置。

25. 請求項17に記載のOFDMパケット通信用受信装置において、

前記チャネル推定手段によって得られた各サブキャリアのチャネル特性の推定結果を用いて各サブキャリア信号の信号品質に応じた重み係数を演算する重み係数演算手段と、

前記重み係数手段により得られた各サブキャリアの重み係数に基づいて前記位相回転量情報抽出手段により出力される位相回転量情報に重み付けを行う重み付け手段を備え、

前記共通位相回転検出手段が、前記重み付け手段によって出力される各検波信号の位相回転量情報に基づいて残留搬送波周波数誤差に起因する各サブキャリア信号に共通な位相回転量を検出することを特徴とするOFDMパケット通信用受信装置。

26. OFDM信号を受信して所定の受信処理を行う受信手段と

、前記受信手段が出力する受信信号に対してタイミング同期処理および搬送波周波数同期処理を行い同期後の信号および搬送波周波数誤差情報を出力する同期処理手段と、前記同期処理手段によってタイミング同期処理および搬送波周波数同期処理された信号をフーリエ変換を用いて各サブキャリア毎の信号に分離するフーリエ変換手段とを備えたOFDMパケット通信用受信装置において、

前記フーリエ変換手段によって分離された各サブキャリア信号を用いてチャネル特性の推定を行うチャネル推定手段と、

前記チャネル推定手段によって得られた各サブキャリアのチャネル特性の推定結果を用いて前記フーリエ変換手段によって分離されたサブキャリア信号に対しサブキャリア毎に同期検波処理を行い検波信号を出力する同期検波手段と、

前記同期検波手段によって出力された検波信号からあらかじめ定められる少なくとも1つのOFDMシンボルに含まれる検波信号を抽出し出力する特定シンボル抽出手段と、

前記特定シンボル抽出手段によって抽出された検波信号を硬判定し判定結果を出力する硬判定手段と、

前記硬判定手段から出力された硬判定結果に基づいて前記特定シンボル抽出手段から出力された検波信号に含まれる位相回転を検出する第一の位相回転検出手段と、

前記チャネル推定手段によって得られた各サブキャリアのチャネル特性の推定結果を用いて各サブキャリア信号の信号品質に応じた重み係数を演算する重み係数演算手段と、

前記重み係数演算手段により得られた各サブキャリアの重み係数に基づいて前記第一の位相回転検出手段によって検出された位相回

転量に対し重み付けを行う重み付け手段と、

前記重み付け手段から出力される位相回転量情報に基づいて残留搬送波周波数誤差に起因する各サブキャリア信号に共通な位相回転量を検出する第一の共通位相回転検出手段と、

前記同期検波手段によって出力された検波信号からパイロット信号に相当する検波信号を抽出し出力するパイロット信号抽出手段と

前記パイロット信号抽出手段によって抽出された検波信号に対応する基準信号を出力する基準信号出力手段と、

前記基準信号出力手段の出力する基準信号に基づいて前記パイロット信号抽出手段によって出力される検波信号に含まれる位相回転量を検出する第二の位相回転検出手段と、

前記第二の位相回転検出手段から出力される位相回転量情報に基づいて残留搬送波周波数誤差に起因する各サブキャリア信号に共通な位相回転量を検出する第二の共通位相回転検出手段と、

前記第一の共通位相回転検出手段から出力される各サブキャリア信号に共通な位相回転量と前記第二の共通位相回転検出手段から出力される各サブキャリア信号に共通な位相回転量のうち前記同期検波手段から出力された検波信号のOFDMシンボル相当数に応じてどちらか一方を選択して出力する選択手段と、

前記選択手段によって選択された位相回転量に基づいて前記同期検波手段から出力された検波信号の残留搬送波周波数誤差に起因する位相回転量を推定する位相回転量推定手段と、

前記位相回転推定手段から出力される位相回転情報に基づいて、前記同期検波手段から出力される検波信号の位相回転を補正する位

相回転補正手段と

を備えたことを特徴とするOFDMパケット通信用受信装置。

27. 請求項26のOFDMパケット通信用受信装置において、

送信側装置および受信側装置ともに搬送波周波数とクロック周波数がそれぞれ同期しており、

前記同期処理手段から出力される搬送波周波数誤差情報と前記選択手段から出力される残留搬送波周波数誤差に起因する位相回転量情報に基づいて前記同期検波手段から出力される検波信号のクロック周波数誤差に起因する位相回転量を予測演算する位相回転予測手段を備え、

前記位相補正手段が、前記位相回転予測手段から出力される位相回転量に基づいて前記同期検波手段から出力される検波信号の位相回転を補正することを特徴とするOFDMパケット通信用受信装置。

28. 請求項25あるいは請求項26あるいは請求項27に記載のOFDMパケット通信用受信装置において、

前記フーリエ変換手段によって分離された各サブキャリア信号のうち全てあるいは一部の検波信号の品質情報を抽出する品質情報抽出手段と、

前記品質情報抽出手段から得られた各検波信号の品質情報を各サブキャリア毎に時間方向に平滑化を行う品質情報平滑化手段とを備え、

前記重み付け手段は前記品質情報平滑化手段から得られる各検波信号の時間方向に平滑化された品質情報に基づいて、入力される位相回転量情報に対し重み付けを行うことを特徴とするOFDMパケ

ット通信用受信装置。

29. 請求項18および請求項28のOFDMパケット通信用受信装置において、

前記品質情報平滑化手段が、

前記品質情報抽出手段によって得られた各検波信号の品質情報をサブキャリア毎に時間方向に移動平均化を行うことを特徴とするOFDMパケット通信用受信装置。

30. 請求項18および請求項28のOFDMパケット通信用受信装置において、

前記品質情報平滑化手段が、

前記品質情報抽出手段によって得られた各検波信号の品質情報をそれぞれ時間方向に積分するとともに該積分を行った信号数で除算を行うことを特徴とするOFDMパケット通信用受信装置。

31. 請求項18および請求項28のOFDMパケット通信用受信装置において、

前記品質情報平滑化手段が、

前記品質情報抽出手段によって得られた各検波信号の品質情報をそれぞれ時間方向に積分するとともに該積分を行った信号数が 2^N （N：自然数）で表される時にNビットのビットシフトにより除算を行うこと

を特徴とするOFDMパケット通信用受信装置。

32. 請求項25あるいは請求項28に記載のOFDMパケット通信用受信装置において、

前記位相回転予測手段によって生成される位相回転情報に基づい

て前記位相回転量情報抽出手段が出力する位相回転量情報に含まれるクロック周波数誤差による位相回転の補正を行うクロック周波数誤差低減手段を備え、

前記重み付け手段が、前記クロック周波数誤差低減手段によって位相回転補正された位相回転量情報に対して重み付けを行うことを特徴とするOFDMパケット通信用受信装置。

33. 請求項17あるいは請求項20に記載のOFDMパケット通信用受信装置において、

前記共通位相回転検出手段が、

前記位相回転情報抽出手段によって出力される位相回転量情報に対して1OFDMシンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情報に基づいてチャネル推定時からの位相回転の累積量を演算する位相回転累積値演算手段と、

前記位相回転累積値演算手段によって出力される位相回転の累積量を時間方向に移動平均処理する時間方向移動平均手段と、

前記時間方向移動平均手段によって移動平均処理される位相回転の累積値を該累積を行ったシンボル数から前記時間方向移動平均手段における移動平均処理により生じる遅延シンボル数を差し引いた数で除算を行い残留搬送波周波数誤差に起因する1OFDMシンボルあたりの位相回転量を演算する除算手段と

を備えたことを特徴とするOFDMパケット通信用受信装置。

34. 請求項26あるいは請求項27に記載のOFDMパケット通信用受信装置において、

前記第二の共通位相回転検出手段が、

前記第二の位相回転検出手段によって出力される位相回転量情報に対して1 OFDMシンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情報に基づいてチャネル推定時からの位相回転の累積量を演算する位相回転累積値演算手段と、

前記位相回転累積値演算手段によって出力される位相回転の累積量を時間方向に移動平均処理する時間方向移動平均手段と、

前記時間方向移動平均手段によって移動平均処理される位相回転の累積値を該累積を行ったシンボル数から前記時間方向移動平均手段における移動平均処理により生じる遅延シンボル数を差し引いた数で除算を行い残留搬送波周波数誤差に起因する1 OFDMシンボルあたりの位相回転量を演算する除算手段と

を備えたことを特徴とするOFDMパケット通信用受信装置。

35. 請求項33あるいは請求項34に記載のOFDMパケット通信用受信装置において、

前記位相回転累積値演算手段が、前記シンボル内平均手段によって平均化処理される位相回転量情報を1 OFDMシンボル分遅延させる遅延手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情報と前記遅延手段によって1 OFDMシンボル分遅延した位相回転量情報の差分を演算して1 OFDMシンボル毎の位相回転量を演算する位相差分演算手段と、

前記位相差分演算手段によって得られる1シンボル毎の位相回転

量を 1 OFDM シンボル毎に積分して出力する積分手段と
で構成されることを特徴とする OFDM パケット通信用受信装置。

36. 請求項 17 に記載の OFDM パケット通信用受信装置において、

前記共通位相回転検出手段が、

前記共通位相回転検出手段に入力される位相回転量情報に対して
1 OFDM シンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情
報を 1 OFDM シンボル分遅延させる遅延手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情
報と前記遅延手段によって 1 OFDM シンボル分遅延した位相回転
量情報の差分を演算して 1 OFDM シンボル毎の位相回転量を演算
する位相差分演算手段と、

前記位相差分演算手段によって出力される 1 OFDM シンボル毎
の位相回転量を時間方向に移動平均処理する時間方向移動平均手段
と

を備えたことを特徴とする OFDM パケット通信用受信装置。

37. 請求項 33 あるいは請求項 34 に記載の OFDM パケット
通信用受信装置において、

前記除算手段が、

前記除算手段が除算する数が 2^N (N: 自然数) で表される時に
N ビットのビットシフトにより除算を行うこと
を特徴とする OFDM パケット通信用受信装置。

38. 請求項 18 に記載の OFDM パケット通信用受信装置にお
いて、

前記共通位相回転検出手段が、

前記重み付け手段によって重み付けされる位相回転量情報に基づいてチャネル推定時からの位相回転の累積量を演算する位相回転累積値演算手段と、

前記位相回転累積値演算手段から出力される位相回転の累積量に対して 1 O F D M シンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段から出力される平均化処理された位相回転累積量を時間方向に移動平均処理する時間方向移動平均手段と、

前記時間方向移動平均手段から出力される移動平均後の位相回転累積量を該累積を行ったシンボル数から前記時間方向移動平均手段における移動平均処理により生じる遅延シンボル数を差し引いた数で除算を行い残留搬送波周波数誤差に起因する 1 O F D M シンボルあたりの位相回転量を算出する除算手段と、

前記除算手段から出力される残留搬送波周波数誤差に起因する 1 O F D M シンボルあたりの位相回転量に基づいて前記時間方向移動平均手段から出力される移動平均後の位相回転累積量に含まれる時間方向移動平均処理に起因する処理遅延による位相誤差を補正する遅延補正手段と

から構成されることを特徴とする O F D M パケット通信用受信装置

。

39. 請求項 34 あるいは請求項 38 に記載の O F D M パケット通信用受信装置において、

前記除算手段が、前記位相回転累積値演算手段が累積を行った信号数が 2^N (N : 自然数) で表される時に N ビットのビットシフト

により除算を行うこと

を特徴とするOFDMパケット通信用受信装置。

40. 請求項18に記載のOFDMパケット通信用受信装置において、

前記共通位相回転検出手段が、

前記重み付け手段によって重み付けされた位相回転量情報に対して1OFDMシンボル内で平均化処理を行うシンボル内平均手段と

前記シンボル内平均手段から出力される平均化処理された位相回転累積量に基づいて残留搬送波周波数誤差による1OFDMシンボルあたりの位相回転量を演算する単位量演算手段と、

前記単位量演算手段から出力される残留搬送波周波数誤差による1OFDMシンボルあたりの位相回転量に基づいて前記同期検波手段から出力される各検波信号の残留搬送波周波数誤差による位相回転量を推定する位相回転量推定手段と
から構成されることを特徴とするOFDMパケット通信用受信装置。

41. 請求項40に記載のOFDMパケット通信用受信装置において、

前記チャネル推定手段によって得られた各サブキャリアのチャネル特性の推定結果を用いて各サブキャリア信号の信号品質に応じた重み係数を演算する重み係数演算手段を備え、

前記重み付け手段が、前記重み係数演算手段により得られた品質情報に基づいて前記位相回転量情報抽出手段から出力される位相回転量情報に対し重み付けを行うこと

を特徴とするOFDMパケット通信用受信装置。

42. 請求項40あるいは請求項41に記載のOFDMパケット通信用受信装置において、

前記重み付け手段から出力される信号がベクトル信号である場合に、

前記シンボル内平均手段が、前記重み付け手段によって重み付けされた位相回転量情報ベクトル信号を1OFDMシンボル内でベクトル和演算することにより位相成分を平均化処理するシンボル内ベクトル和演算手段と、前記シンボル内ベクトル和演算手段から出力されるベクトル和の位相を検出するベクトル位相検出手段とから構成されること

を特徴とするOFDMパケット通信用受信装置。

43. 請求項33に記載のOFDMパケット通信用受信装置において、

前記除算手段から出力される残留搬送波周波数誤差に起因する1OFDMシンボルあたりの位相回転量に基づいて前記時間方向移動平均手段によって移動平均される位相回転の累積値に含まれる時間方向移動平均処理に起因する処理遅延による位相誤差を補正する遅延補正手段と、

前記遅延手段から出力される遅延補正後の位相回転の累積量と、前記位相回転予測手段から出力されるクロック周波数誤差により生じる位相回転量を加算する加算手段とを備え、

前記位相回転補正手段が、前記加算手段から入力される出力信号に基づいてクロック周波数誤差、残留搬送波周波数誤差により生じる位相回転を補正すること

を特徴とするOFDMパケット通信用受信装置。

44. 請求項26あるいは請求項27のOFDMパケット通信用受信装置において、

前記第一の共通位相回転検出手段が、

前記重み付け手段によって重み付けされた位相回転量情報に対して1OFDMシンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段から出力される平均化処理された位相回転累積量に基づいて残留搬送波周波数誤差による1OFDMシンボルあたりの位相回転量を演算する単位量演算手段とで構成されることを特徴とするOFDMパケット通信用受信装置。

45. 請求項26あるいは請求項27に記載のOFDMパケット通信用受信装置において、

前記第一の位相回転検出手段が、逆変調を行うことにより位相回転を検出する逆変調手段で構成されることを特徴とするOFDMパケット通信用受信装置。

46. 請求項26あるいは請求項27に記載のOFDMパケット通信用受信装置において、

前記第一の位相回転検出手段が、前記硬判定手段の出力する硬判定結果に基づいて符号反転制御を行うことにより位相回転を検出する符号反転制御手段で構成されることを特徴とするOFDMパケット通信用受信装置。

47. 請求項26あるいは請求項27に記載のOFDMパケット通信用受信装置において、

前記重み係数演算手段により得られた各サブキャリアの重み係数

を用いて前記第二の位相回転検出手段によって検出された位相回転量に対し重み付けを行う第二の重み付け手段を備えたことを特徴とするOFDMパケット通信用受信装置。

48. 請求項47に記載のOFDMパケット通信用受信装置において、

前記位相回転予測手段によって生成される位相回転情報に基づいて前記第二の位相回転検出手段が出力する位相回転量情報に含まれるクロック周波数誤差による位相回転の補正を行うクロック周波数誤差低減手段を備え、

前記第二の重み付け手段が、前記クロック周波数誤差低減手段によって位相回転補正された位相回転量情報に重み付けを行うことを特徴とするOFDMパケット通信用受信装置。

49. 請求項26あるいは請求項27に記載のOFDMパケット通信用受信装置において、

前記重み付け手段から出力される信号がベクトル信号である場合に、

前記シンボル内平均手段が、前記重み付け手段によって重み付けされた位相回転量情報ベクトル信号を1OFDMシンボル内でベクトル和演算することにより位相成分を平均化処理するシンボル内ベクトル和演算手段と、前記シンボル内ベクトル和演算手段から出力されるベクトル和の位相を検出するベクトル位相検出手段とから構成されること

を特徴とするOFDMパケット通信用受信装置。

50. 請求項34に記載のOFDMパケット通信用受信装置において、

前記選択手段から出力される残留搬送波周波数誤差に起因する 1 OFDM シンボルあたりの位相回転量に基づいて前記時間方向移動平均手段によって移動平均される位相回転の累積値に含まれる時間方向移動平均処理に起因する処理遅延による位相誤差を補正する遅延補正手段と、

前記遅延手段から出力される遅延補正後の位相回転の累積量と、前記位相回転予測手段から出力されるクロック周波数誤差により生じる位相回転量を加算する加算手段とを備え、

前記位相回転補正手段が、前記加算手段から入力される出力信号に基づいてクロック周波数誤差、残留搬送波周波数誤差により生じる位相回転を補正すること

を特徴とする OFDM パケット通信用受信装置。

51. 請求項 26 あるいは請求項 27 に記載の OFDM パケット通信用受信装置において、

前記第二の共通位相回転検出手段が、

前記第二の共通位相回転検出手段に入力される位相回転量情報に対して 1 OFDM シンボル内で平均化処理を行うシンボル内平均手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情報を 1 OFDM シンボル分遅延させる遅延手段と、

前記シンボル内平均手段によって平均化処理される位相回転量情報と前記遅延手段によって 1 OFDM シンボル分遅延した位相回転量情報の差分を演算して 1 OFDM シンボル毎の位相回転量を演算する位相差分演算手段と、

前記位相差分演算手段によって出力される 1 OFDM シンボル毎

の位相回転量を時間方向に移動平均処理する時間方向移動平均手段と

を備えたことを特徴とするOFDMパケット通信用受信装置。

THIS PAGE BLANK (USPTO)

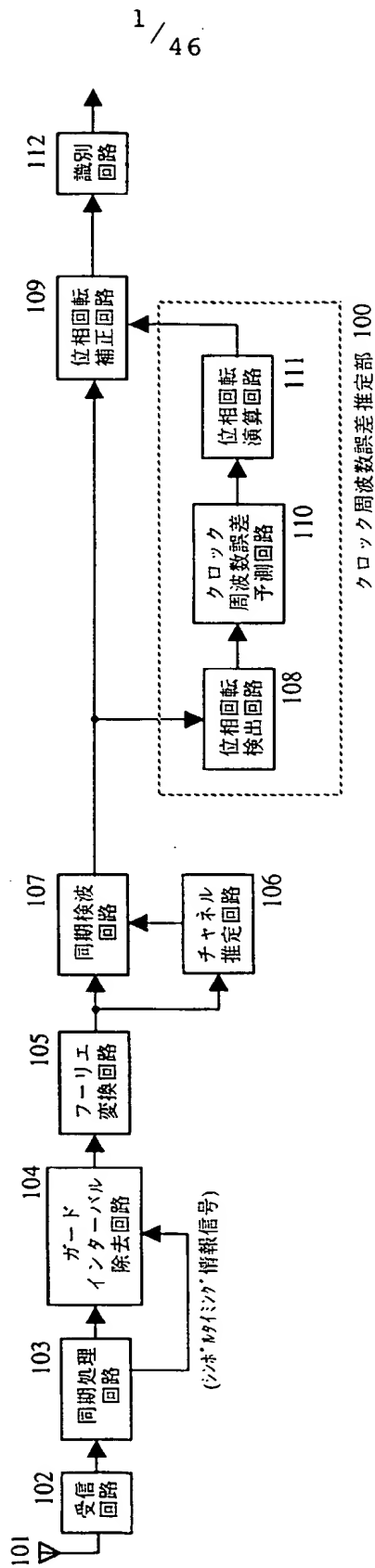


図 1

THIS PAGE BLANK (USPTO)

2 / 46

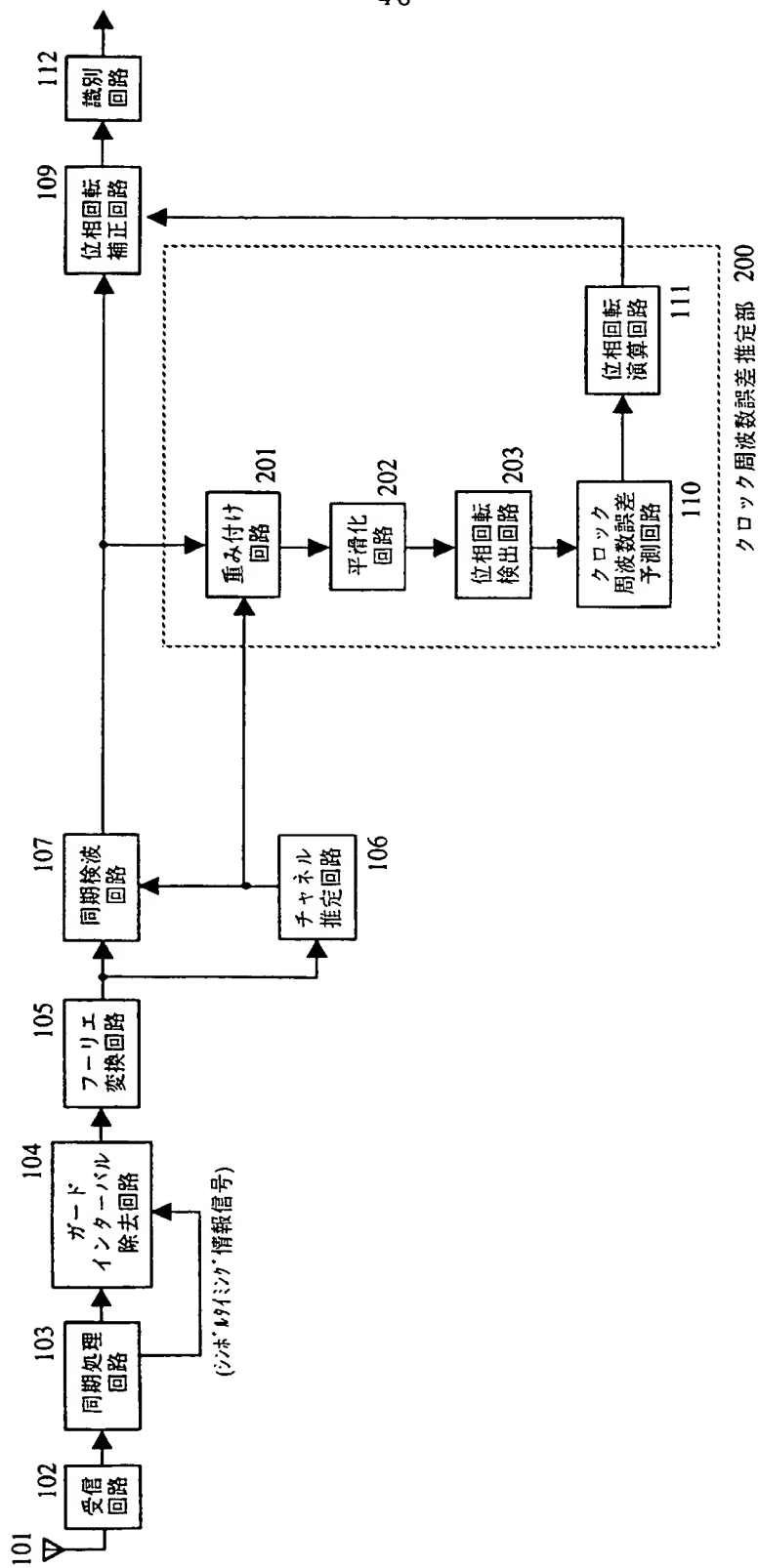


図 2

THIS PAGE BLANK (USPTO)

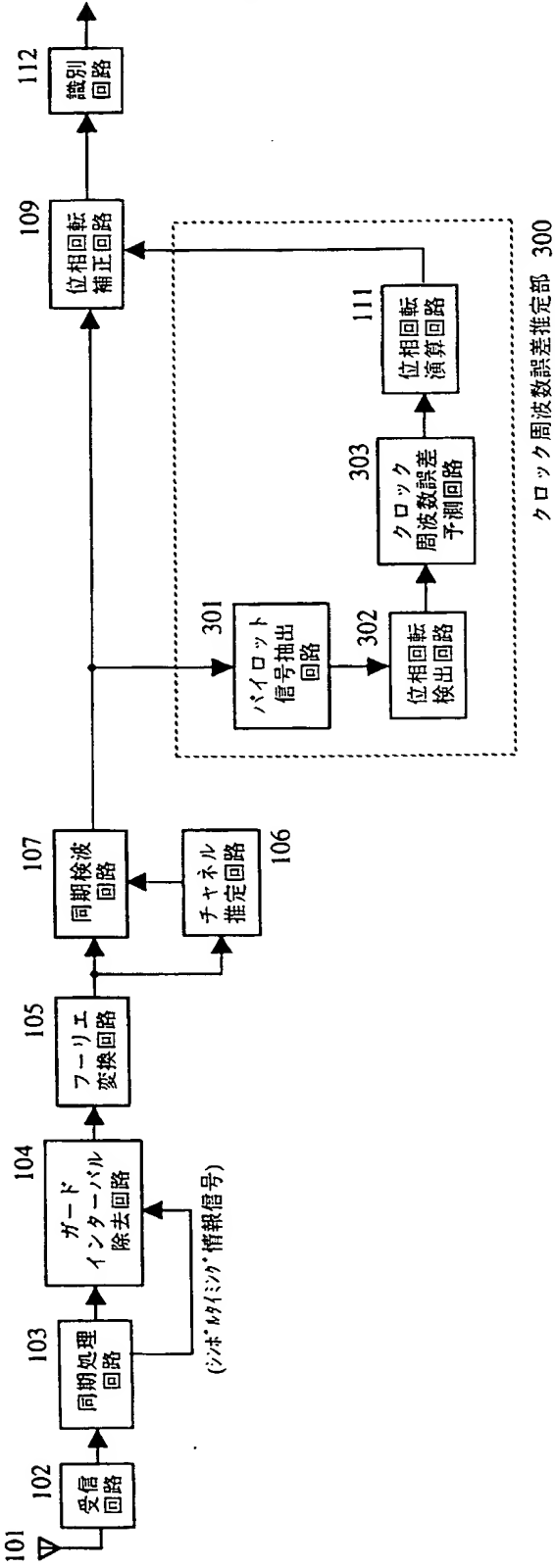


図 3

THIS PAGE BLANK (USPTO)

4 / 46

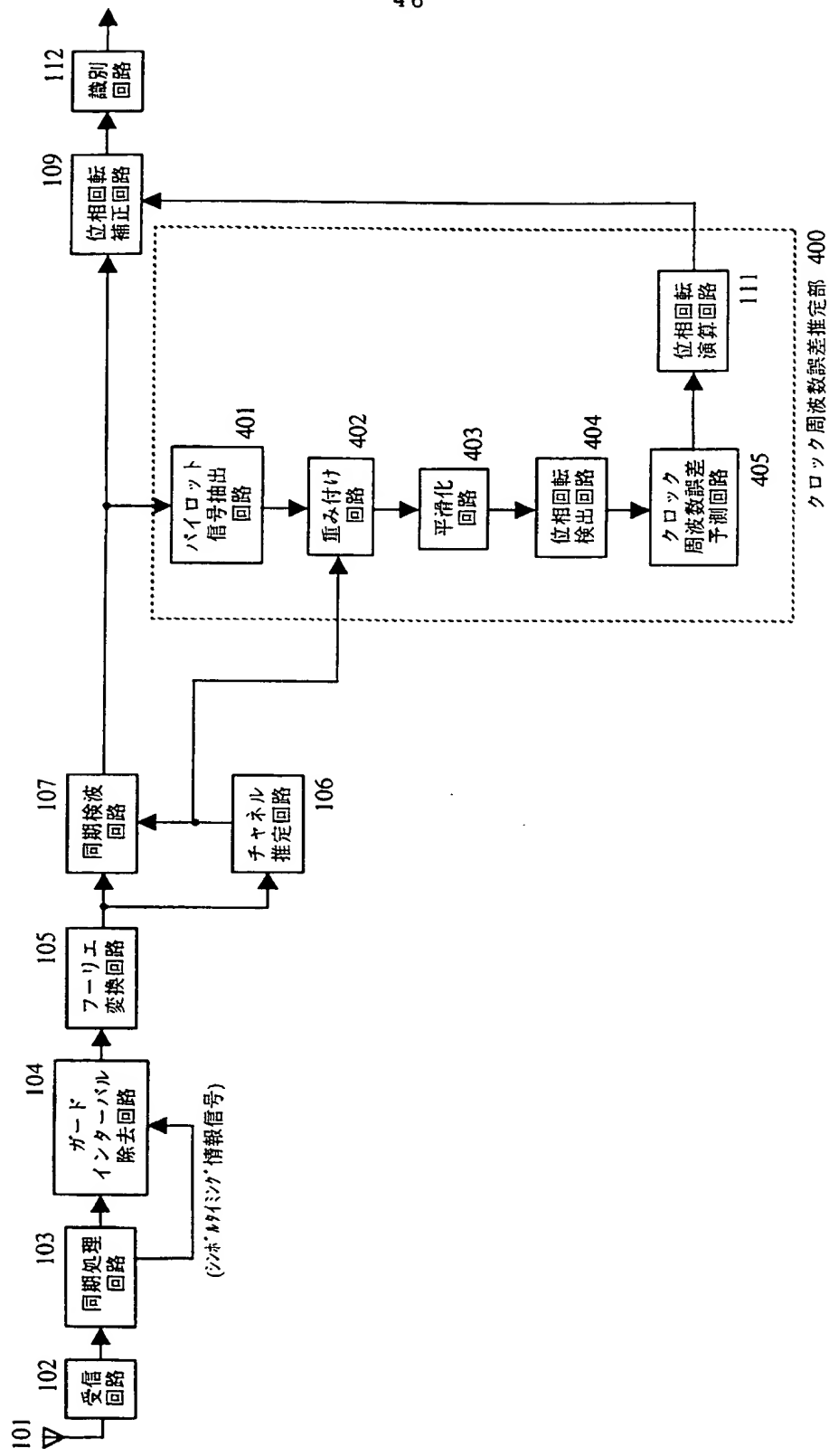


図 4

THIS PAGE BLANK (USPTO)

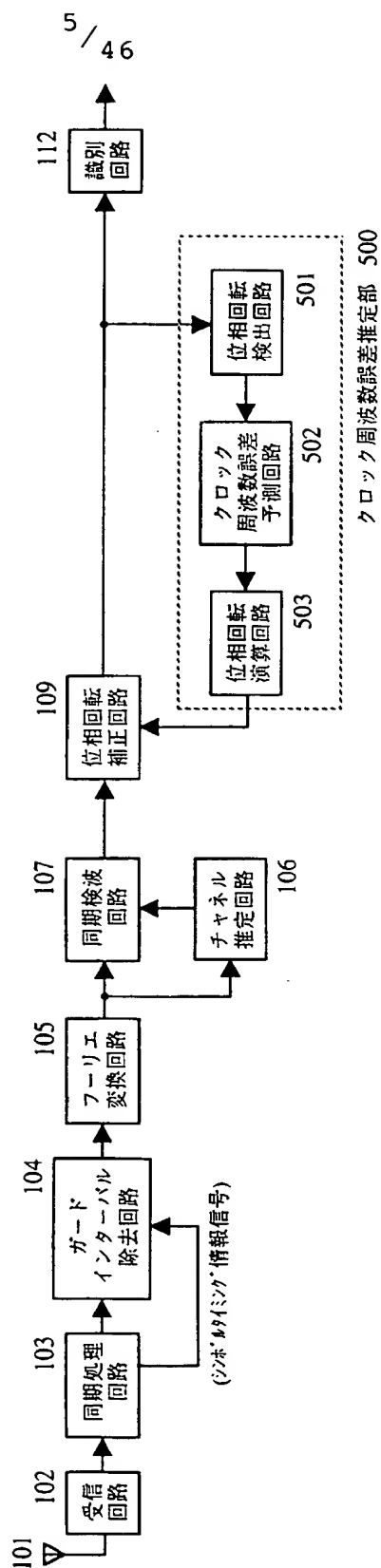


図 5

THIS PAGE BLANK (USPTO)

6 / 46

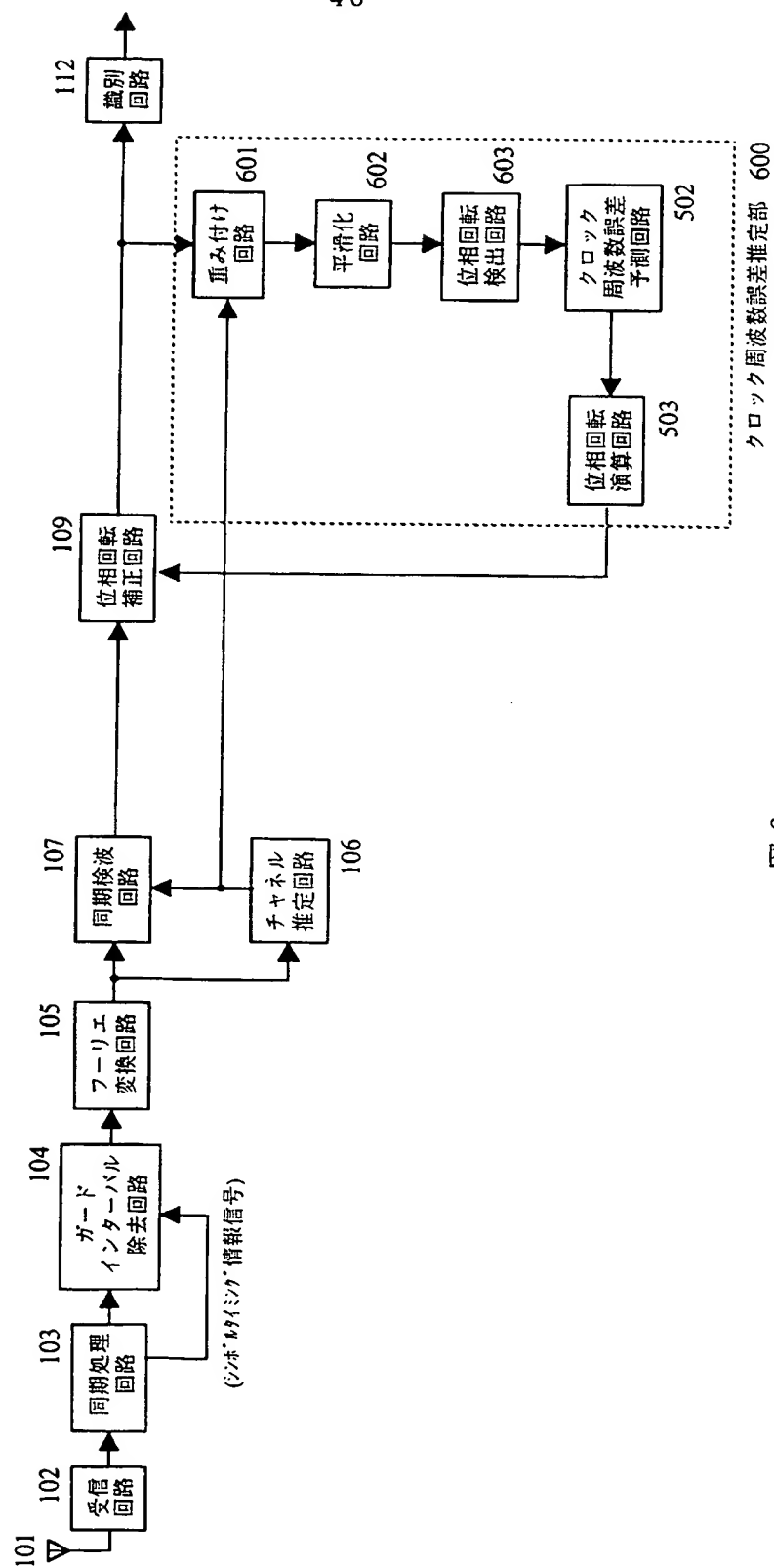


図 6

THIS PAGE BLANK (USPTO)

7 / 46

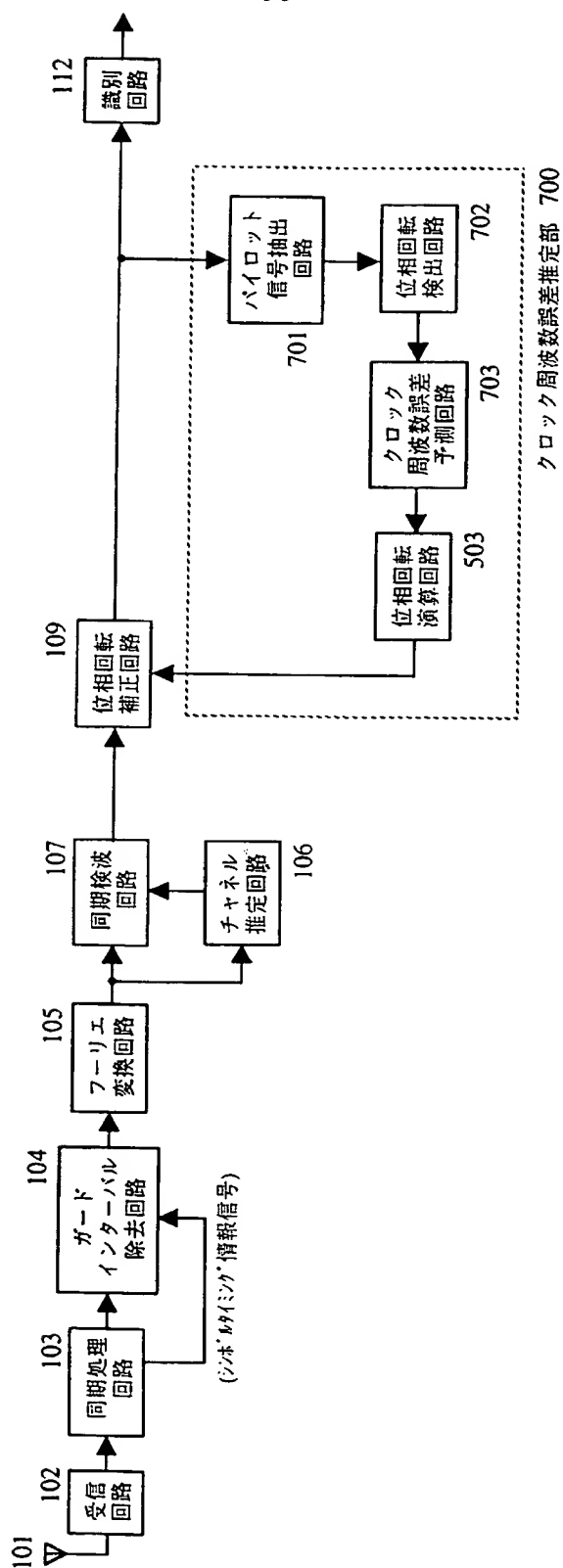


図 7

THIS PAGE BLANK (USPTO)

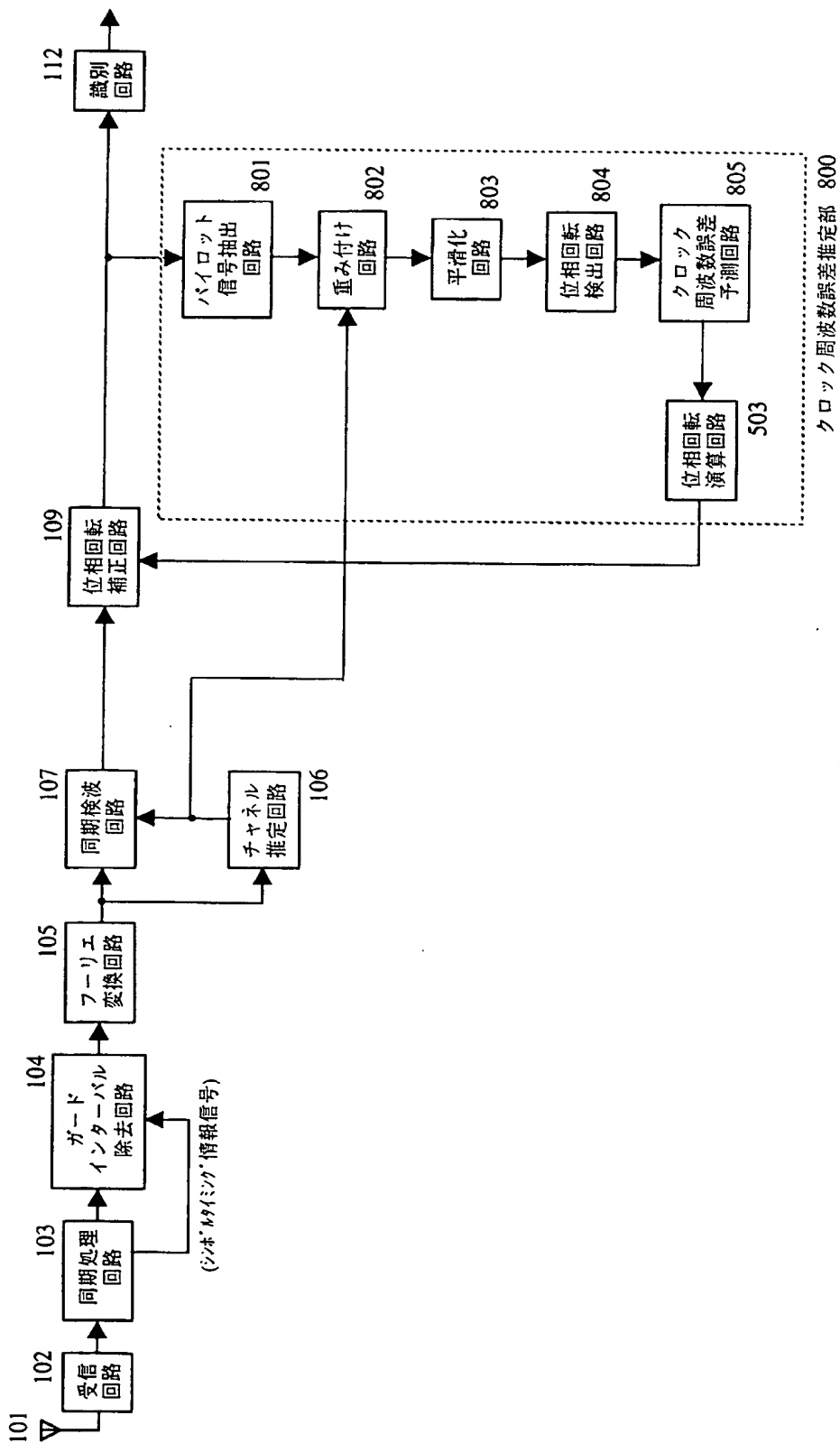
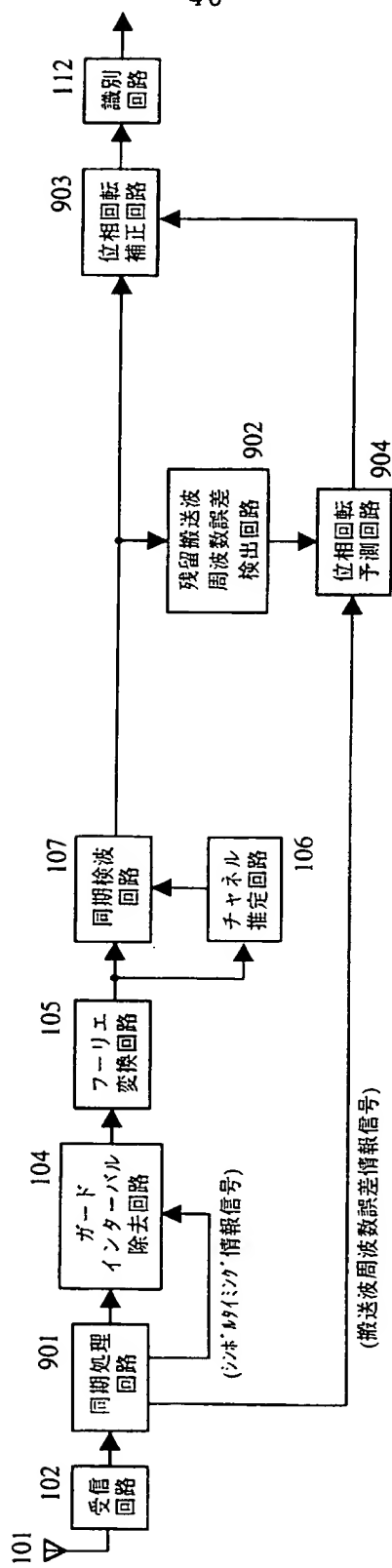


図 8

THIS PAGE BLANK (USPTO)



9
☒

THIS PAGE BLANK (USPTO)

10 / 46

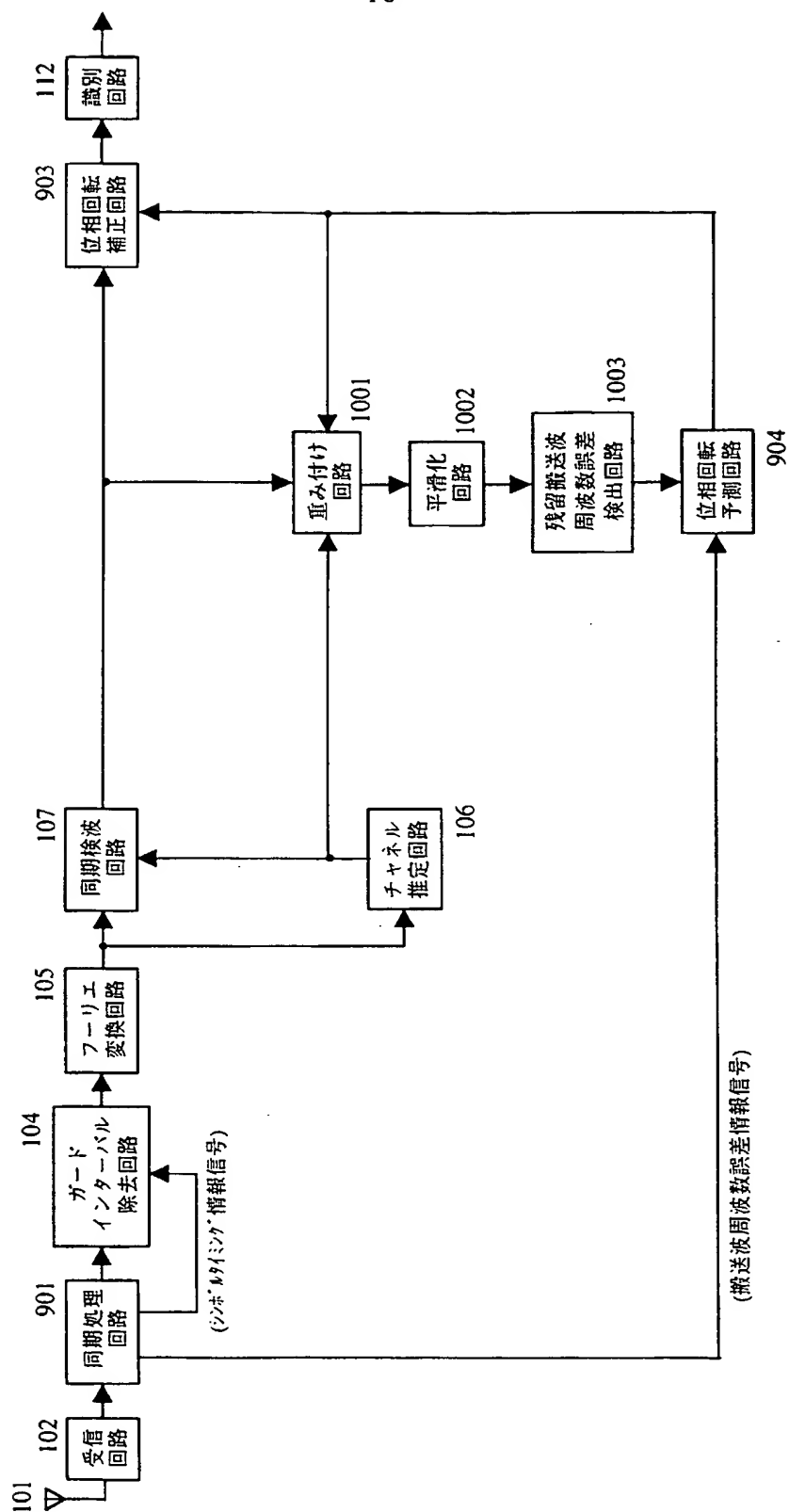
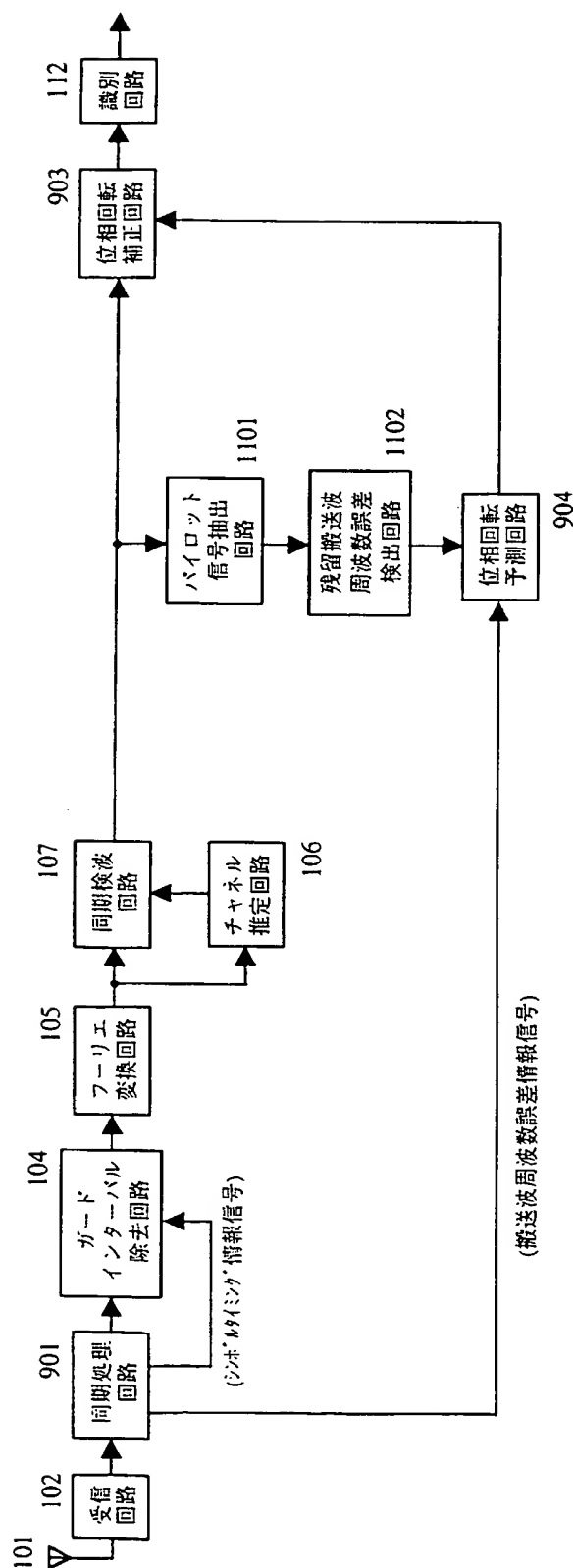


図 10

THIS PAGE BLANK (USPTO)

11 / 46



THIS PAGE BLANK (USPTO)

12/46

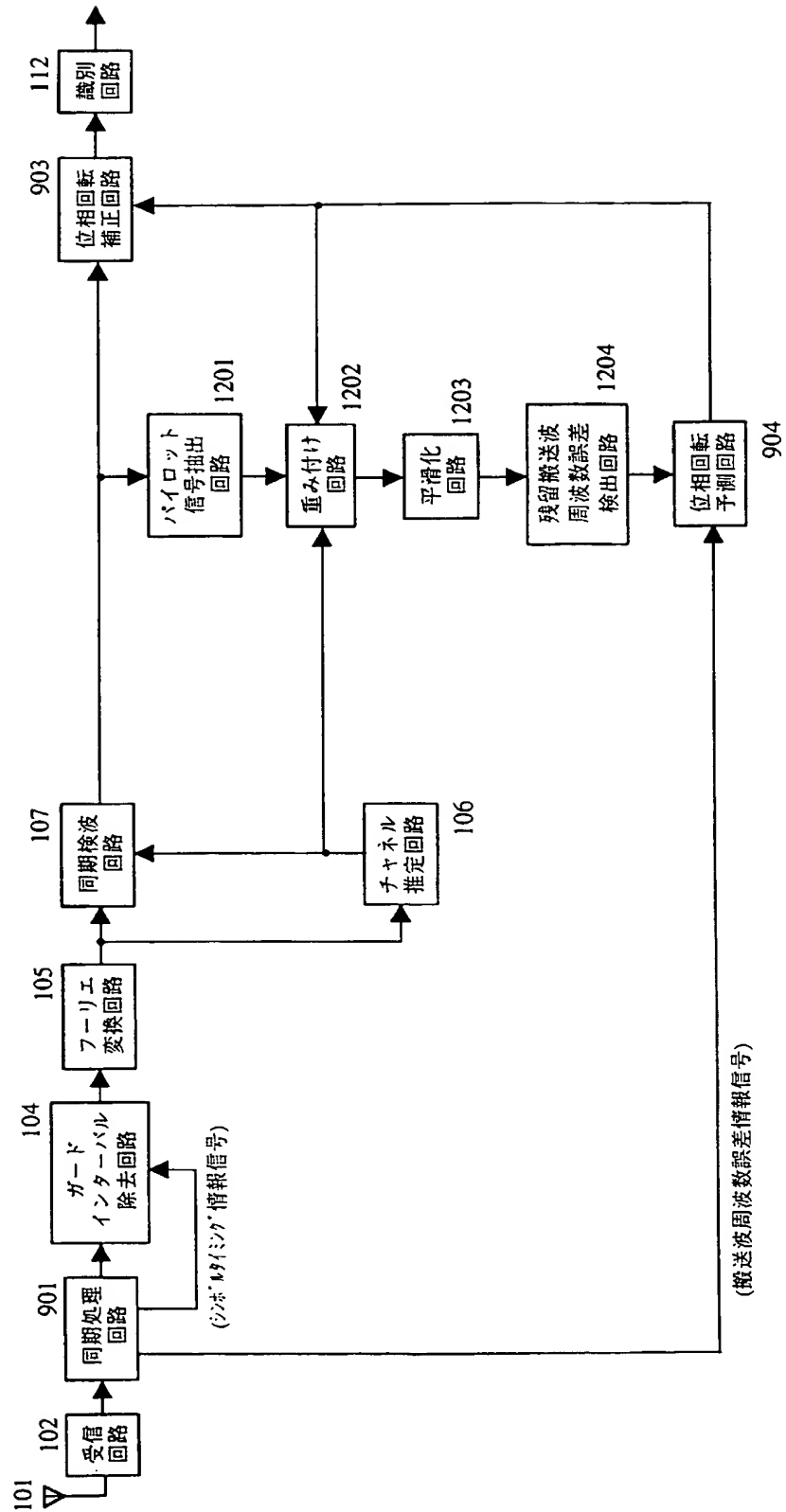


図 12

THIS PAGE BLANK (USPTO)

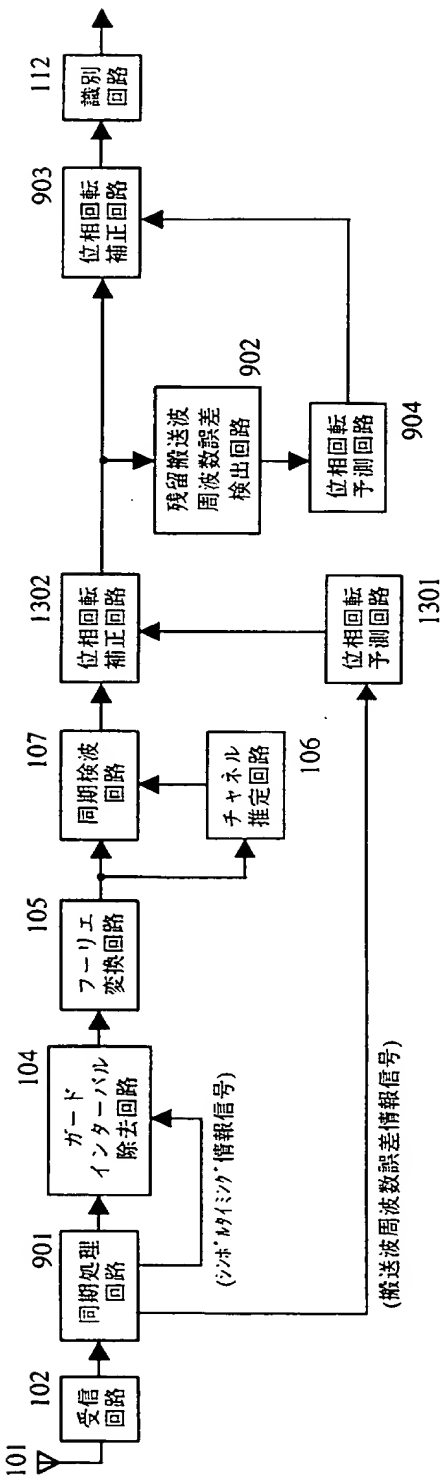


図 13

THIS PAGE BLANK (USPTO)

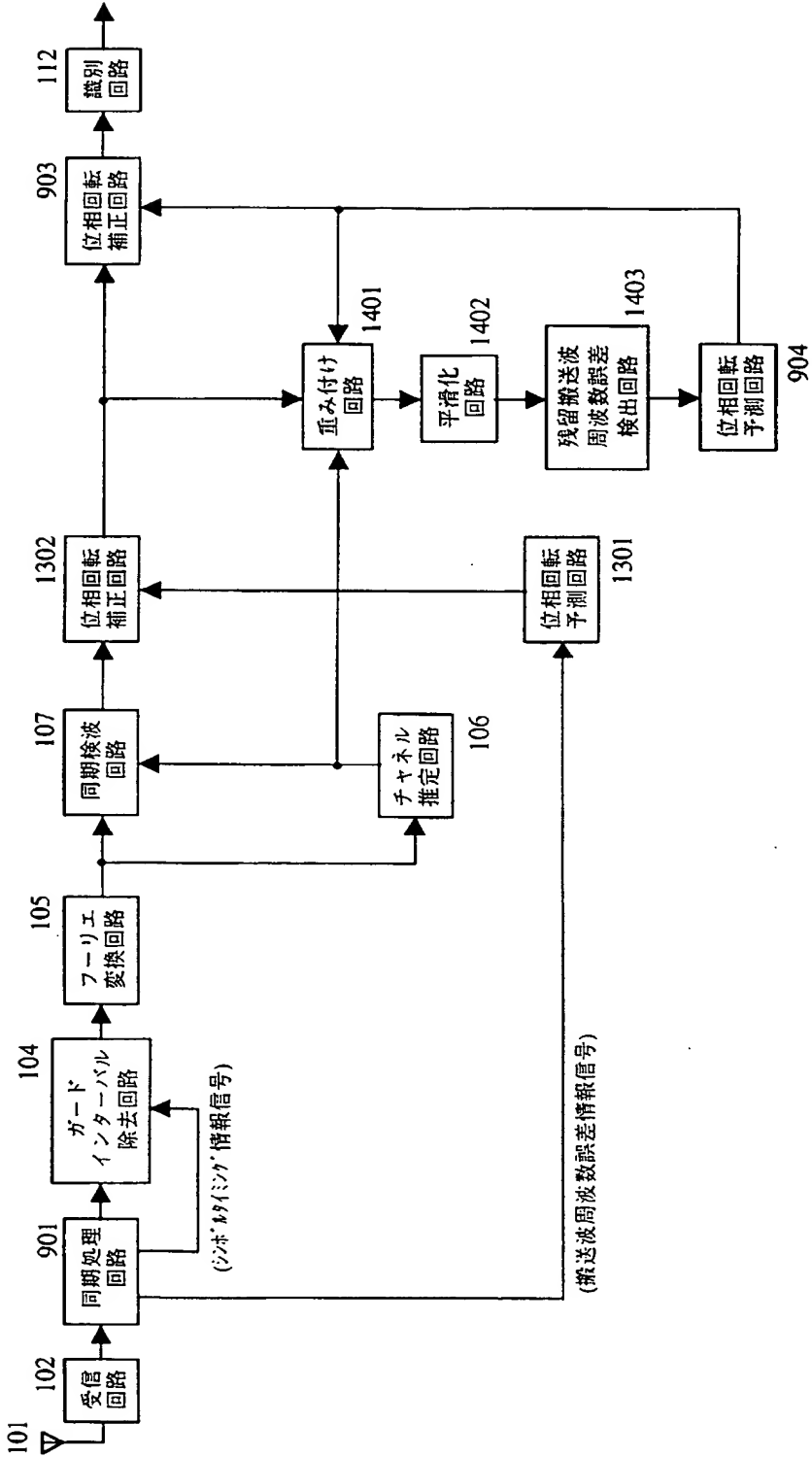


図 14

THIS PAGE BLANK (USPTO)

THIS PAGE BLANK (USPTO)

16 / 46

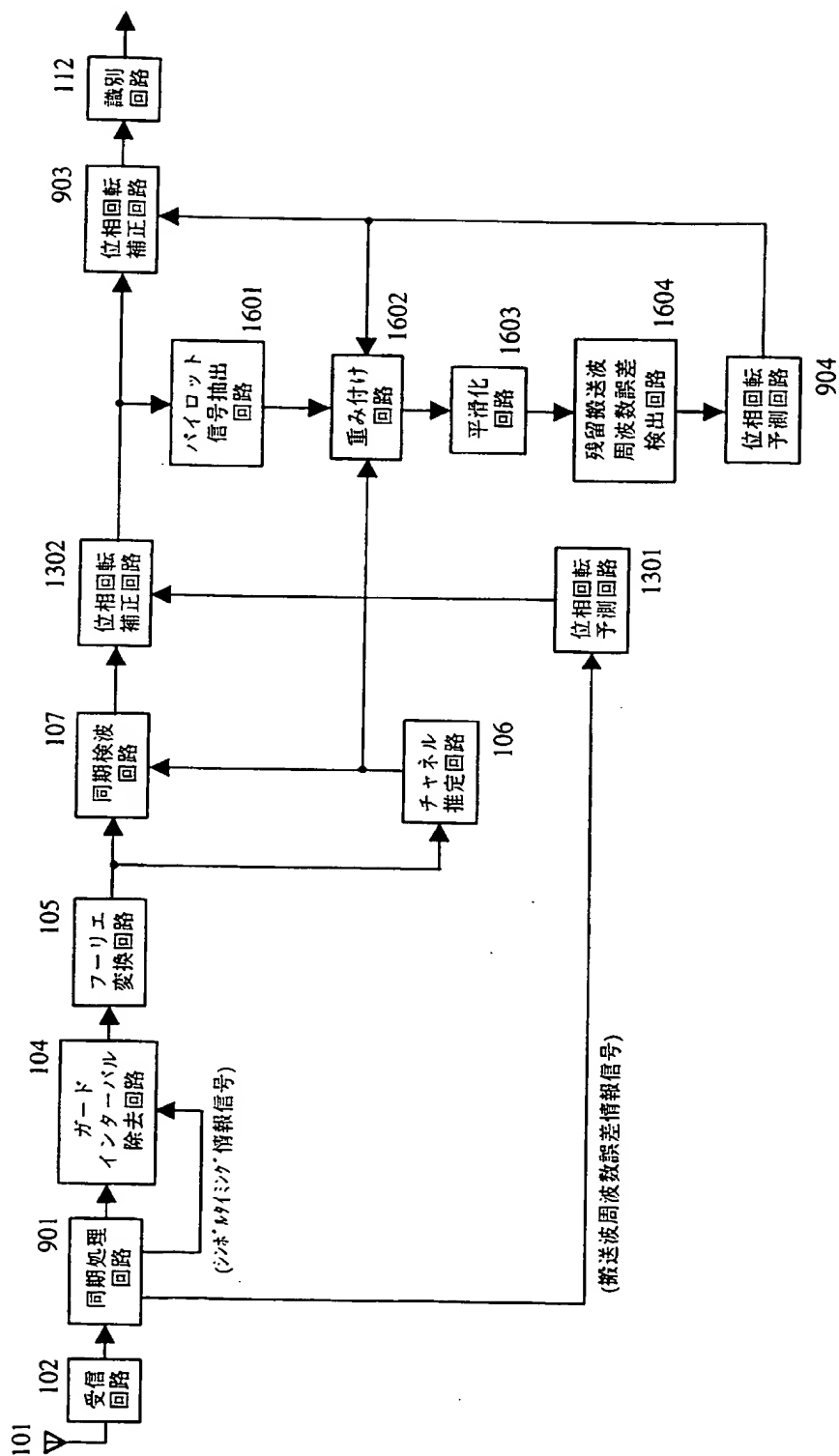


図 16

THIS PAGE BLANK (USPTO)

17/46

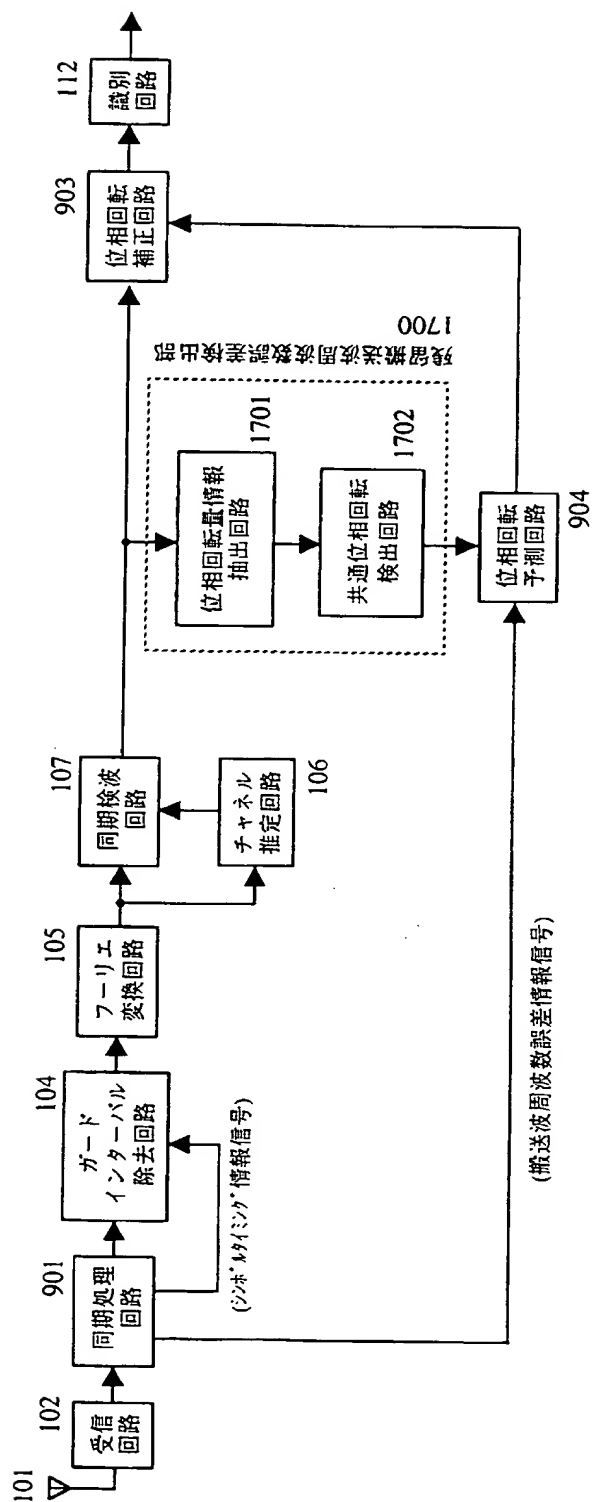


図 17

THIS PAGE BLANK (USPTO)

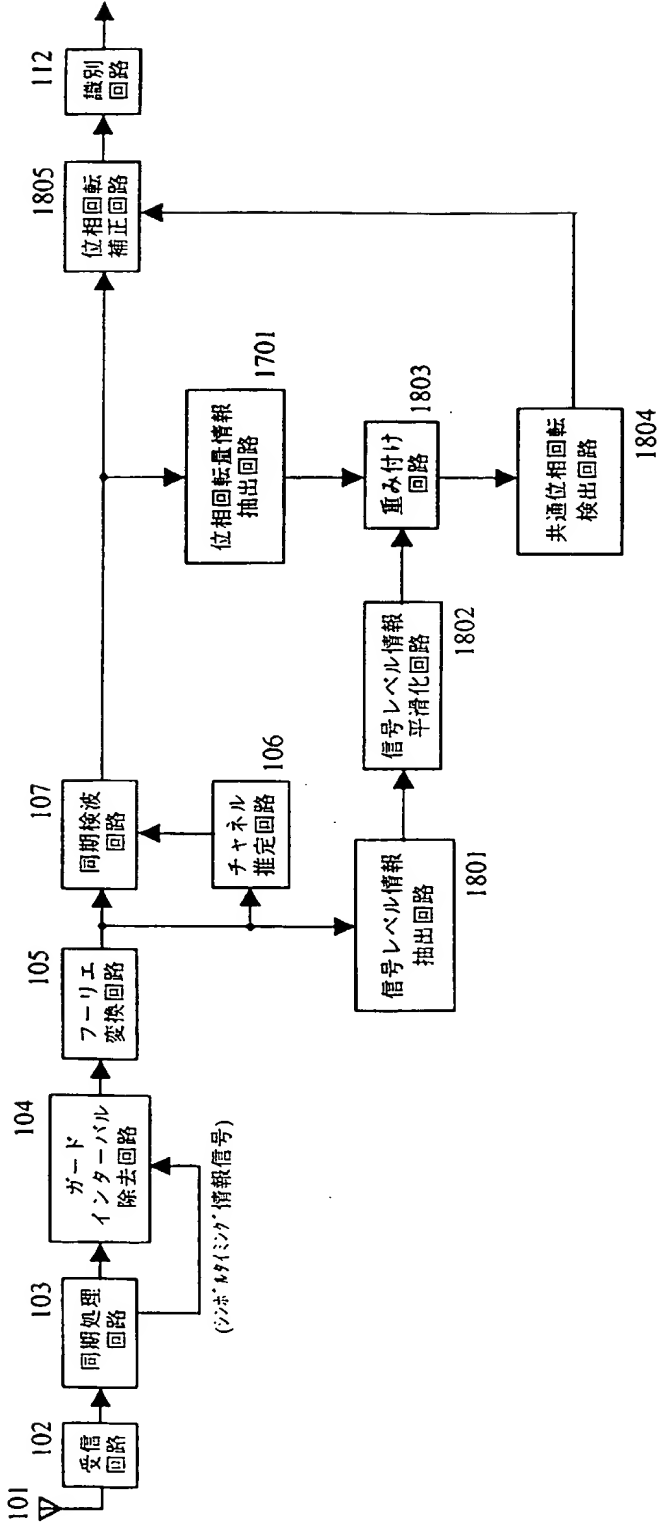


図 18

THIS PAGE BLANK (USPTO)

19 / 46

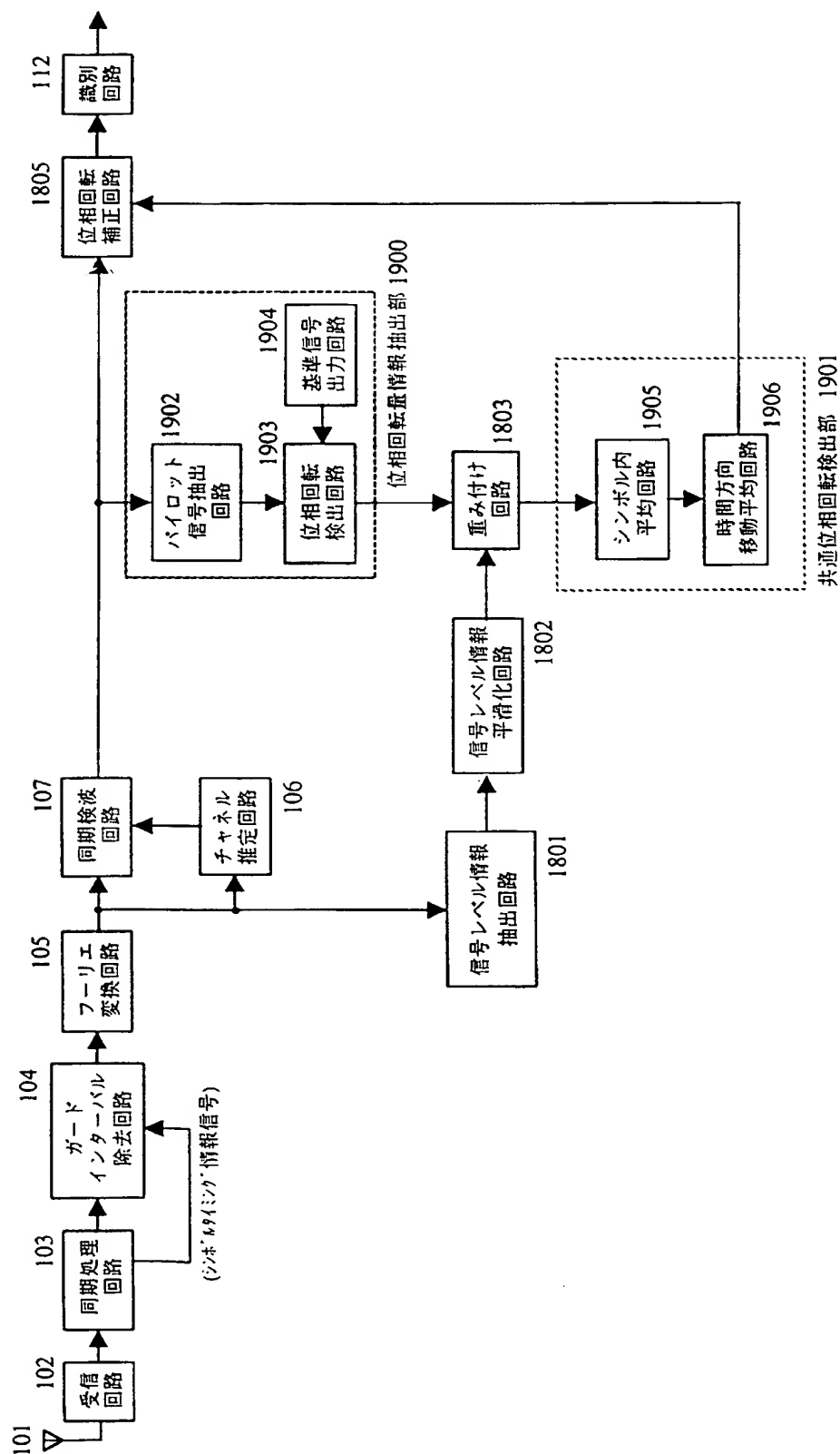


図 19

THIS PAGE BLANK (USPTO)

20 / 46

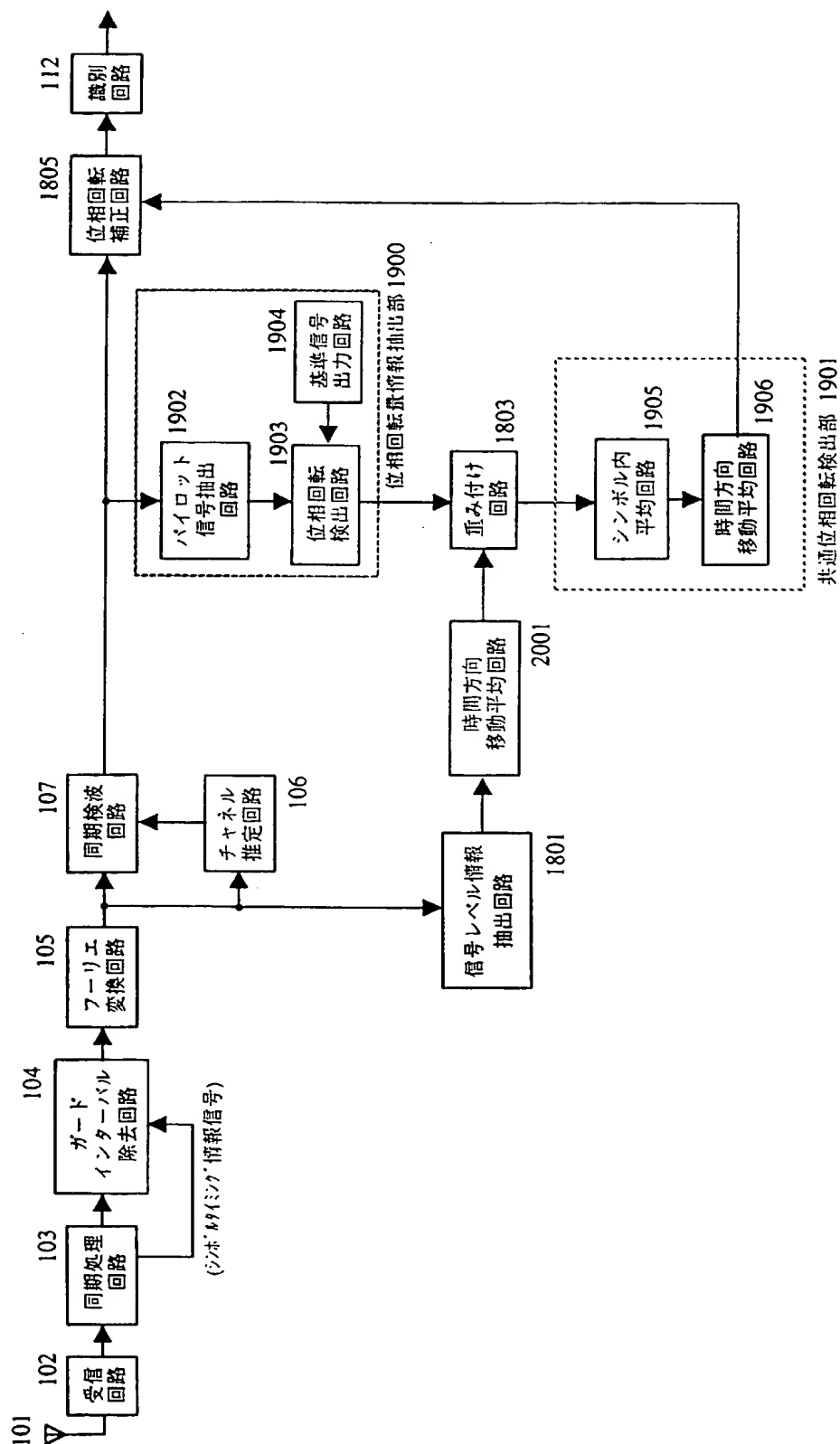


図 20

THIS PAGE BLANK (000 100)

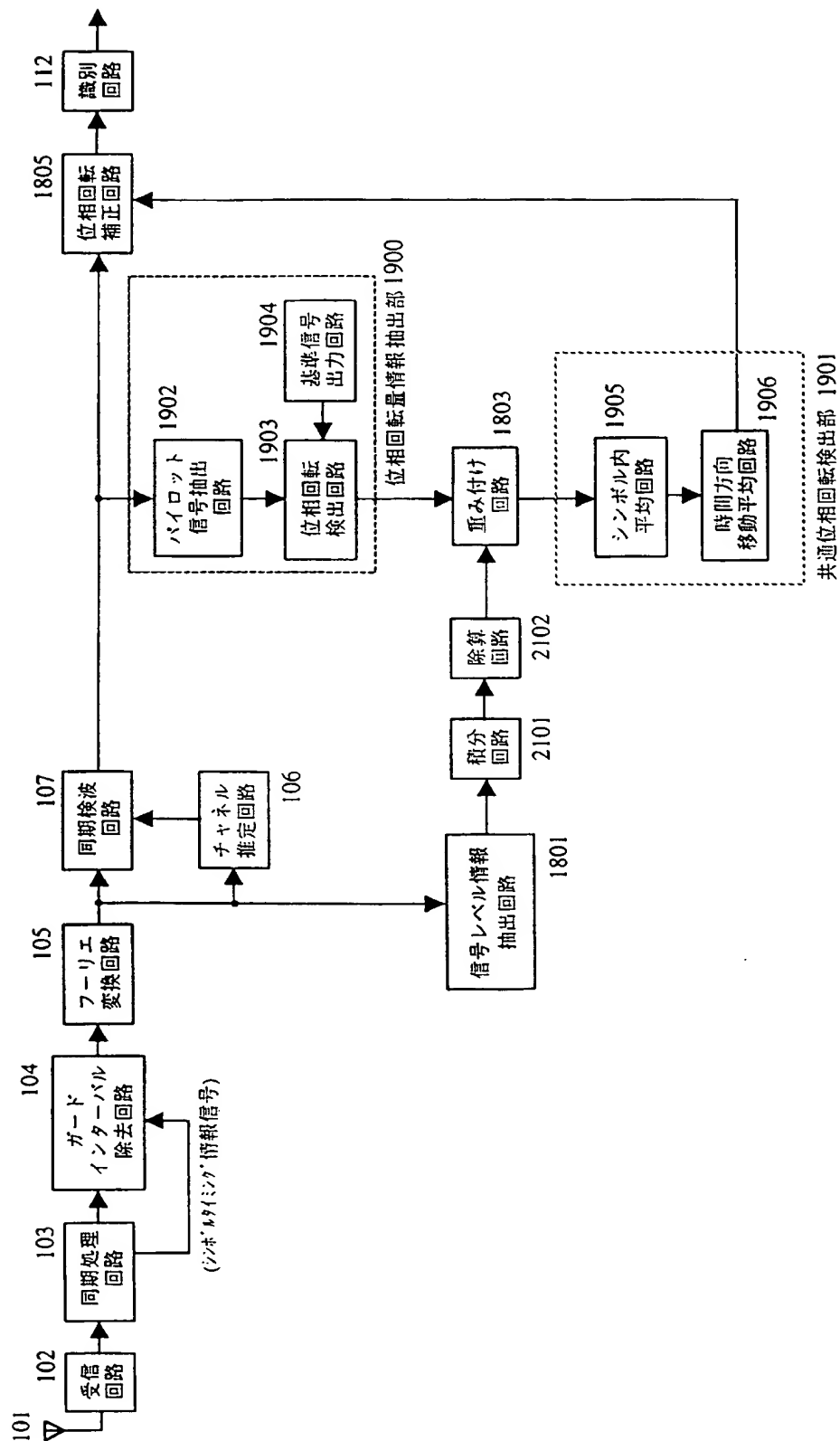


图 21

THIS PAGE BLANK (USPTO)

22 / 46

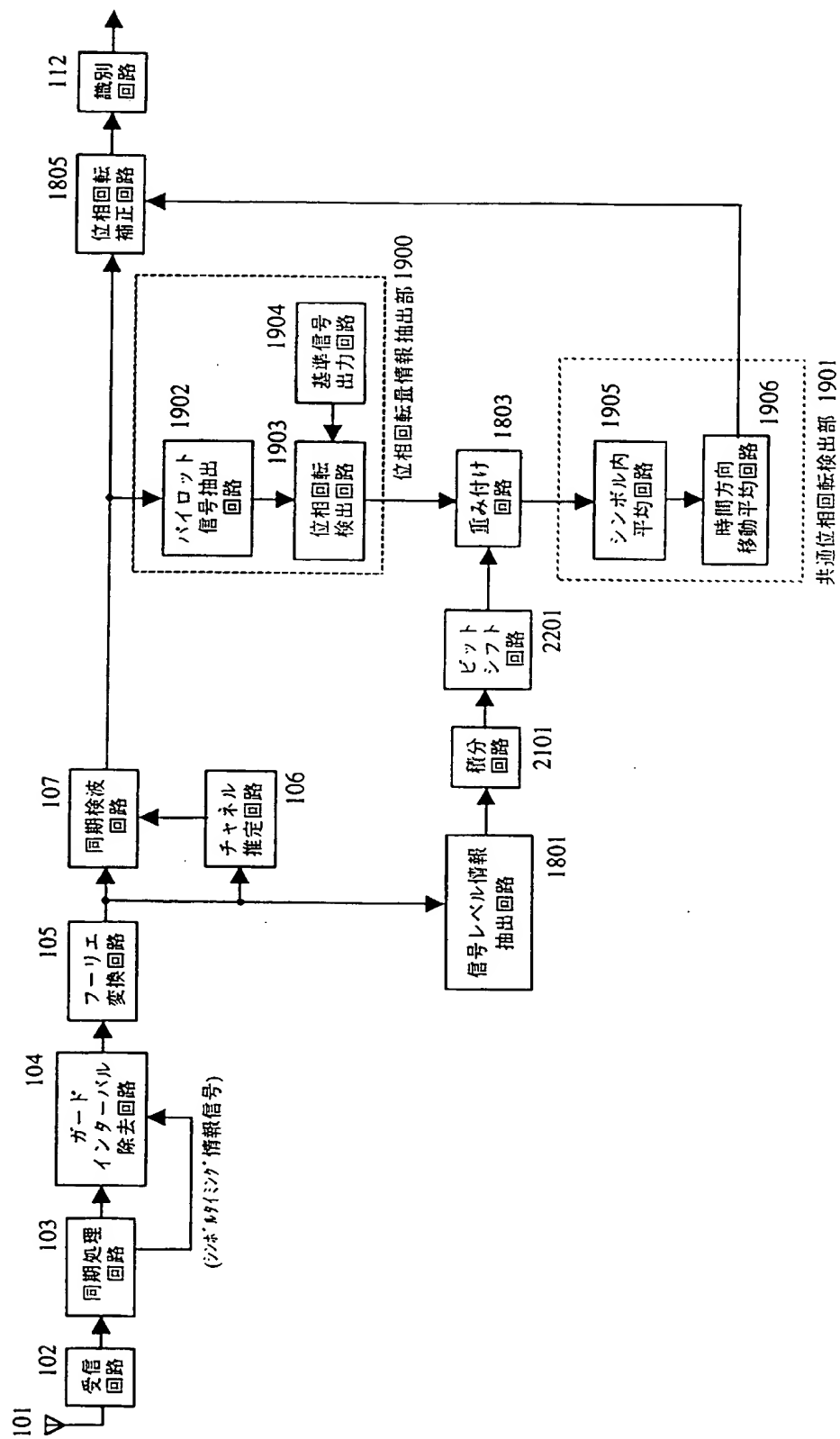


図 22

THIS PAGE BLANK (USPTO)

23 / 46

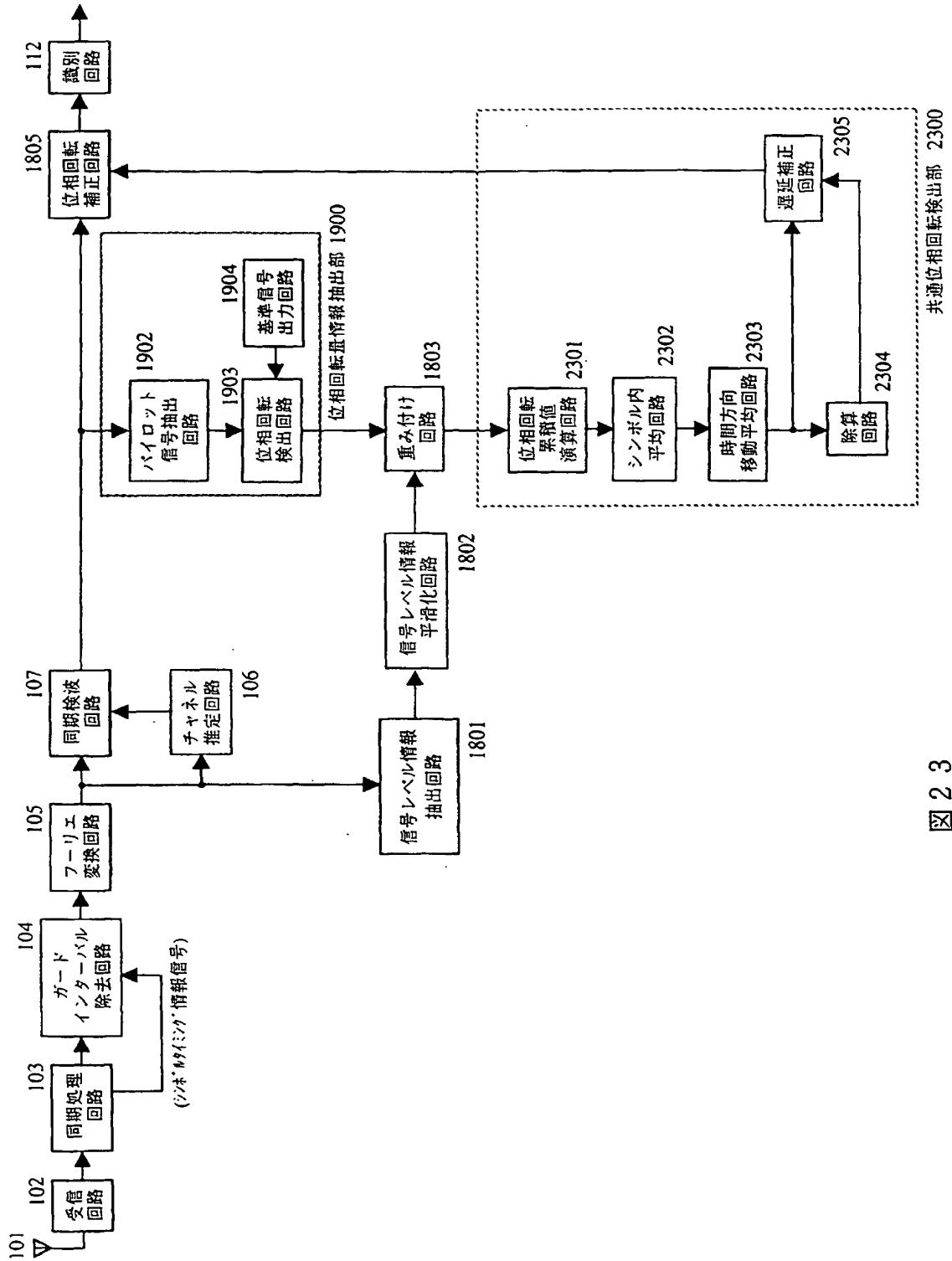


図 23

THIS PAGE BLANK (USPTO)

24 / 46

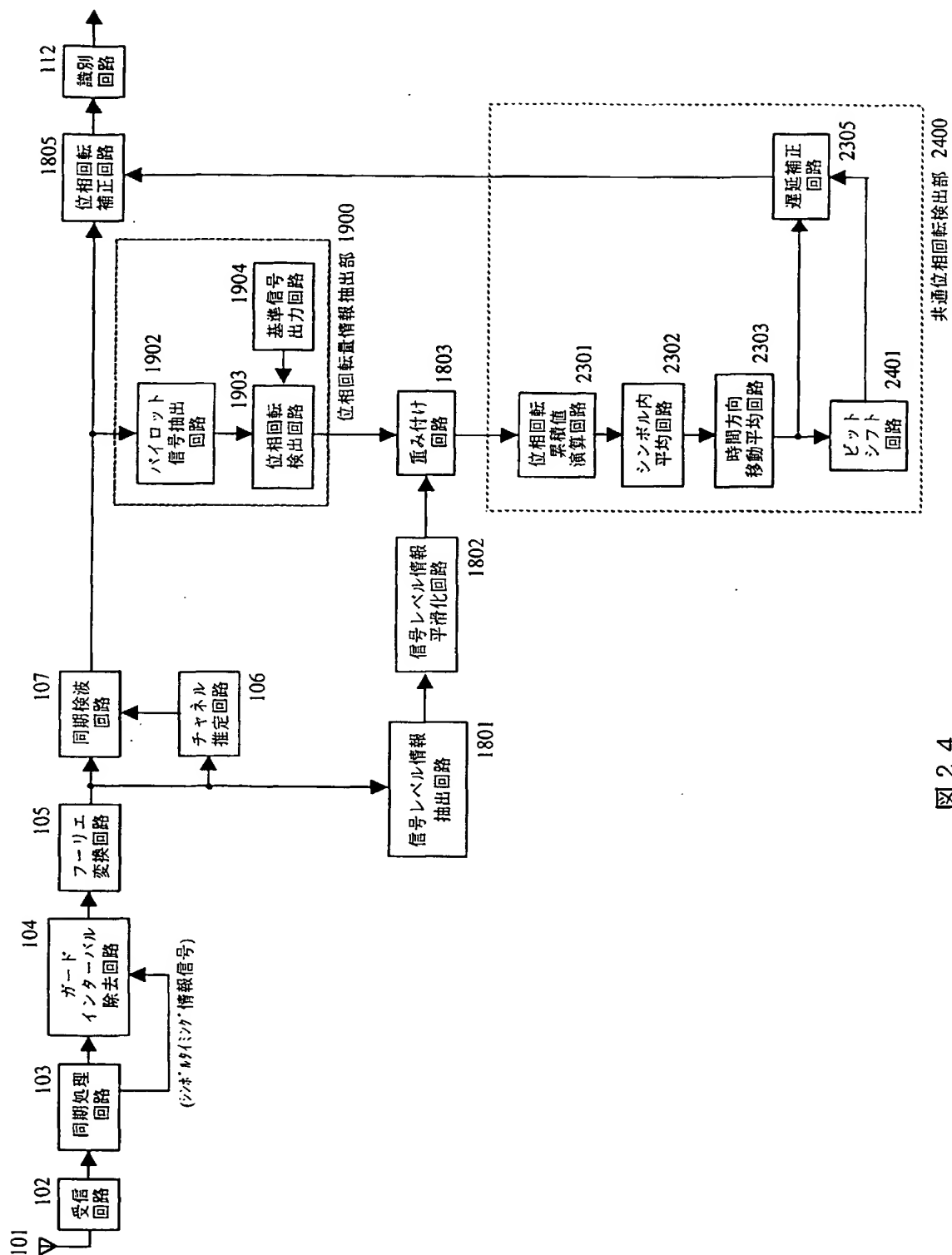


図 24

THIS PAGE BLANK (USPTO)

25 / 46

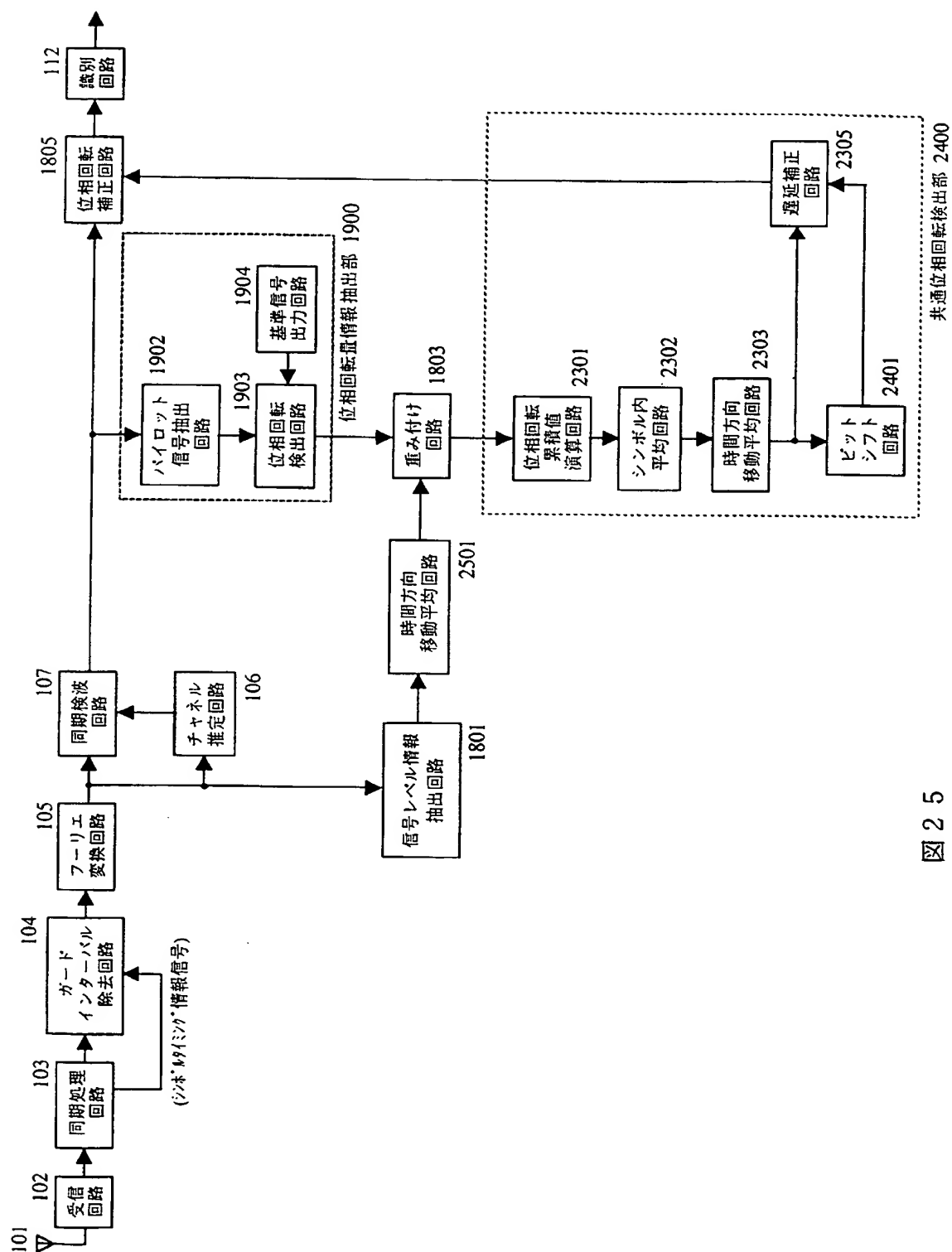


図 25

THIS PAGE BLANK (USPTO)

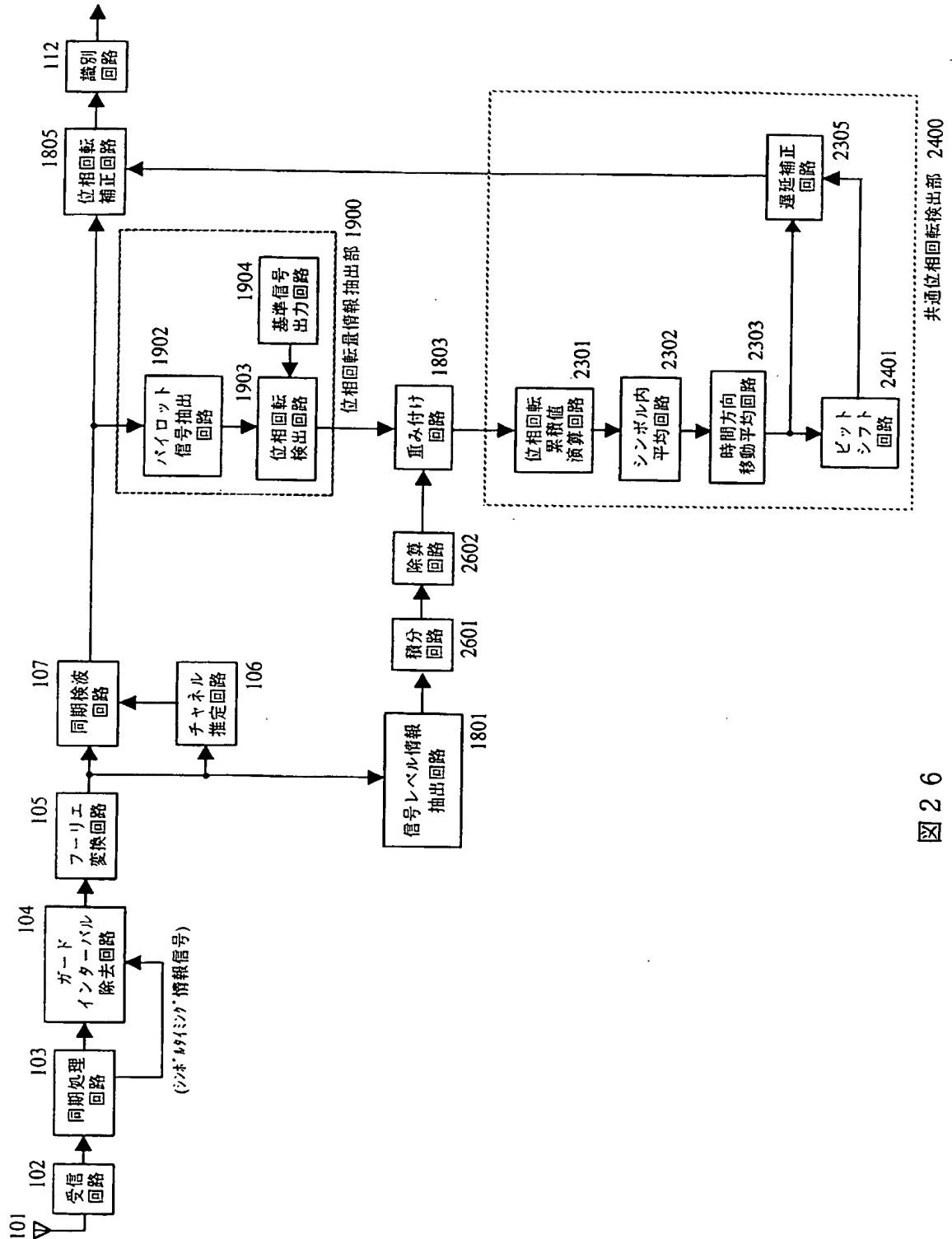


図 26

THIS PAGE BLANK (USPTO)

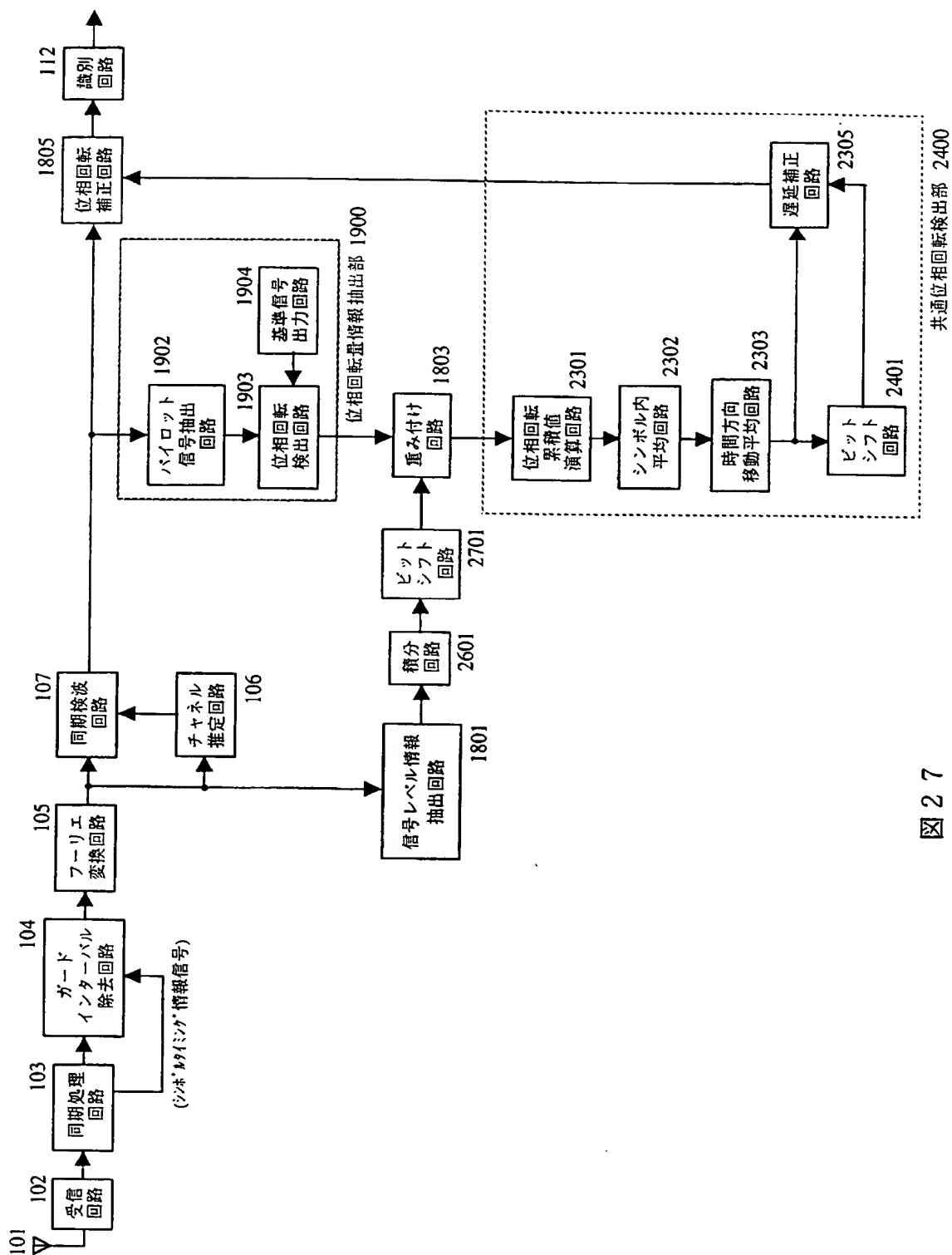
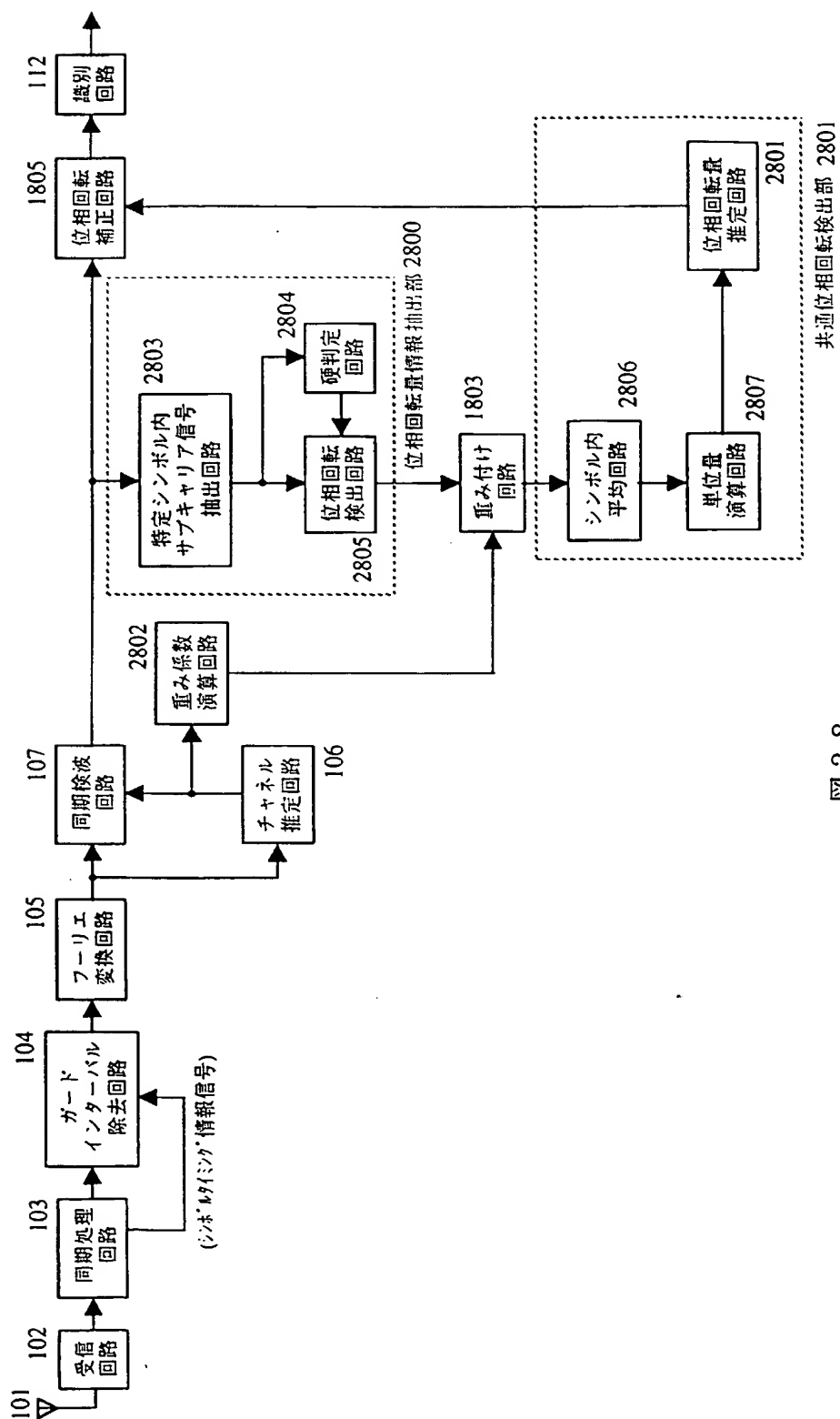


図 27

THIS PAGE BLANK (USPTO)

28 / 46



THIS PAGE BLANK (USPTO)

29 / 46

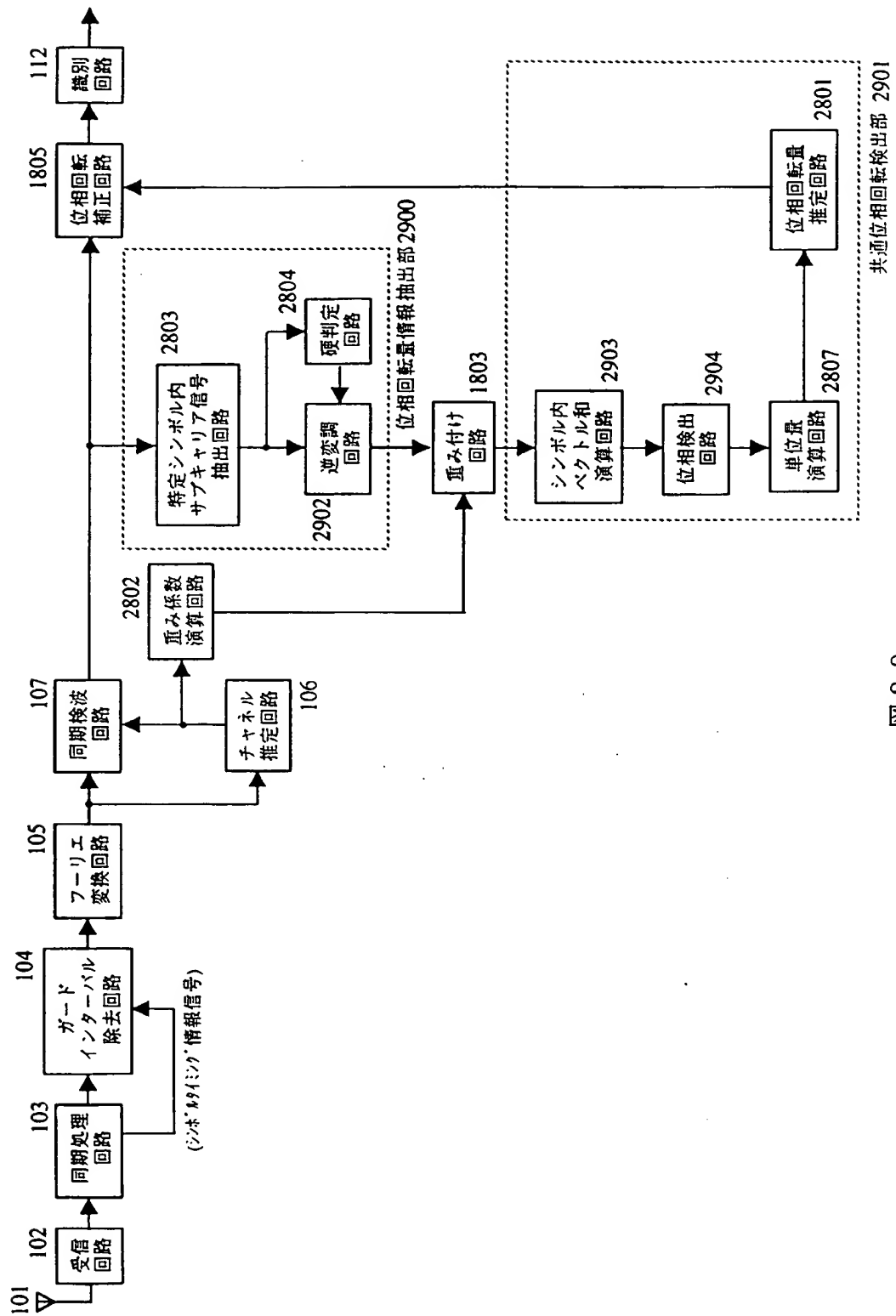
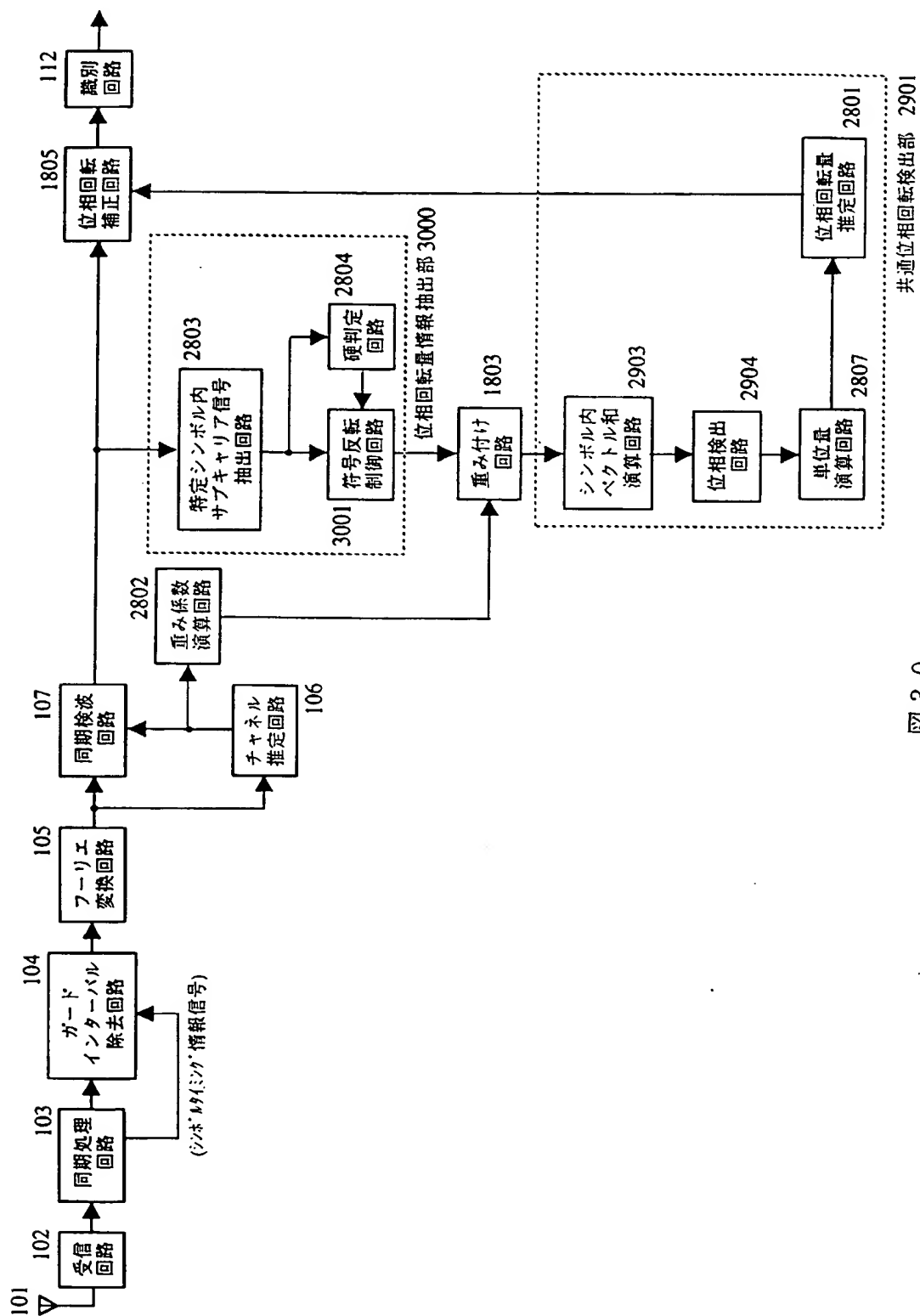


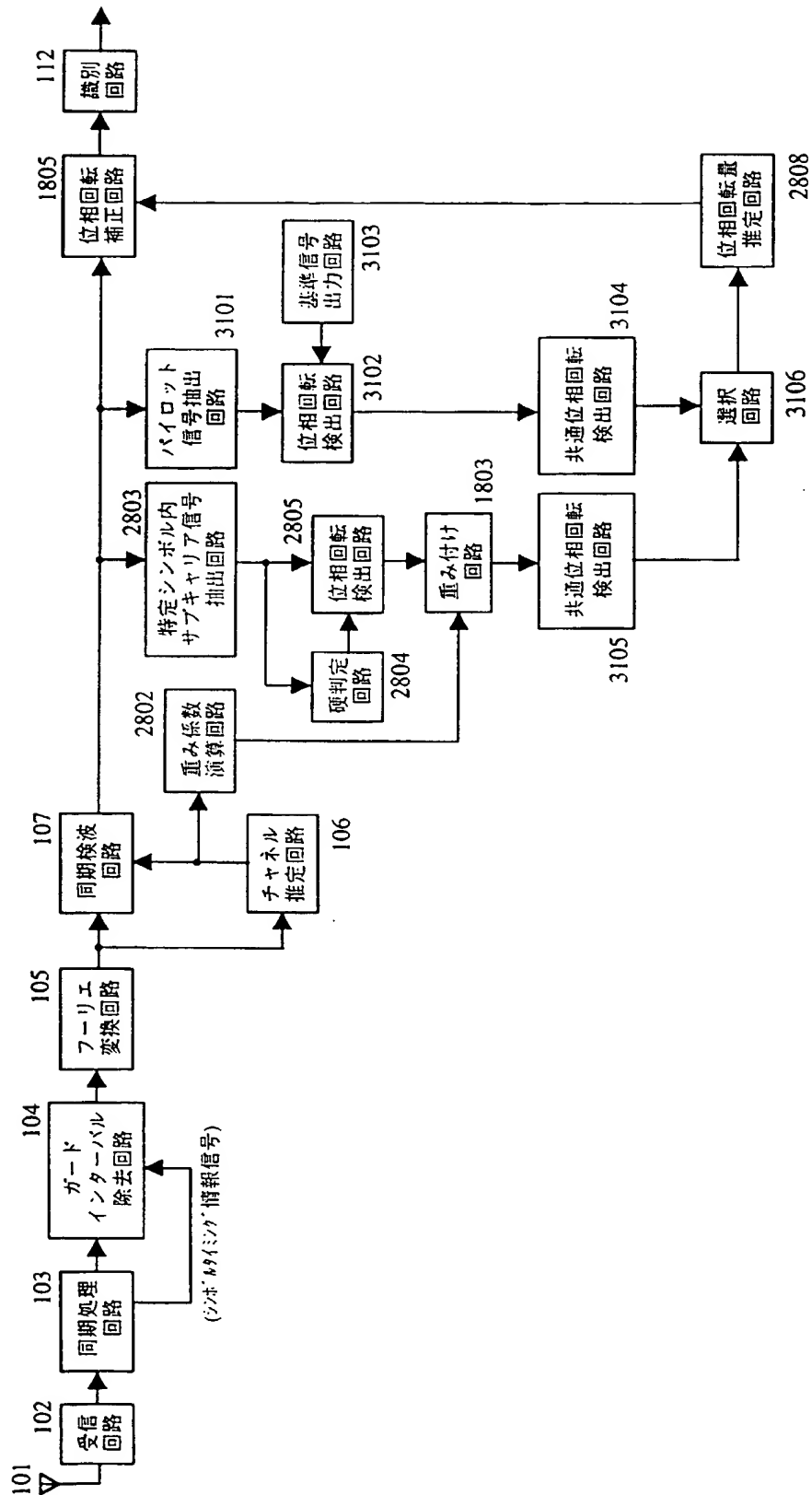
図 29

THIS PAGE BLANK (USPTO)



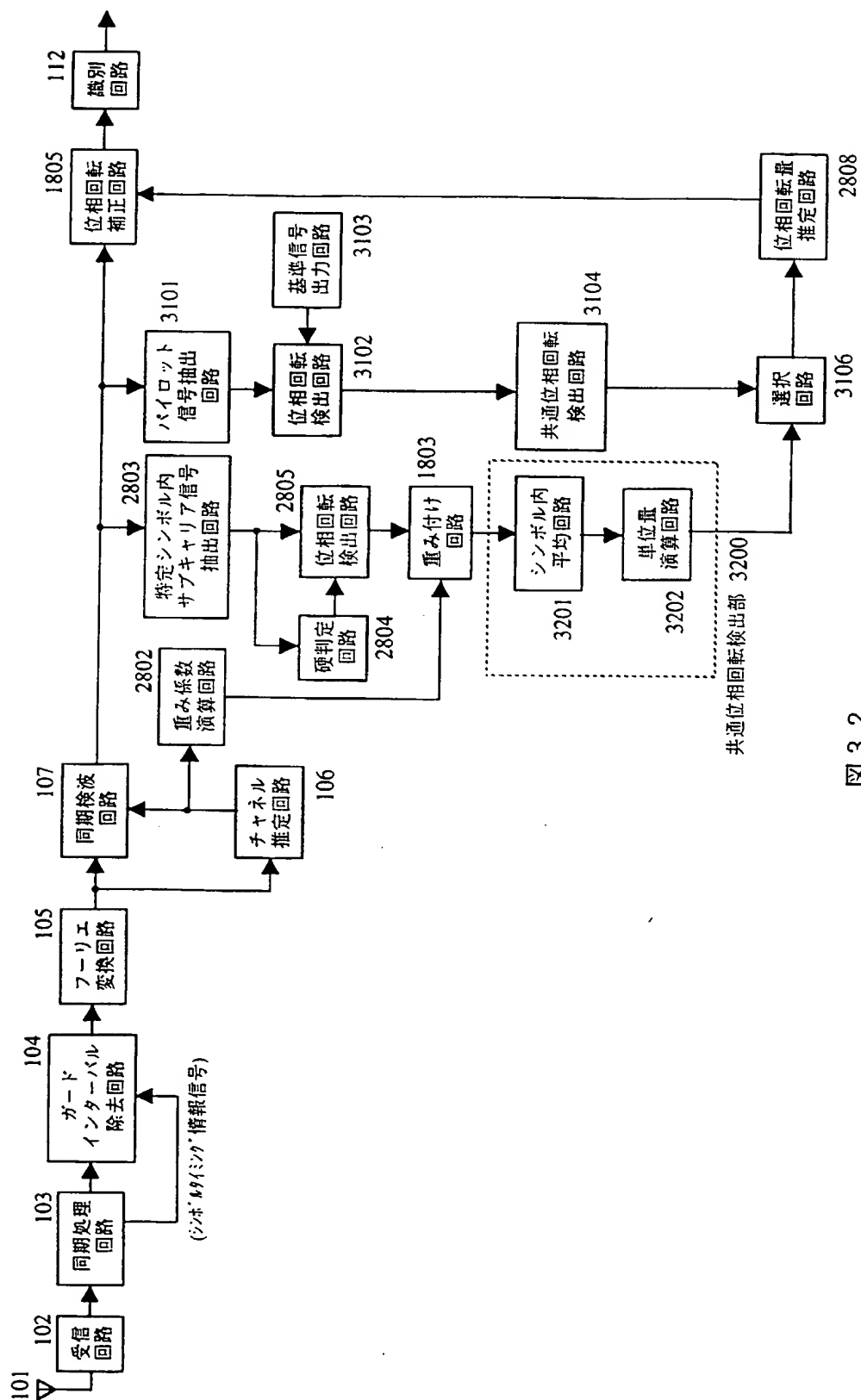
03X

THIS PAGE BLANK (USPTO)



131

THIS PAGE BLANK (USPTO)



2
3
☒

THIS PAGE BLANK (USPTO)

33 / 46

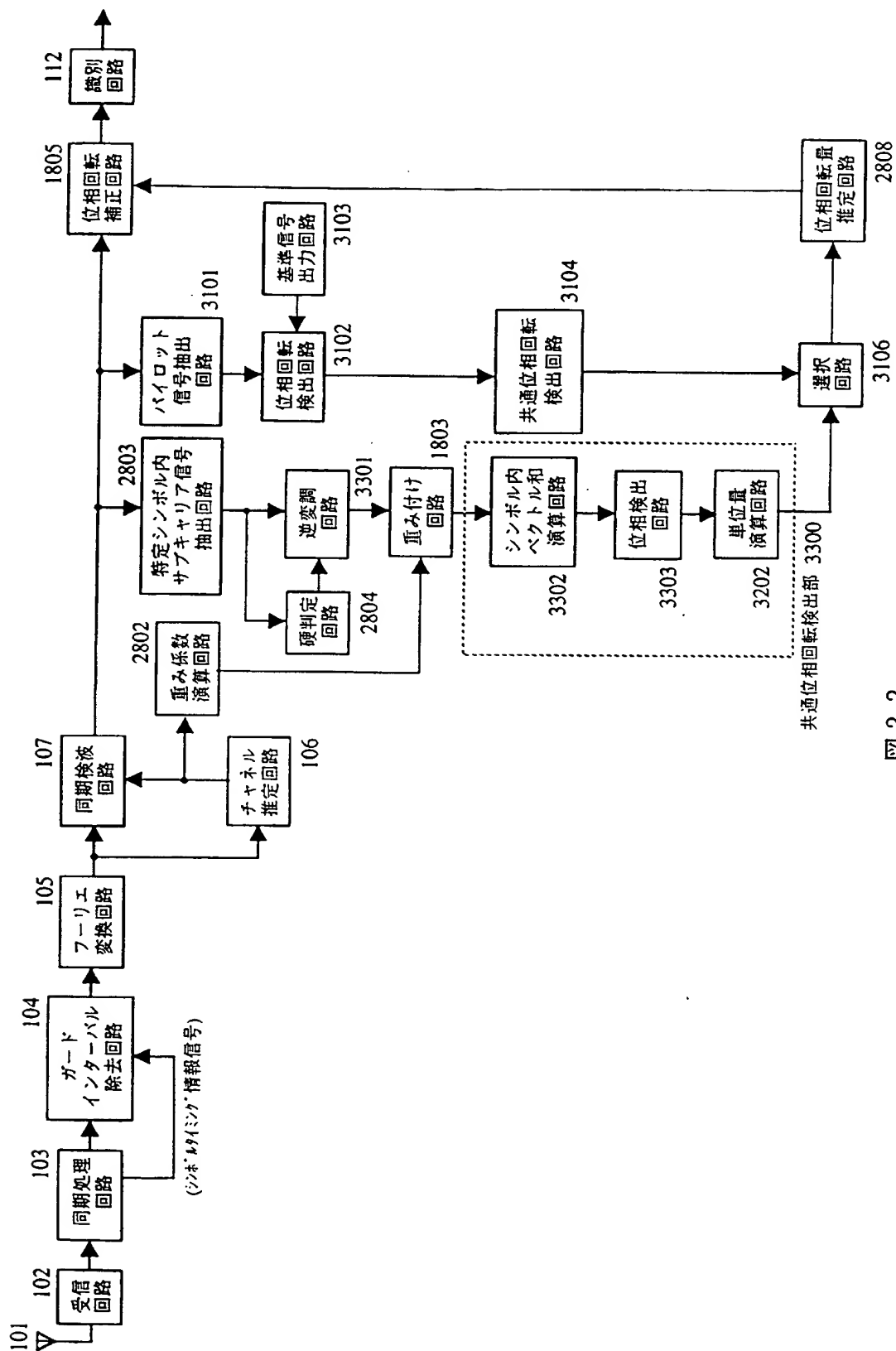


図 33

THIS PAGE BLANK (USPTO)

34 / 46

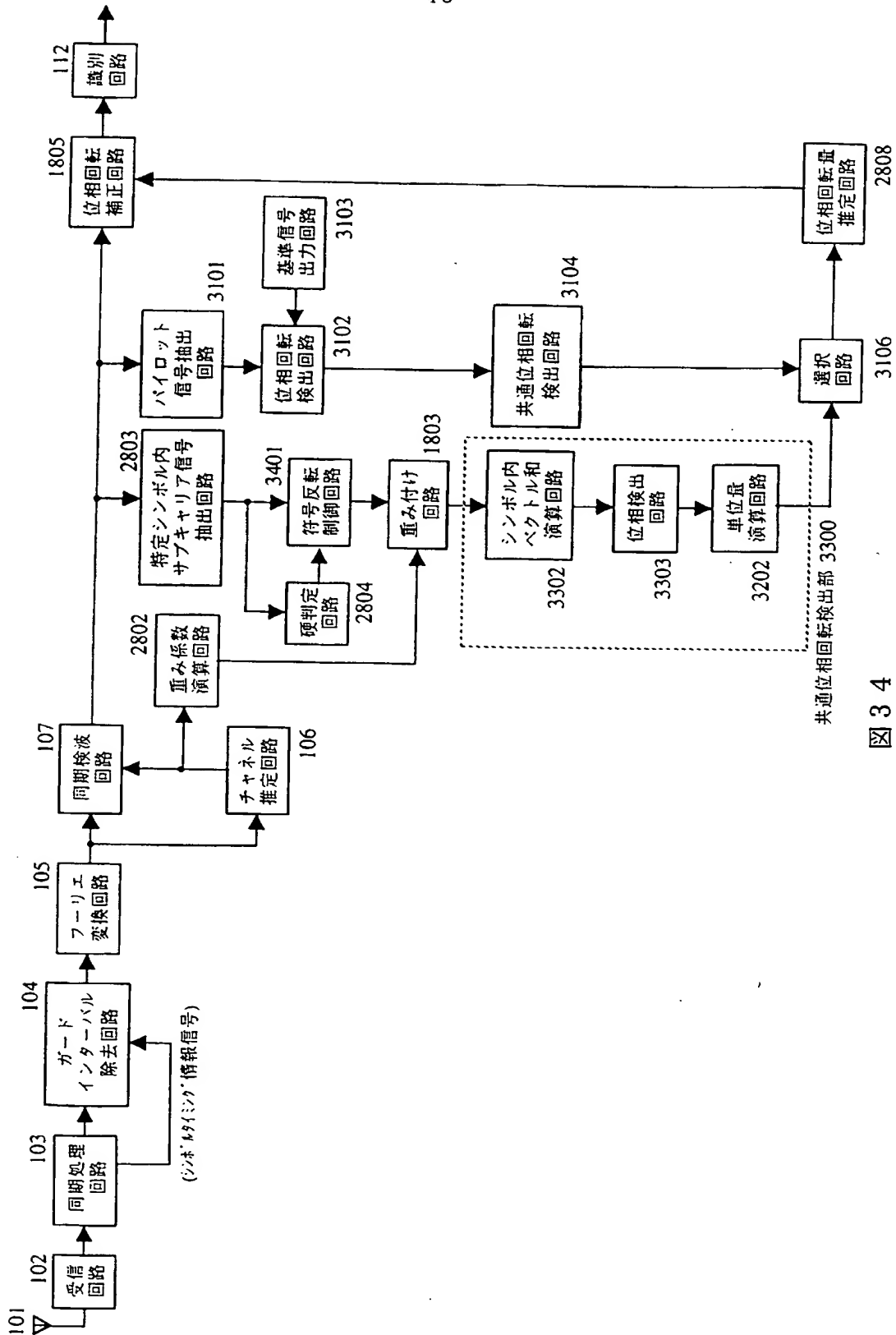


図 34

THIS PAGE BLANK (USPTO)

35 / 46

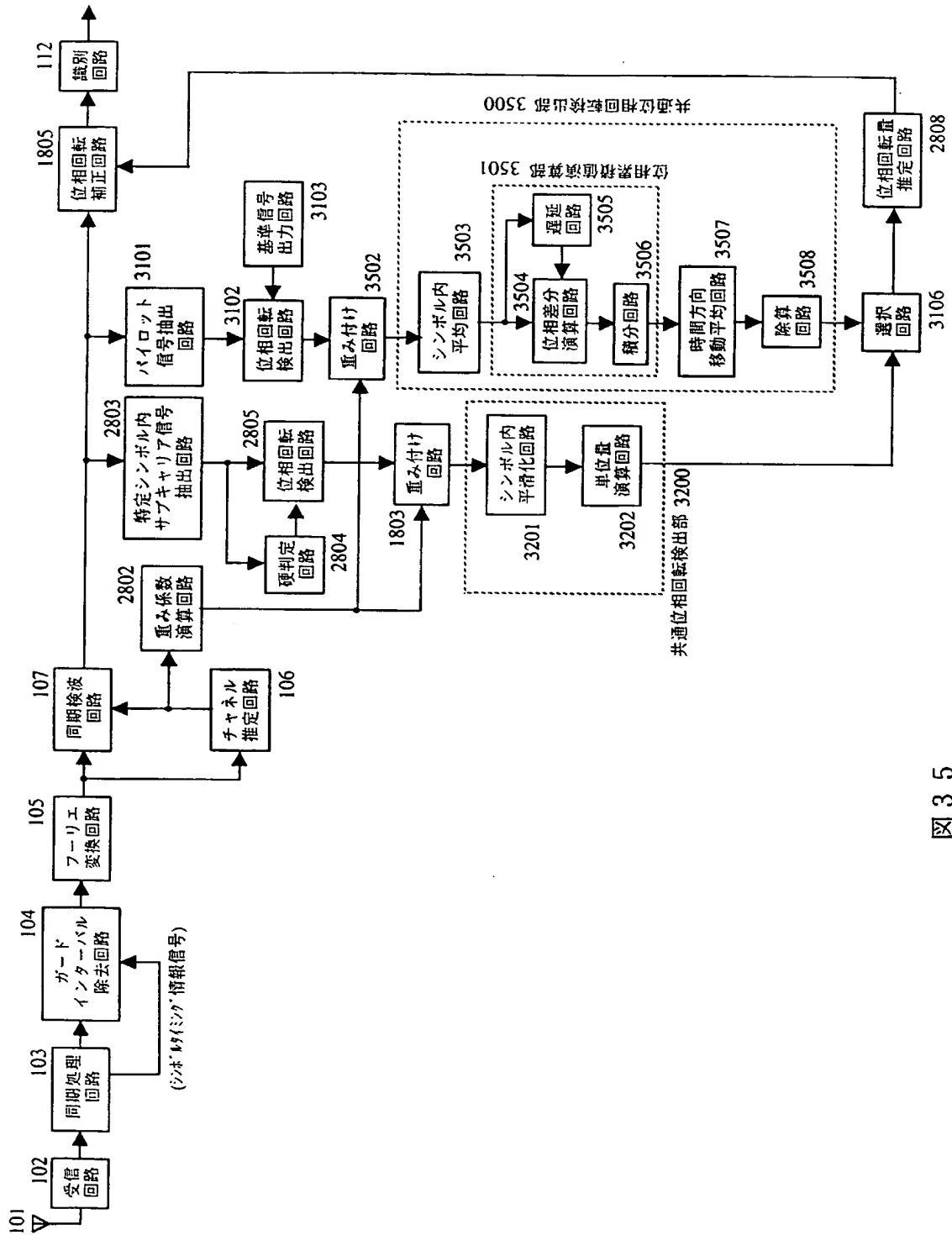
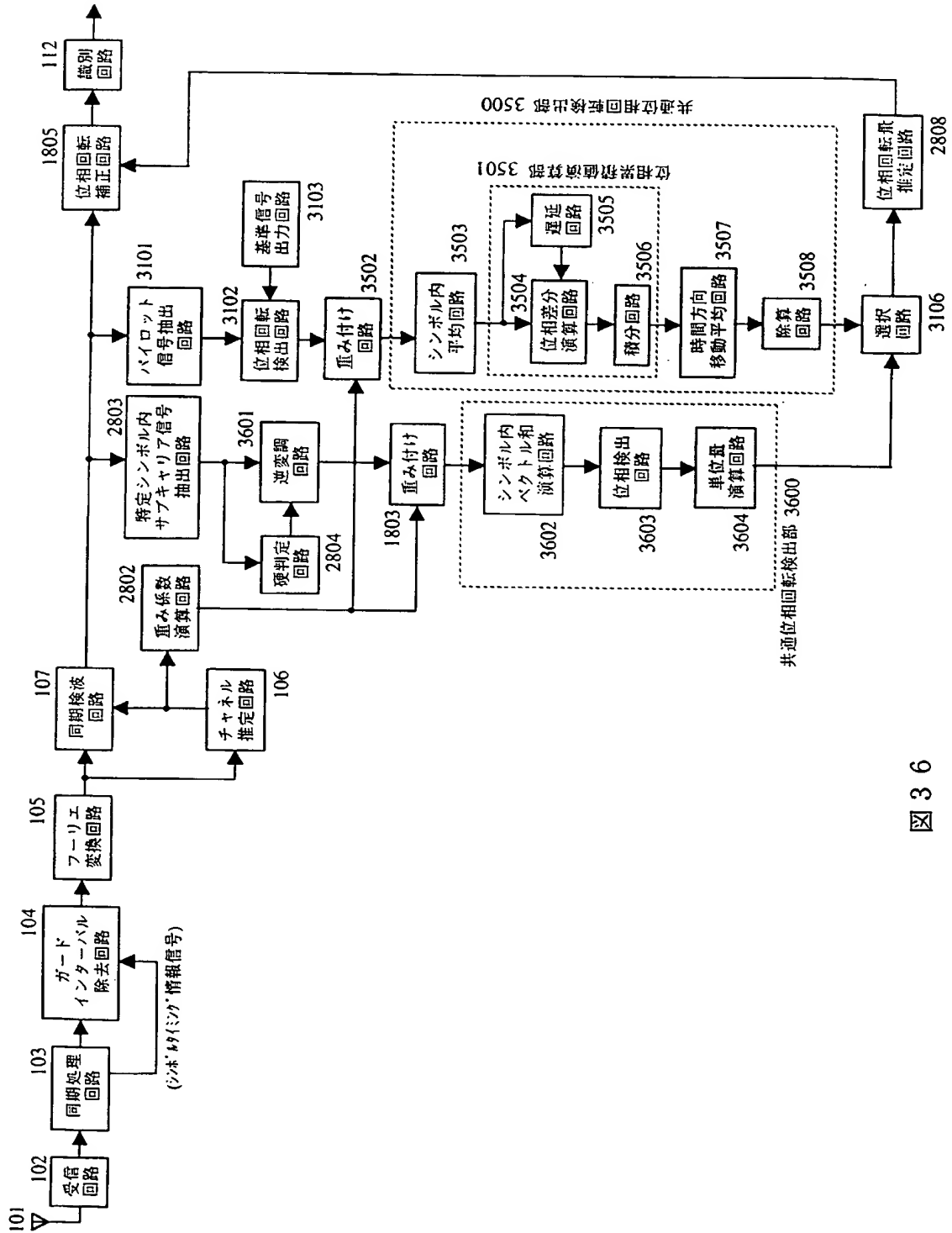


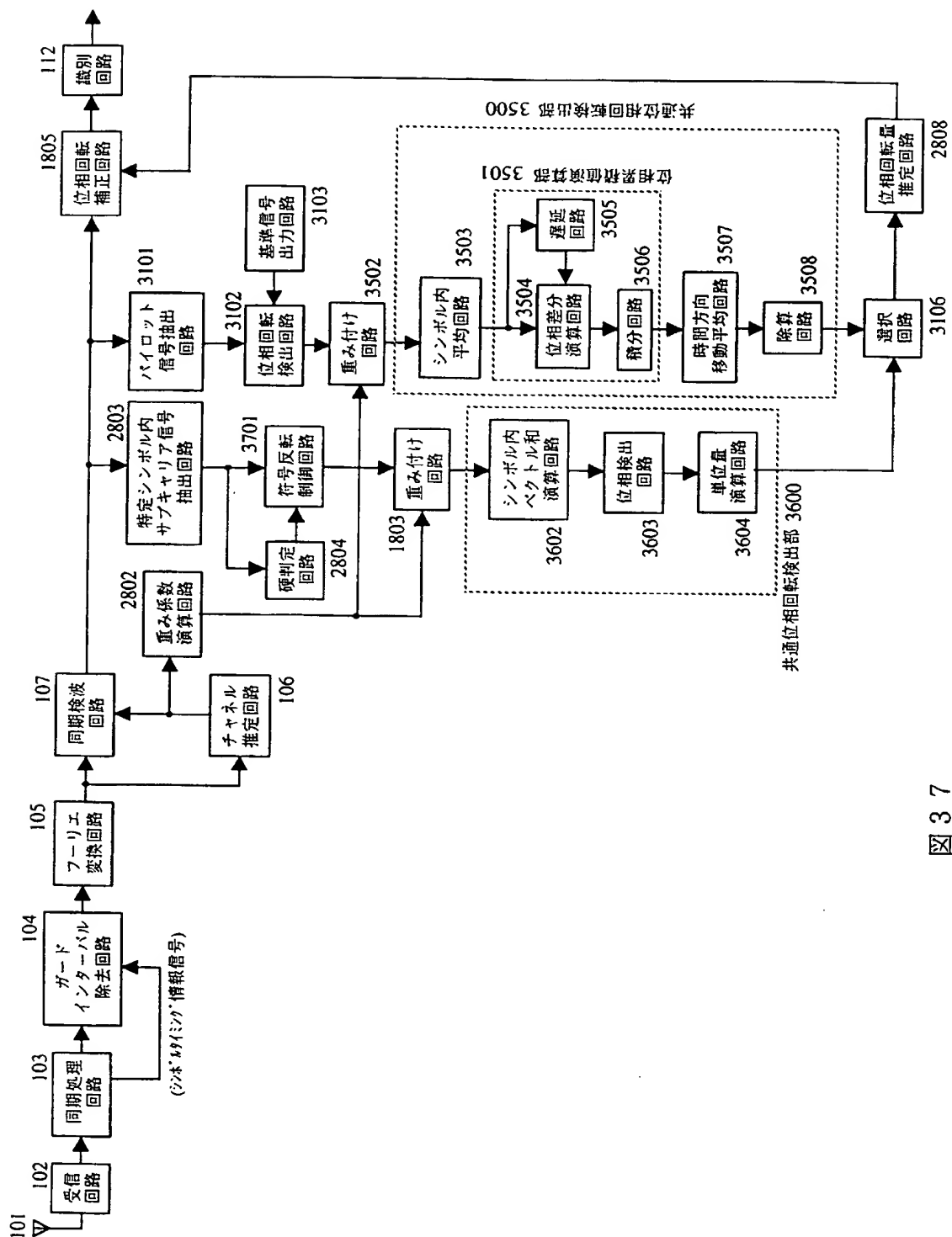
図 35

THIS PAGE BLANK (USPTO)



36

THIS PAGE BLANK (USPTO)



THIS PAGE BLANK (USPTO)

38 / 46

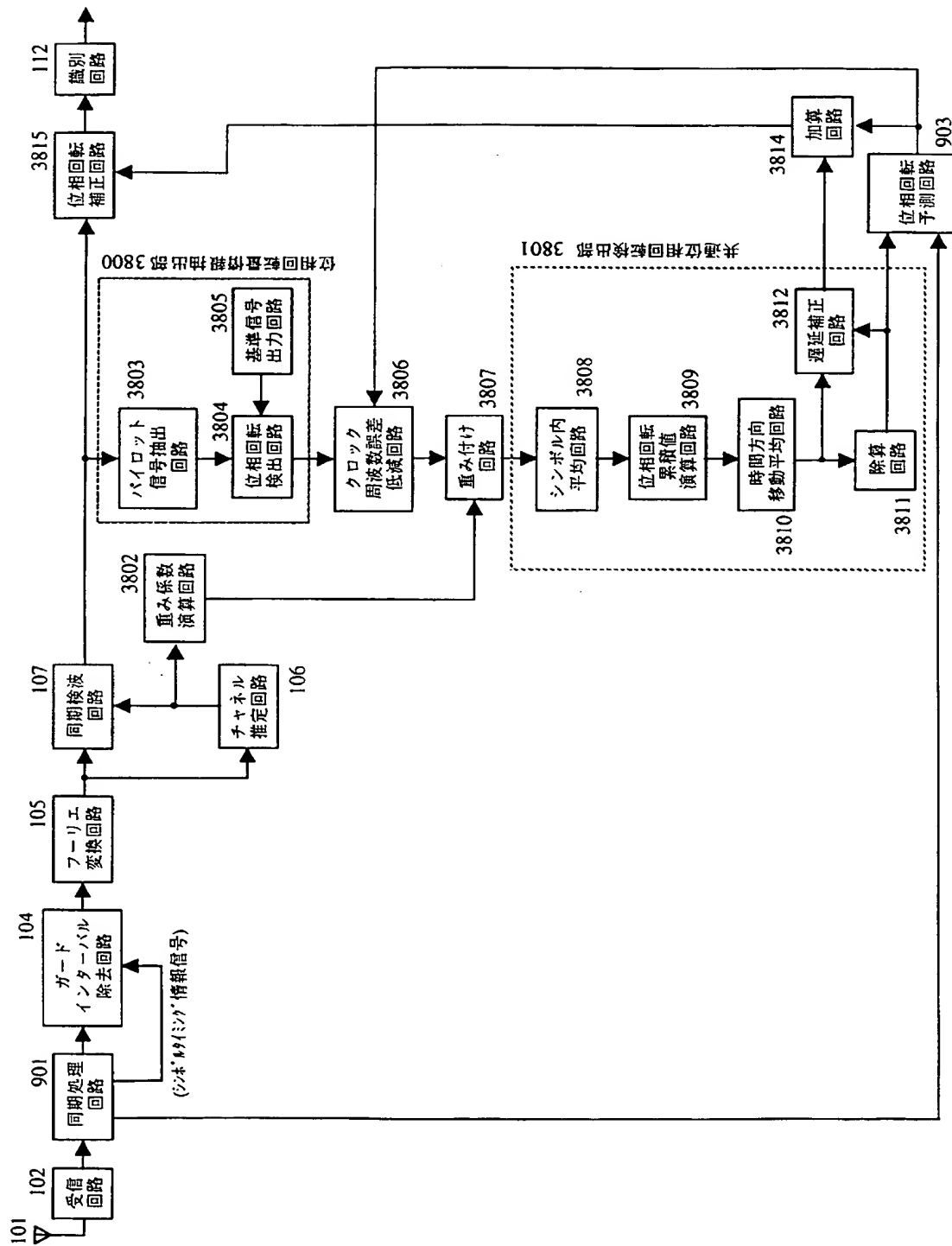
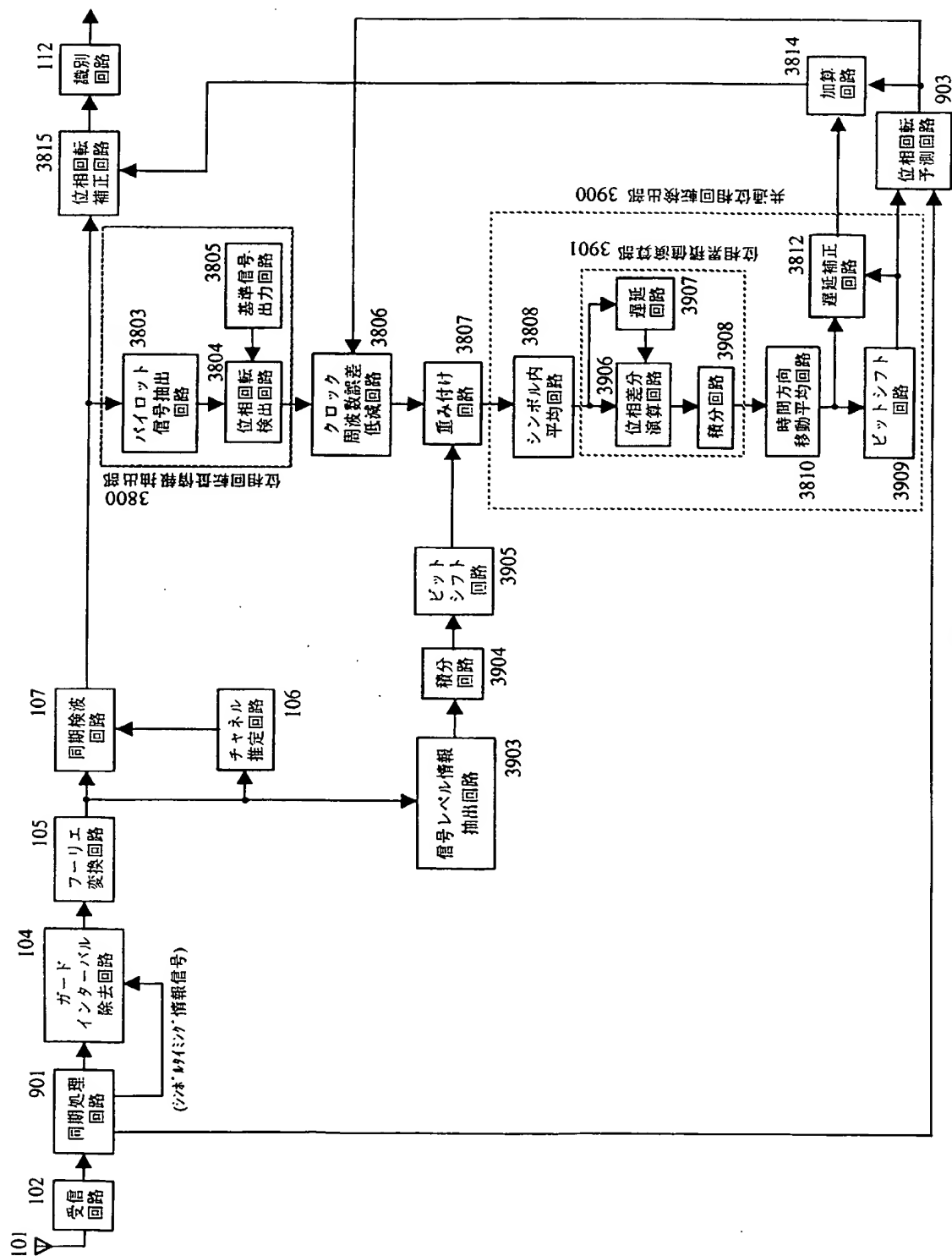


図 38

THIS PAGE BLANK (USE 12)



93

THIS PAGE BLANK (USPTO)

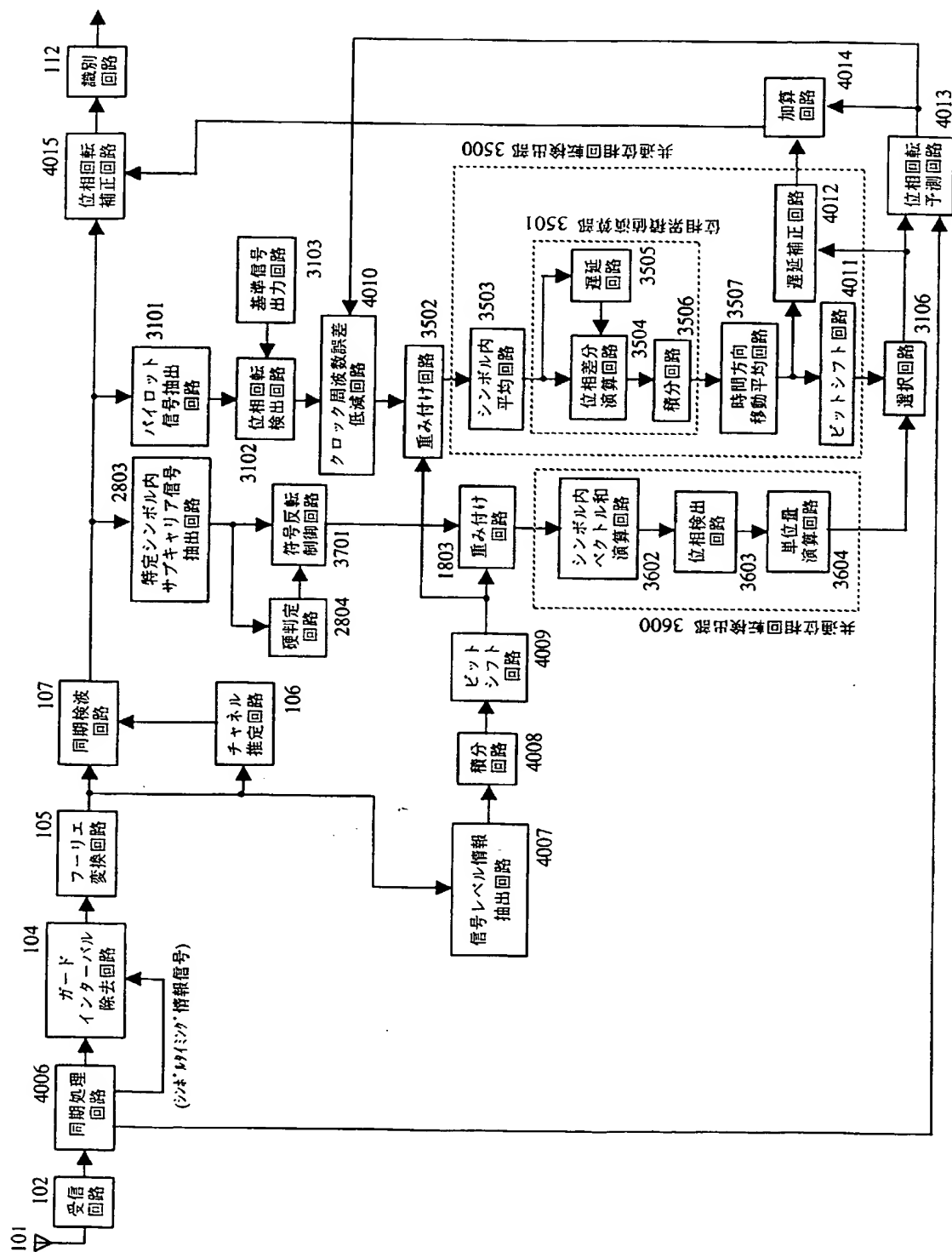
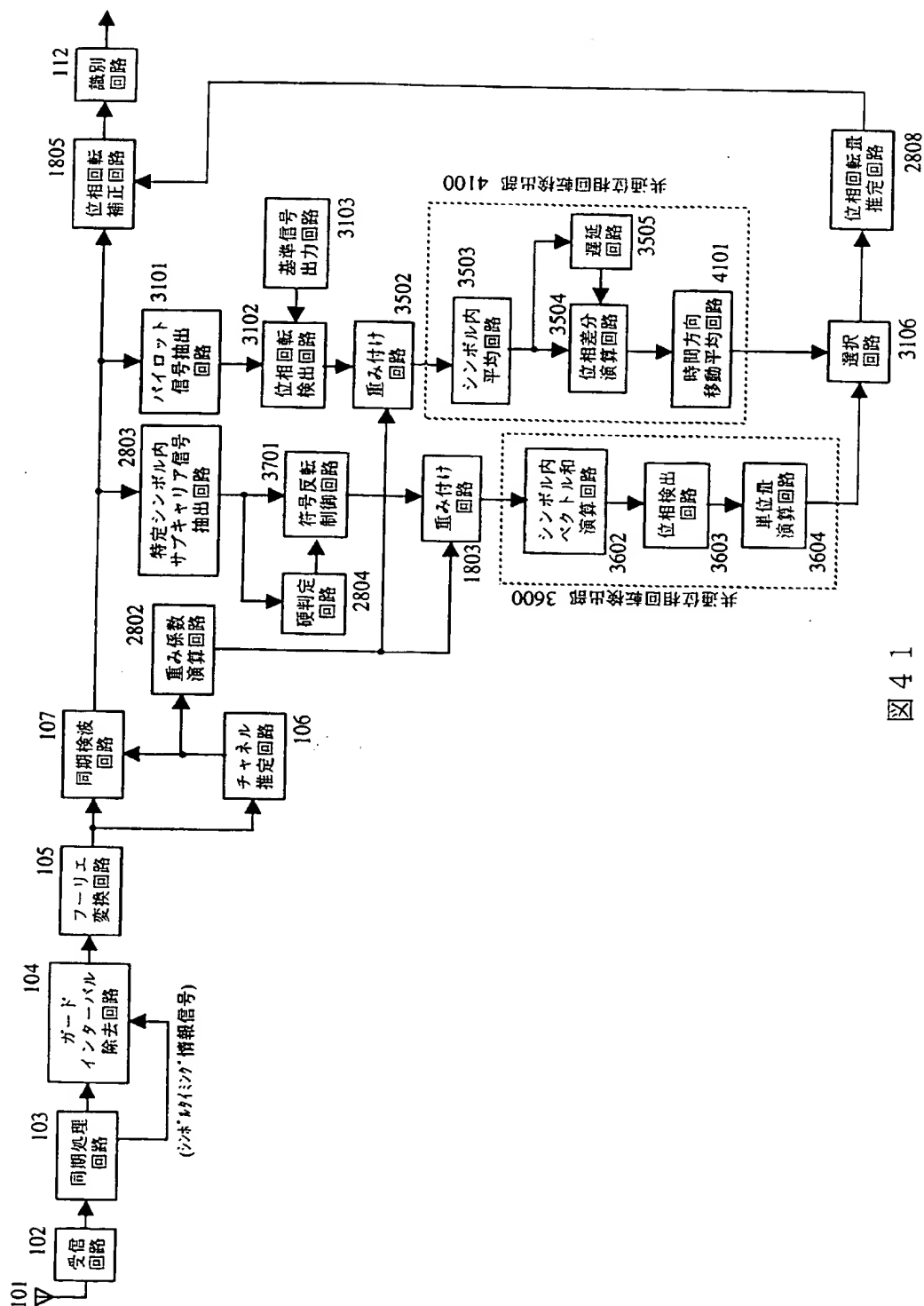


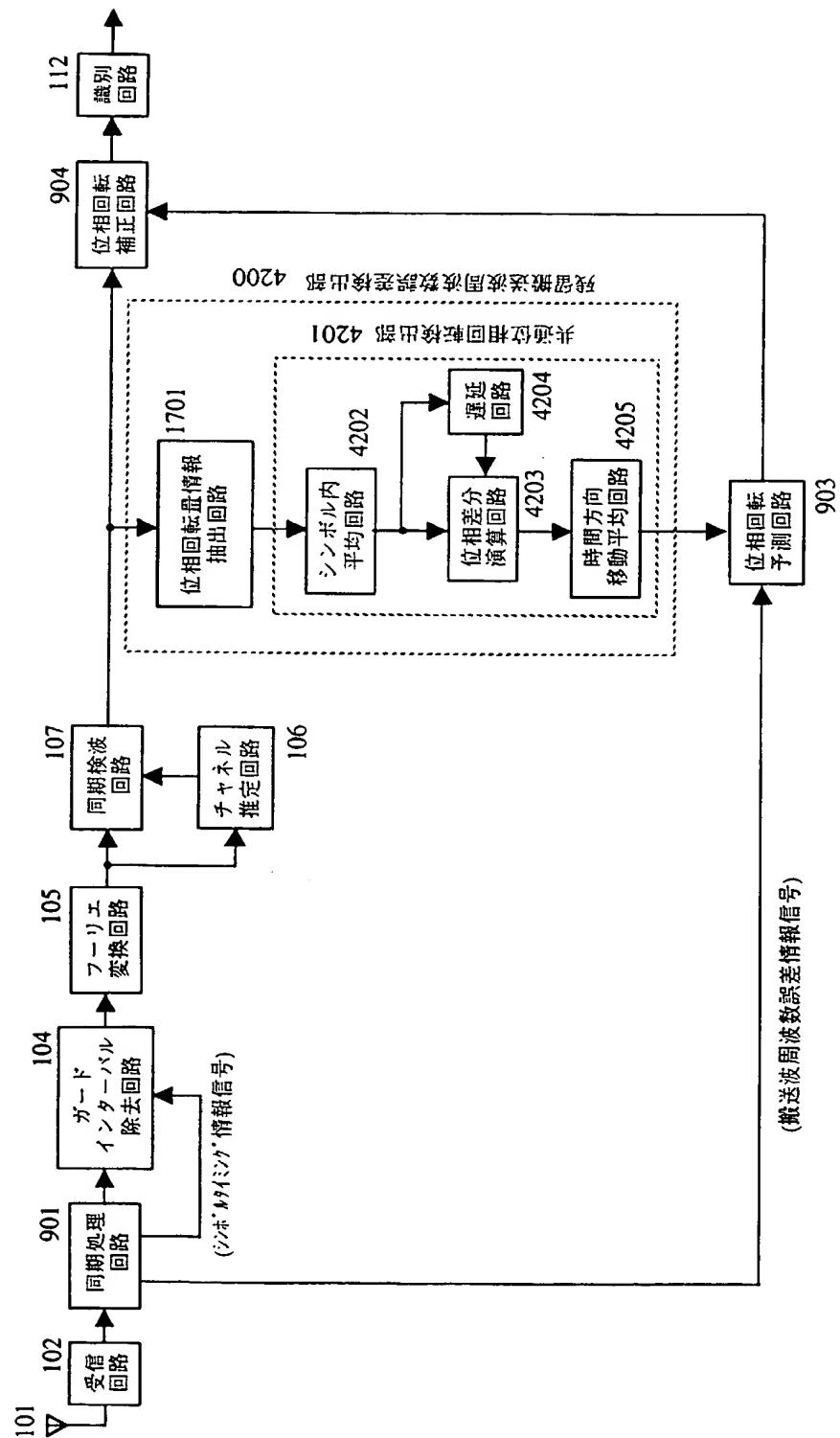
图 40

THIS PAGE BLANK (USPTO)



141

THIS PAGE BLANK (USPTO)



24

THIS PAGE BLANK (USPTO)

43 / 46

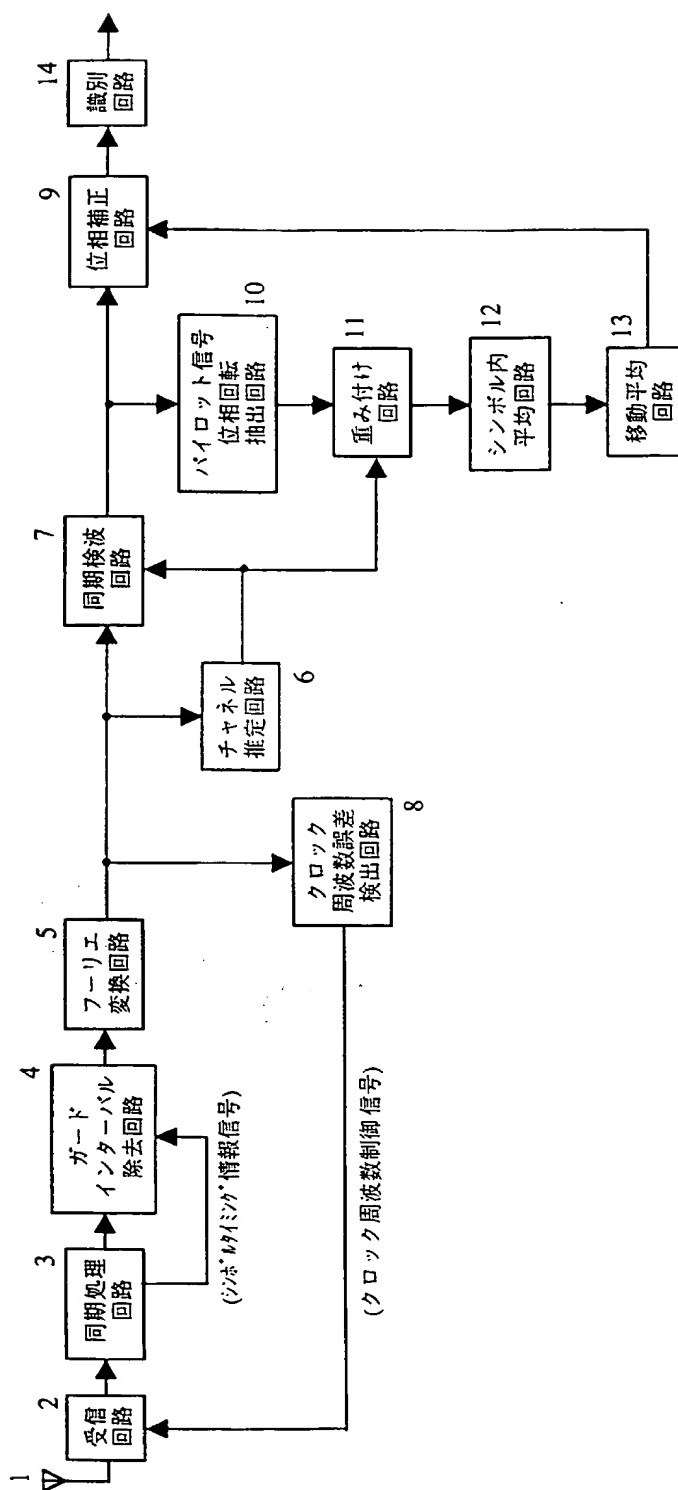


図 43

THIS PAGE BLANK (USPTO)

44 / 46

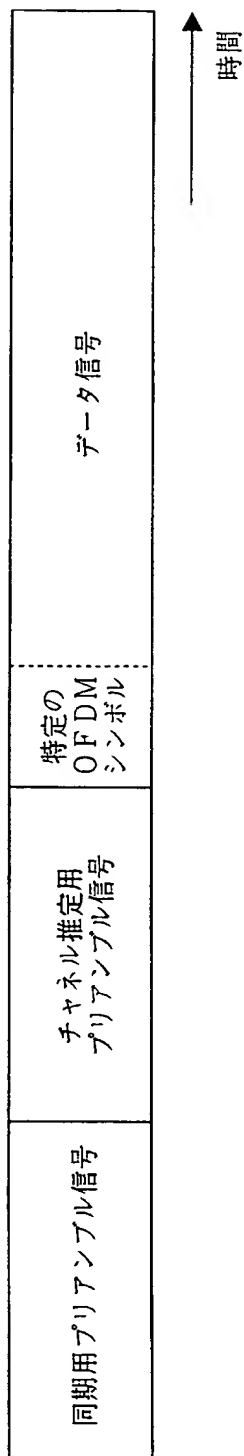
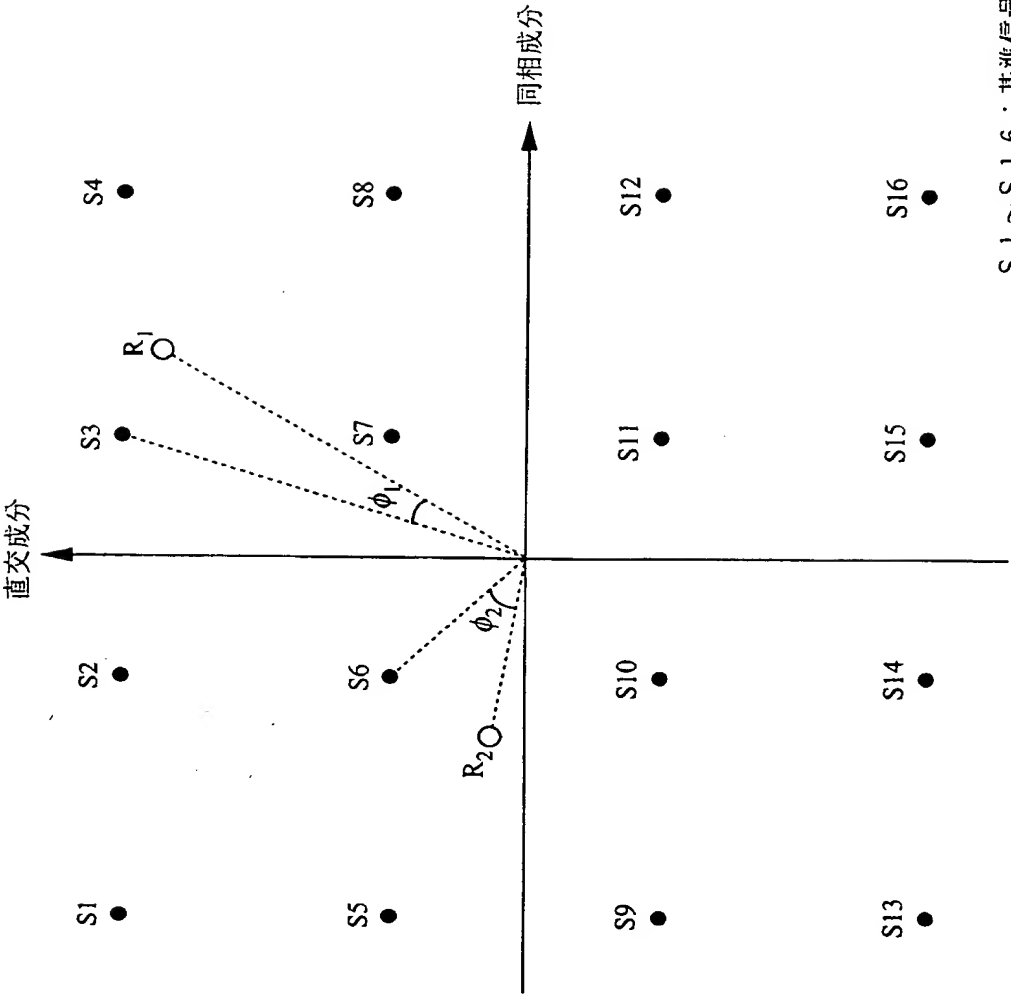


図 44

THIS PAGE BLANK (USPTO)



S 1 ~ S 1 6 : 基準信号 (基準信号点)
R 1, R 2 : 受信信号あるいは検波信号

図 4 5

THIS PAGE BLANK (USPTO)

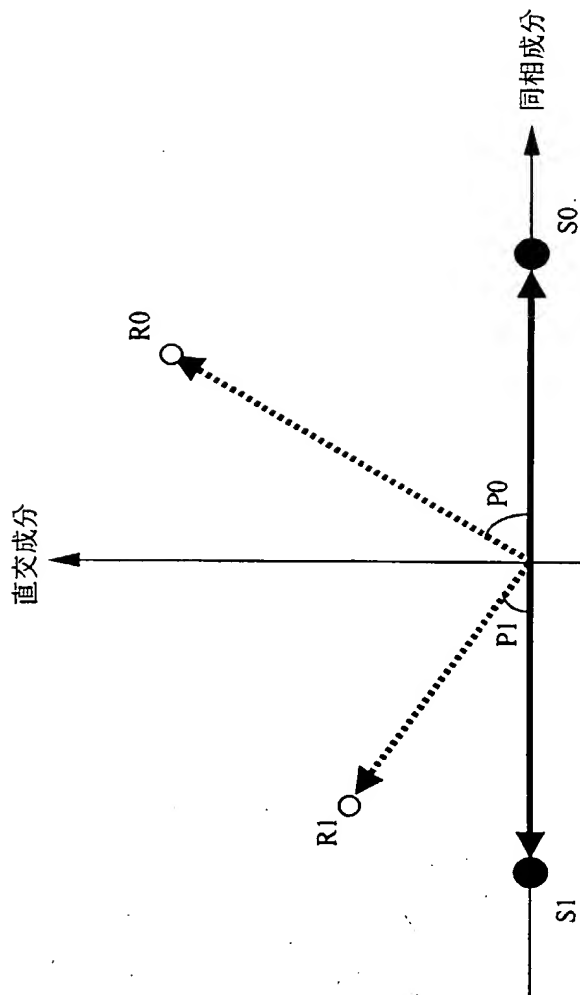


図 46

THIS PAGE BLANK (USPTO)

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/02611

A. CLASSIFICATION OF SUBJECT MATTER
Int.Cl.⁷ H04J11/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl.⁷ H04J11/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho 1926-2000

Kokai Jitsuyo Shinan Koho 1971-2000

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)
JOIS

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	Technical research report, The Institute of Electronics, Information and Communication Engineers, Vol.98, No.435, (Japan), The Institute of Electronics, Information and Communication Engineers, (27.11.98), pp.69-74, RCS98-162 "Kou Taiiki Wireless System ni tekishita OFDM Houshiki no Kento",	1-51
A	Proceedings of general meeting of the Institute of Electronics, Information and Communication Engineers, in 1999, Tsushin 1, (Japan), The Institute of Electronics, Information and Communication Engineers, (08.03.99), p.364, B-5-13, "16 QAM-COFDM Densou ni okeru Hi Senkei Wai Hoshoho no Kento",	1-51
A	Proceedings of general meeting of the Institute of Electronics, Information and Communication Engineers, in 1999, Tsushin 1, (Japan), The Institute of Electronics, Information and Communication Engineers, (08.03.99), p.376, B-5-25. "OFDM Ido Tsushi ni okeru Forward Channnel Seigyo Houshiki no Kento"	1-51
E, A	JP, 2000-165341, A (Nippon Telegr. & Teleph. Corp. <NTT>),	1-51

☒ Further documents are listed in the continuation of Box C. ☐ See patent family annex.

* Special categories of cited documents:	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"E" earlier document but published on or after the international filing date	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"&" document member of the same patent family
"O" document referring to an oral disclosure, use, exhibition or other means	
"P" document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search
13 July, 2000 (13.07.00)

Date of mailing of the international search report
25 July, 2000 (25.07.00)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP00/02611

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
E, A	16 June, 2000 (16.06.00), Fig. 1 (Family: none) JP, 2000-165344, A (Matsushita Electric Ind. Co., Ltd.), 16 June, 2000 (16.06.00), Fig. 1 (Family: none)	1-51

A. 発明の属する分野の分類 (国際特許分類 (IPC))
Int. Cl⁷ H04J11/00

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))
Int. Cl⁷ H04J11/00

最小限資料以外の資料で調査を行った分野に含まれるもの
日本国実用新案公報 1926-2000
日本国公開実用新案公報 1971-2000

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)
JOIS

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	電子情報通信学会技術研究報告, Vol. 98, No. 435, (日), 社団法人電子情報通信学会, (27. 11. 98), p. 69-74, RCS98-162, "広帯域ワイヤレスシステムに 適したOFDM方式の検討"	1-51
A	1999年電子情報通信学会総合大会講演論文集, 通信1, (日), 社団法人電子情報通信学会, (08. 03. 99), p. 364, B-5-13, "16QAM-COFDM伝送における非 線形歪補償法の検討"	1-51

☒ C欄の続きにも文献が列举されている。

☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの
「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」口頭による開示、使用、展示等に言及する文献
「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日
13. 07. 00

国際調査報告の発送日
25.07.00

国際調査機関の名称及びあて先
日本国特許庁 (ISA/J P)
郵便番号100-8915
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)
高野 洋



5K 9647

電話番号 03-3581-1101 内線 3555

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	1999年電子情報通信学会総合大会講演論文集, 通信1, (日), 社団法人電子情報通信学会, (08.03.99), p. 376, B-5-25, "OFDM移動通信におけるフォワードチ ャネル制御方式の検討"	1-51
E, A	JP, 2000-165391, A (日本電信電話株式会社), 1 6.6月.2000 (16.06.00), 第1図 (ファミリーな し)	1-51
E, A	JP, 2000-165344, A (松下電器産業株式会社), 1 6.6月.2000 (16.06.00), 第1図 (ファミリーな し)	1-51